



SERVIÇO PÚBLICO FEDERAL
UNIVERSIDADE FEDERAL DE SANTA CATARINA
CENTRO DE JOINVILLE
PROGRAMA DE PÓS-GRADUAÇÃO EM ENGENHARIA DE SISTEMAS ELETRÔNICOS - PPGESE
Perini Business Park - UFSC/Campus Joinville – Bloco U - Sala U150
Rua Dona Francisca, 8300, Pirabeiraba – Joinville/SC CEP: 89.219-600
TELEFONE (48) 3721-4884 ou (47) 3204-7422
Website: <http://ppgese.joinville.ufsc.br/> E-mail: ppgese@contato.ufsc.br

PORTARIA N.º 015/2019/PPGESE/JOI

Joinville, 23 de agosto de 2019.

O Coordenador do Programa de Pós-Graduação em Engenharia de Sistemas Eletrônicos do Centro de Joinville da UFSC, no uso de suas atribuições conferidas pela Resolução nº12/2016/CPG, de 28 de abril de 2016 e pelo Regimento Interno do Programa.

Resolve:

Art. 1º - Designar os professores abaixo relacionados, sob a presidência do primeiro, para constituírem a Banca Examinadora de Dissertação de Mestrado no dia **16/09/2019** a partir das **15h**, sala **U118**, Bloco U do Centro Tecnológico de Joinville da UFSC.

Nome	Instituição	Função
Prof. Dr. Gierry Waltrich	Universidade Federal de Santa Catarina	Presidente
Prof. Dr. Telles Brunelli Lazzarin	Universidade Federal de Santa Catarina	Membro
Prof. Dr. Joselito Anastácio Heerd	Universidade do Estado de Santa Catarina	Membro
Prof. Dr. Jorge Luiz Goes Oliveira	Universidade Federal de Santa Catarina	Suplente

Art. 2º - Discente: **Carlos Eduardo Pscheidt**

Orientador: Gierry Waltrich

Título: Concepção, Análise e Implementação de um Conversor Cúk Aplicado no Rastreamento do Ponto de Máxima Potência Operando como um Carregador de Bateria

Alexandro Garro Brito

*Coordenador do Programa de Pós-Graduação em
Engenharia de Sistemas Eletrônicos – PPGESE*