

UNIVERSIDADE FEDERAL DE SANTA CATARINA
PROGRAMA DE PÓS-GRADUAÇÃO EM ENGENHARIA ELÉTRICA

**ESTUDO DE UM CONVERSOR CC-CC EM PONTE COMPLETA,
COM COMUTAÇÃO SUAVE E BAIXAS PERDAS DE
CONDUÇÃO**

**DISSERTAÇÃO SUBMETIDA À UNIVERSIDADE FEDERAL DE SANTA
CATARINA PARA OBTENÇÃO DO GRAU DE MESTRE EM ENGENHARIA
ELÉTRICA**

WADAED UTURBEY DA COSTA

Florianópolis, maio de 1995.


**ESTUDO DE UM CONVERSOR CC-CC EM PONTE COMPLETA,
COM COMUTAÇÃO SUAVE E BAIXAS PERDAS DE
CONDUÇÃO**

WADAED UTURBEY DA COSTA

**ESTA DISSERTAÇÃO FOI JULGADA ADEQUADA PARA
OBTENÇÃO DO TÍTULO DE MESTRE EM ENGENHARIA,
ESPECIALIDADE ENGENHARIA ELÉTRICA E APROVADA EM
SUA FORMA FINAL PELO CURSO DE PÓS-GRADUAÇÃO.**



Prof. Ivo Barbi, Dr. Ing.
ORIENTADOR

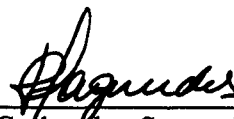


Prof. Enio Valmor Kassick, Dr.
Coordenador do curso de Pós-graduação
em Engenharia Elétrica.

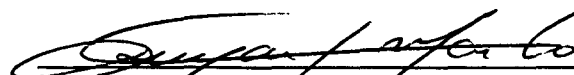
BANCA EXAMINADORA:



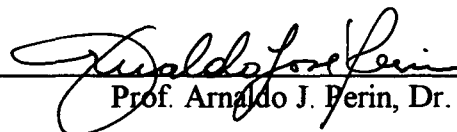
Prof. Ivo Barbi, Dr. Ing.



Prof. João Carlos dos Santos Fagundes, Dr.



Prof. Denizar Cruz Martins, Dr.



Prof. Arnaldo J. Ferin, Dr.

A meus pais Elsa e Angel,
Ao meu querido Luis.

AGRADECIMENTOS

Ao Prof. Ivo Barbi, por sua orientação profissional e segura; foi um privilégio ter trabalhado sob sua direção.

Aos demais professores do INEP, Kassick, Perin, Fagundes, Martins e Mohr, pela atenção e ajuda dispensada nestes dois anos.

À Ana Rosa, Pedro e Elias pela colaboração na correção deste trabalho.

Aos colegas de mestrado Elizete, Pedro, Gilberto, Elias, Fábio, René, Odilon, Elias Teodoro, Samir, Johe, Fernando, Newton, Geraldo, pelo apoio que me brindaram nestes dois anos e por ter sido um ótimo grupo humano de trabalho.

Aos colegas de doutorado, pelo apoio e companheirismo brindado nestes dois anos.

Aos técnicos Coelho, Pacheco e Adenir pela colaboração competente e profissional com o trabalho de laboratório.

Aos engenheiros Peter e Paulo, por sua importante colaboração com o trabalho no laboratório.

À Luciano, pela sua excelente colaboração desde a secretaria do INEP.

Ao governo brasileiro, que através da CAPES deu suporte financeiro.

À Universidad Mayor del Uruguay e ao CONICYT, pelo apoio financeiro.

SUMÁRIO

SIMBOLOGIA	x
RESUMO	xiii
ABSTRACT	xiv
INTRODUÇÃO GERAL	1
CAPÍTULO 1 - O CONVERSOR CC-CC EM PONTE COMPLETA, COM COMUTAÇÃO SUAVE E BAIXAS PERDAS DE CONDUÇÃO	4
1.1 - INTRODUÇÃO	4
1.2 - TOPOLOGIA PROPOSTA	4
1.3 - ETAPAS DE FUNCIONAMENTO	5
1.4 - ANÁLISE QUANTITATIVA	9
1.4.1 - Característica externa	10
1.4.2 - Limite de funcionamento	12
1.5 - CÁLCULO DOS ESFORÇOS NOS COMPONENTES	15
1.5.1 - Corrente eficaz nos interruptores	15
1.5.2 - Corrente média nos interruptores	15
1.5.3 - Corrente média nos diodos antiparalelo D_1 e D_2	16
1.5.4 - Corrente eficaz nos diodos retificadores de saída	16
1.5.5 - Corrente média nos diodos retificadores de saída	16

1.5.6 - Corrente eficaz na indutância L_{cd}	17
1.6 - DIMENSIONAMENTO DO FILTRO DE SAÍDA	17
1.6.1 - Indutância do filtro de saída	17
1.6.2 - Capacitância do filtro de saída	18
1.7 - CONCLUSÕES	19
CAPÍTULO 2 - METODOLOGIA E EXEMPLO DE PROJETO	20
2.1 - INTRODUÇÃO	20
2.2 - CRITÉRIOS PARA A ESCOLHA DOS PARÂMETROS DO CONVERSOR	20
2.2.1 - Especificações	20
2.2.2 - Escolha da frequência de operação	20
2.2.3 - Escolha dos parâmetros n_a , n_p , D_{max}	21
2.2.3.1 - Expressões das perdas de condução	21
2.2.3.2 - Estudo comparativo das perdas	22
2.3 - EXEMPLOS DE PROJETO	26
2.4 - RESULTADOS DE SIMULAÇÃO	27
2.4.1 - Formas de onda obtidas	28
2.4.2 - Quadro comparativo de valores	31
2.5 - CONCLUSÕES	31
CAPÍTULO 3 - VARIAÇÕES TOPOLÓGICAS DO FB-ZVS-ZCS-PWM	33
3.1 - INTRODUÇÃO	33
3.2 - TOPOLOGIA DERIVADA DO CONVERSOR CC-CC TRÊS	

NÍVEIS, COM COMUTAÇÃO SOB TENSÃO NULA E MODULAÇÃO POR LARGURA DE PULSO	33
3.2.1 - Descrição do funcionamento	34
3.2.2 - Formas de onda relevantes	37
3.2.3 - Exemplo de projeto e resultados de simulação	37
3.2.3.1 - Projeto do conversor	38
3.2.3.2 - Formas de onda de simulação	39
3.3 - TOPOLOGIA DERIVADA DO CONVERSOR CC-CC SÉRIE RESSONANTE COM GRAMPEAMENTO DA TENSÃO DO CAPACITOR RESSONANTE E MODULADO POR LARGURA DE PULSO	40
3.3.1 - Descrição do funcionamento	41
3.3.2 - Principais formas de onda	43
3.3.3 - Exemplo de projeto e resultados de simulação	43
3.4 - TOPOLOGIA DERIVADA DO CONVERSOR CC-CC TRÊS-NÍVEIS SÉRIE-RESSONANTE, COM GRAMPEAMENTO DA TENSÃO DO CAPACITOR RESSONANTE E MODULADO POR LARGURA DE PULSO	45
3.4.1 - Exemplo de projeto e resultados de simulação	46
3.5 - CONCLUSÕES	47
CAPÍTULO 4 - IMPLEMENTAÇÃO DO CONVERSOR E RESULTADOS EXPERIMENTAIS	49
4.1 - INTRODUÇÃO	49
4.2 - CONVERSOR DERIVADO DO TL-SRC-CVC-PWM	49
4.2.1 - O circuito primário	49

4.2.2 - O circuito de saída	50
4.2.3 - Resultados experimentais	52
4.3 - CONVERSOR DERIVADO DO SRC-CVC-PWM	54
4.3.1 - O circuito primário	54
4.3.2 - O circuito de saída	54
4.3.3 - Resultados experimentais	55
4.4 - CONCLUSÕES	58
CAPÍTULO 5 -CONVERSOR CC-CC SÉRIE-RESSONANTE MODULADO EM FREQUÊNCIA, COM GRAMPEAMENTO DA TENSÃO DO CAPACITOR RESSONANTE, E COM SAÍDA EM TENSÃO E CORRENTE	60
5.1 - INTRODUÇÃO	60
5.2 - CIRCUITO PROPOSTO E DESCRIÇÃO DO FUNCIONAMENTO	61
5.2.1 - Modo I de funcionamento	62
5.2.2 - Modo II de funcionamento	64
5.3 - EXPRESSÕES MATEMÁTICAS RELEVANTES	66
5.3.1 - Modo I de funcionamento	66
5.3.2 - Modo II de funcionamento	69
5.4 - CARACTERÍSTICA EXTERNA	71
5.4.1 - Modo I de funcionamento	72
5.4.1 - Modo II de funcionamento	73
5.5 - LIMITES DE FUNCIONAMENTO	74
5.5.1 - Limite entre os Modos I e II de funcionamento	75

5.5.2 - Condução descontínua no Modo I	75
5.5.3 - Condução descontínua no Modo II	76
5.6 - METODOLOGIA DE PROJETO E RESULTADOS DE SIMULAÇÃO	78
5.7 - ESTUDO COMPARATIVO DE DESEMPENHO COM O SRC-CVC-FM	81
5.8 - CONCLUSÕES	85
CONCLUSÃO GERAL	87
REFERÊNCIAS BIBLIOGRÁFICAS	89

SIMBOLOGIA

C_a	=	Capacitância de saída, considera-se apenas a corrente de T_a ;
C_C	=	Capacitância de comutação;
C_n	=	Capacitância intrínseca do MOSFET;
C_o	=	Capacitância do filtro de saída;
C_p	=	Capacitância de saída, considera-se apenas a corrente de T_p ;
C_r	=	Capacitância de ressonância;
D	=	Razão cíclica;
Dl	=	Razão cíclica limite;
D_{max}	=	Razão cíclica máxima;
D_n	=	Diodos;
ΔI	=	Variação da corrente na indutância L_f ;
Δt_1	=	Tempo de magnetização de L_{cd} e L_{rd} (ressonante, Modo I);
$\Delta t_1'$	=	Tempo de magnetização L_{rd} (ressonante, Modo II);
Δt_2	=	Tempo de carga de C_r linear; Modo I;
$\Delta t_2'$	=	Tempo de carga de C_r linear; Modo II;
Δt_3	=	Tempo de desmagnetização de L_{rd} (ressonante, Modo I);
$\Delta t_3'$	=	Tempo de desmagnetização de L_{rd} (ressonante, Modo II);
Δt_4	=	Tempo de desmagnetização de L_{cd} e L_{rd} (linear, Modo I);
ΔV_o	=	Variação da tensão na capacitância C_o ;
E	=	Tensão média de saída referida ao primário de T_a ;
f	=	Frequência de operação;
f_m	=	Frequência máxima de operação;
$\overline{I_{xx}}$	=	Corrente normalizada;

I_{av}	=	Corrente média;
I_{ef}	=	Corrente eficaz;
I_i	=	Corrente média entregue desde a fonte de entrada;
i_{Lcd}	=	Corrente na indutância L_{cd} ;
i_{Lrd}	=	Corrente na indutância L_{rd} ;
I_{max}	=	Corrente máxima;
I_{o1}	=	Corrente média na indutância L_f referida ao primário de T_p ;
I_{oa}	=	Corrente média entregue à carga através de T_a ;
I_{oa1}	=	Corrente I_{oa} referida ao primário de T_a ;
I_{op}	=	Corrente média na indutância L_f ;
I_{os}	=	Corrente média na carga;
$\overline{I_{osl}}$	=	Corrente média de saída normalizada no limite de condução descontínua;
L_c	=	Indutância de comutação;
L_{cd}	=	Indutância de comutação e de dispersão de T_a e T_p ;
L_r	=	Indutância de ressonância;
L_{rd}	=	Indutância de ressonância e de dispersão de T_p e T_a ;
n_a	=	Relação de transformação de T_a ;
n_p	=	Relação de transformação de T_p ;
P_a	=	Potência média entregue à carga através de T_a ;
P_i	=	Potência média de entrada;
P_o	=	Potência média de saída;
P_p	=	Potência média entregue à carga através de T_p ;
q	=	Ganho estático de tensão;
Q_n	=	Transistores de potência;
R_{DSON}	=	Resistência de condução do MOSFET;
R_o	=	Resistência de carga;
T	=	Período de funcionamento;

T_a	=	Transformador com saída com característica de fonte de tensão;
t_c	=	Tempo de crescimento da corrente em L_f ;
T_p	=	Transformador com saída com característica de fonte de corrente;
V_{ab}	=	Tensão entre os pontos médios do conversor;
V_{cd}	=	Tensão no primário de T_p ;
V_{Cc}	=	Tensão na capacitância de comutação;
V_{Cr}	=	Tensão na capacitância de ressonância;
V_γ	=	F.c.e.m. característica do IGBT;
V_i	=	Tensão média do barramento CC;
V_o	=	Tensão média de saída;
ω	=	Frequência angular de operação;
ω_o	=	Frequência angular de ressonância;
ωr	=	Relação de frequências;
z	=	Impedância característica.

RESUMO

Neste trabalho estuda-se um conversor CC-CC em ponte completa, visando empregá-lo como fonte de alimentação de alta densidade de potência substituindo ao tradicional conversor em ponte completa, com comutação sob tensão nula e modulação por largura de pulso (Full-Bridge Zero-Voltage-Switching Pulse-Width-Modulated, FB-ZVS-PWM).

O conversor opera com modulação por largura de pulso, comutação não dissipativa e submete os interruptores de potência a baixo *stress* por corrente eficaz quando comparado com o conversor FB-ZVS-PWM.

Realiza-se o estudo analítico do conversor, obtém-se ábacos e estabelece-se uma metodologia de projeto. Os resultados são validados mediante simulações e experimentação.

Efetua-se ainda, um estudo teórico, comparativo do ponto de vista das perdas em condução dos interruptores de potência, com o conversor FB-ZVS-PWM.

ABSTRACT

This work introduces a new DC-DC power converter circuit intended to be used in the design of high power supplies, in the place of the well-known Full-Bridge Zero-Voltage-Switching Pulse-Width-Modulated (FB-ZVS-PWM) converter.

The new converter operates with soft commutation, is pulse width modulated and subjects the power transistors to lower rms current stress than the FB-ZVS-PWM one.

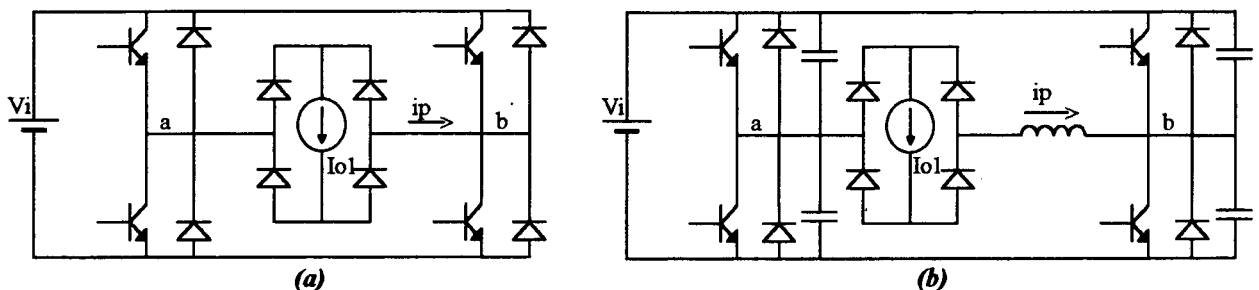
Circuit operation description, theoretical analysis, design procedure and example along with experimental results and a comparison with the FB-ZVS-PWM are presented.

INTRODUÇÃO GERAL

O conversor CC-CC em ponte completa com filtro indutivo na saída é amplamente empregado na indústria, quando os níveis de potência o justificam.

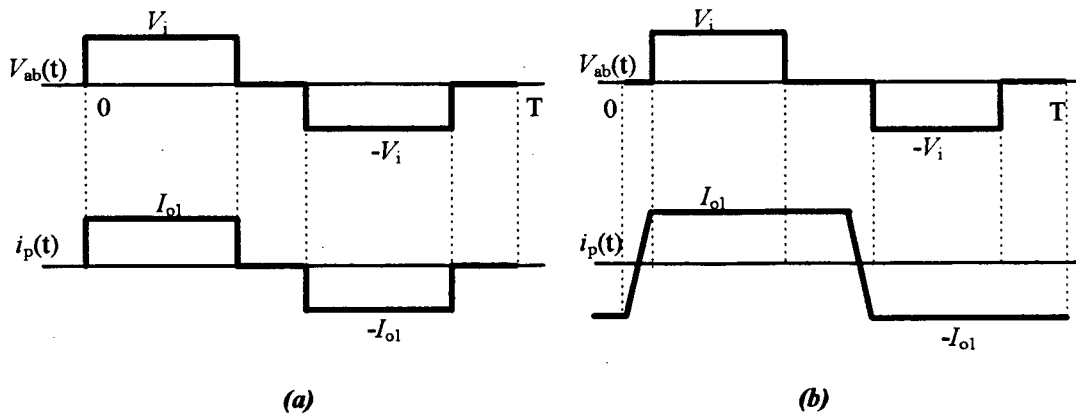
Quando operado com modulação por largura de pulso convencional (Full-Bridge Hard-Switching Pulse-Width-Modulated, FB-HS-PWM, Figura 1-a) o conversor apresenta baixas perdas de condução, devido à corrente que circula através dos interruptores ser zero na etapa de roda livre. Porém, a comutação é dissipativa, o que torna-o inadequado para a operação em alta frequência.

Com o emprego de modulação por largura de pulso por deslocamento de fase (Full-Bridge Zero-Voltage-Switching Pulse-Width-Modulated, FB-ZVS-PWM, Figura 1-b) a comutação é não dissipativa, sob tensão nula, e as perdas de comutação são praticamente nulas. Como consequência esta é a topologia adequada para uma fonte chaveada com alta densidade de potência. A desvantagem deste conversor perante ao FB-HS-PWM são as elevadas perdas de condução, já que nesta topologia, nas etapas de roda livre, os interruptores conduzem a corrente de carga.



**Figura 1 - (a) Conversor em ponte completa com comutação dissipativa,
(b) Conversor em ponte completa com comutação ZVS.**

A Figura 2 apresenta as formas de onda da corrente i_p para ambos os conversores. Observa-se claramente seu valor nas etapas de roda livre.



**Figura 2 - Corrente no primário do transformador, $i_p(t)$ e tensão $V_{ab}(t)$, nos conversores
(a) FB-HS-PWM e (b) FB-ZVS-PWM**

Existem pelo menos três propostas recentes para diminuir as perdas de condução do FB-ZVS-PWM, [2], [3] e [4].

Propõe-se neste trabalho a diminuição destas perdas de condução adicionando um elemento à carga: uma fonte de tensão que permita a desmagnetização do indutor de comutação na etapa de roda livre. Obtém-se assim formas de onda de corrente similares às do conversor FB-HS-PWM. A fonte de tensão proposta será implementada através de um transformador com filtro capacitivo de saída, seu circuito primário será conectado em série ao primário do transformador já existente, com filtro capacitivo e indutivo.

No Capítulo 1 estuda-se o conversor proposto. São determinadas as etapas de funcionamento, realizado um estudo analítico deduzindo a equação característica e apresentados os ábacos correspondentes. São calculados ainda os esforços nos componentes do conversor.

No Capítulo 2 apresenta-se uma metodologia de projeto do conversor. Efetua-se um estudo comparativo das perdas em condução do conversor proposto *versus* o FB-ZVS-PWM, com a finalidade de estabelecer os critérios para a escolha dos parâmetros. Elaboram-se exemplos de projeto que são validados mediante simulações.

No Capítulo 3 estudam-se três variações topológicas do conversor proposto, derivadas das seguintes:

- três níveis com comutação sob tensão zero e modulado por largura de pulso (TL-ZVS-PWM);

- série ressonante com grampeamento da tensão do capacitor ressonante e modulado por largura de pulso (SRC-CVC-PWM);

- três níveis série ressonante com grampeamento da tensão do capacitor ressonante e modulado por largura de pulso (TL-SRC-CVC-PWM).

No Capítulo 4 são apresentados os resultados experimentais, com a finalidade de analisar o desempenho do conversor e validar os resultados obtidos através do estudo analítico e simulação.

No Capítulo 5 estuda-se uma topologia derivada do conversor série ressonante com grampeamento da tensão do capacitor ressonante e modulado em frequência (SRC-CVC-FM) e do conversor estudado nos capítulos anteriores. Efetua-se a análise quantitativa do conversor. Estabelece-se uma metodologia de projeto e apresentam-se exemplos de projeto junto com a respectiva validação por simulação.

CAPÍTULO 1

O CONVERSOR CC-CC EM PONTE COMPLETA, COM COMUTAÇÃO SUAVE E BAIXAS PERDAS DE CONDUÇÃO

1.1 - INTRODUÇÃO

Neste capítulo estuda-se um conversor CC-CC em ponte completa, com comutação suave e baixas perdas de condução, que será referenciado como FB-ZVS-ZCS-PWM. Analisa-se qualitativa e quantitativamente e obtém-se ábacos característicos.

1.2 - TOPOLOGIA PROPOSTA

O conversor proposto é apresentado na Figura 1.1.

A corrente de saída é formada pela contribuição de dois transformadores com os circuitos primários conectados em série, T_a e T_p . As saídas dos transformadores têm característica de fonte de tensão e fonte de corrente respectivamente.

Os componentes restantes são descritos a seguir:

Q_1, Q_2 : interruptores com comutação sob tensão nula, ZVS;

Q_3, Q_4 : interruptores com comutação sob corrente nula, ZCS;

D_1, D_2, D_3, D_4 : diodos anti-paralelo dos interruptores;

C_1, C_2 : capacitâncias de comutação de Q_1 e Q_2 respectivamente;

V_i : tensão de entrada;

L_c : indutância de comutação;

n_a : relação de transformação de T_a ;

n_p : relação de transformação de T_p ;

L_f : indutância do filtro de saída;

C_o : capacitância do filtro de saída;

R_o : resistência de carga.

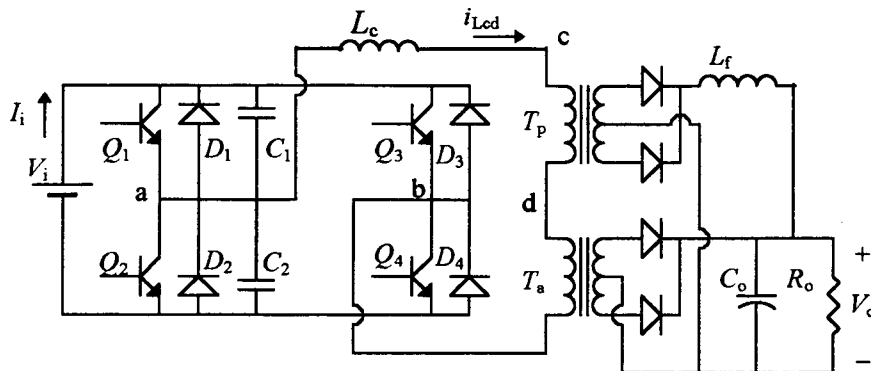


Figura 1.1 - Diagrama do estágio de potência do FB-ZVS-ZCS-PWM.

O conversor opera com modulação por largura de pulso, obtida por deslocamento de fase dos sinais de comando de Q_1 e Q_2 (ou braço ZVS) em relação aos sinais de Q_3 e Q_4 (ou braço ZCS). Cada interruptor conduz durante meio período, sendo complementar a operação dos interruptores de um mesmo braço.

Para simplificação da análise teórica são feitas as seguintes considerações:

- o conversor opera em regime permanente;
- os interruptores e diodos são ideais;
- a indutância de filtragem de saída é suficientemente grande para desprezar o *ripple* da corrente através dela;
- as correntes de magnetização de ambos os transformadores são desprezadas;
- a ondulação da tensão na carga é desprezível.

1.3 - ETAPAS DE FUNCIONAMENTO

Em um semi-período de operação, $T/2$, o conversor apresenta cinco estados topológicos, (Figura 1.2). O segundo semi-período é idêntico.

O circuito foi simplificado, representando-se a carga no primário da seguinte forma:

- o transformador T_p é substituído por uma ponte retificadora R_p cuja carga é a fonte de corrente I_{o1} ;
- I_{o1} representa a corrente média pelo indutor L_f referida ao primário de T_p ;

- o transformador T_a é substituído por uma ponte retificadora R_a cuja carga é a fonte de tensão E ;
- E representa a tensão de saída V_o referida ao primário de T_a ;
- L_{cd} representa as indutâncias de comutação L_c e as de dispersão de ambos os transformadores.

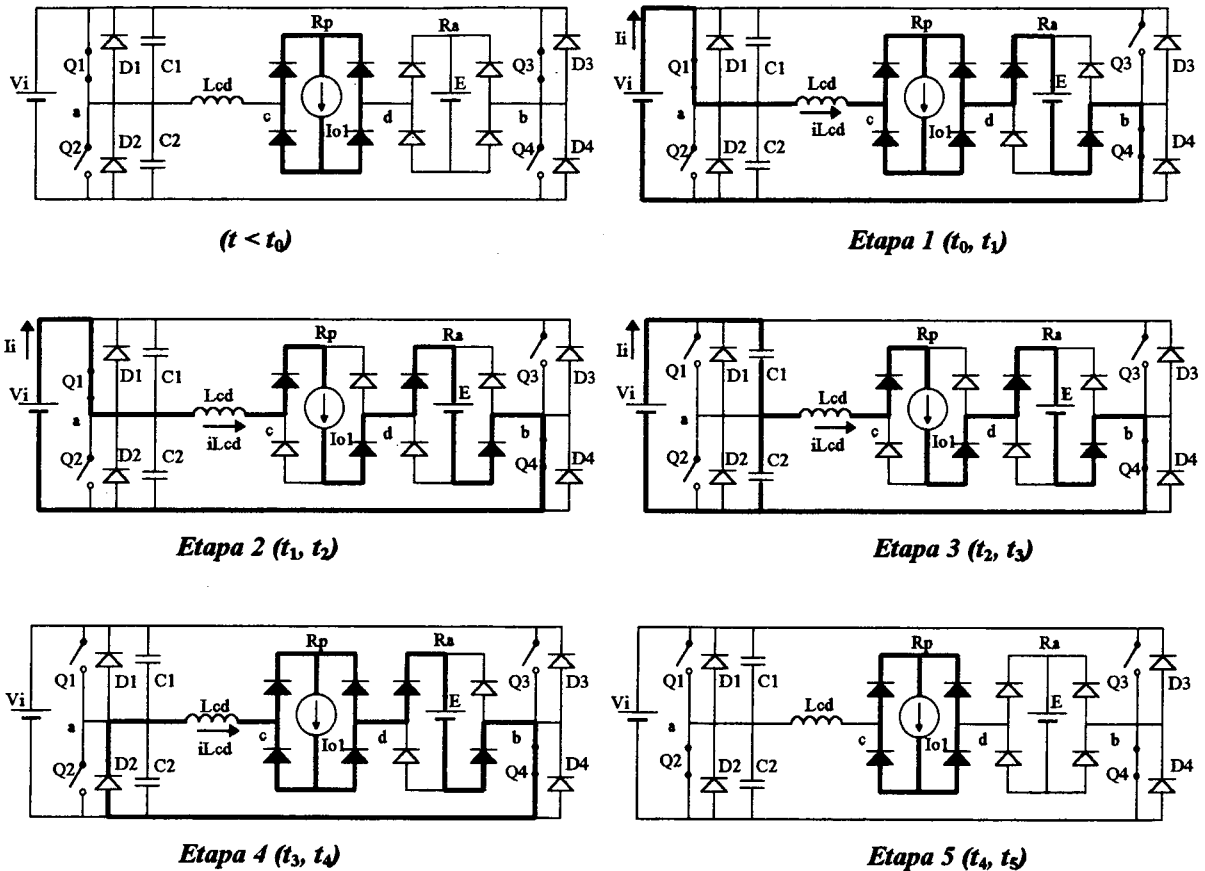


Figura 1.2 - Etapas de funcionamento do FB-ZVS-ZCS-PWM.

Etapa 1 (t_0, t_1). Inicialmente, ($t < t_0$), a corrente i_{Lcd} é nula. No instante $t = t_0$ conduz Q_4 sob corrente nula. Começa uma etapa linear na qual a corrente i_{Lcd} cresce com inclinação igual a $(V_i - E)/L_{cd}$. A fonte I_{o1} permanece em curto-circuito através dos diodos da ponte R_p . A etapa finaliza quando i_{Lcd} atinge o valor I_{o1} , em $t = t_1$.

Etapa 2 (t_1, t_2). Nesta etapa a corrente i_{Lcd} é constante e igual a I_{o1} , transfere-se potência à carga através das duas pontes (os dois transformadores). A etapa finaliza quando o circuito de comando bloqueia Q_1 , em $t = t_2$.

Etapa 2 (t_1, t_2). Nesta etapa a corrente $i_{L_{cd}}$ é constante e igual a I_{o1} , transfere-se potência à carga através das duas pontes (os dois transformadores). A etapa finaliza quando o circuito de comando bloqueia Q_1 , em $t = t_2$.

Etapa 3 (t_2, t_3). Nesta etapa produz-se a comutação sob tensão nula de Q_1 e Q_2 . A corrente i_{Q1} comuta de Q_1 para C_1 e C_2 . Carrega-se então C_1 e descarrega-se C_2 , com corrente constante e igual a $(I_{o1}/2)$. A etapa finaliza quando a tensão V_{C1} atinge o valor da fonte V_i e V_{C2} atinge zero.

Etapa 4 (t_3, t_4). Em $t = t_3$, quando V_{C2} se anula o diodo D_2 assume a corrente $i_{L_{cd}}$, que nesse instante vale I_{o1} . Começa uma etapa de roda livre, a fonte I_{o1} fica em curto-circuito através de R_p , e a corrente $i_{L_{cd}}$ decresce linearmente, com inclinação E/L_{cd} . A etapa finaliza quando $i_{L_{cd}}$ atinge zero.

Etapa 5 (t_4, t_5). A corrente $i_{L_{cd}}$ permanece nula, ambos Q_2 e Q_4 têm sinal de comando. A etapa finaliza quando Q_4 comuta para Q_3 (logo após o tempo morto), sob corrente nula, iniciando-se o segundo semi-período de operação.

A condição para o adequado funcionamento do circuito é a condução descontínua no indutor L_{cd} , (DCM). A corrente $i_{L_{cd}}$ deve-se anular na etapa de roda livre, em cada semi-período de operação.

A transferência de potência acontece durante as etapas 1, 2 e 4. Na etapa 2 através de T_p e T_a , e nas etapas 1 e 4 (etapas de magnetização e desmagnetização do indutor L_{cd} , respectivamente) através de T_a .

A etapa 3 corresponde ao intervalo de comutação ZVS entre Q_1 e Q_2 , que será desprezada na análise quantitativa.

A Figura 1.3 apresenta as principais formas de onda de tensão e corrente, junto com os sinais de comando dos interruptores. Observa-se que a forma de onda da corrente primária $i_{L_{cd}}$ é similar à do conversor full-bridge com comutação dissipativa.

É importante notar que a corrente primária durante a etapa de roda livre não é puramente reativa, já que nessa etapa existe transferência de potência à carga, ao contrário do que ocorre com a estrutura FB-ZVS-PWM.

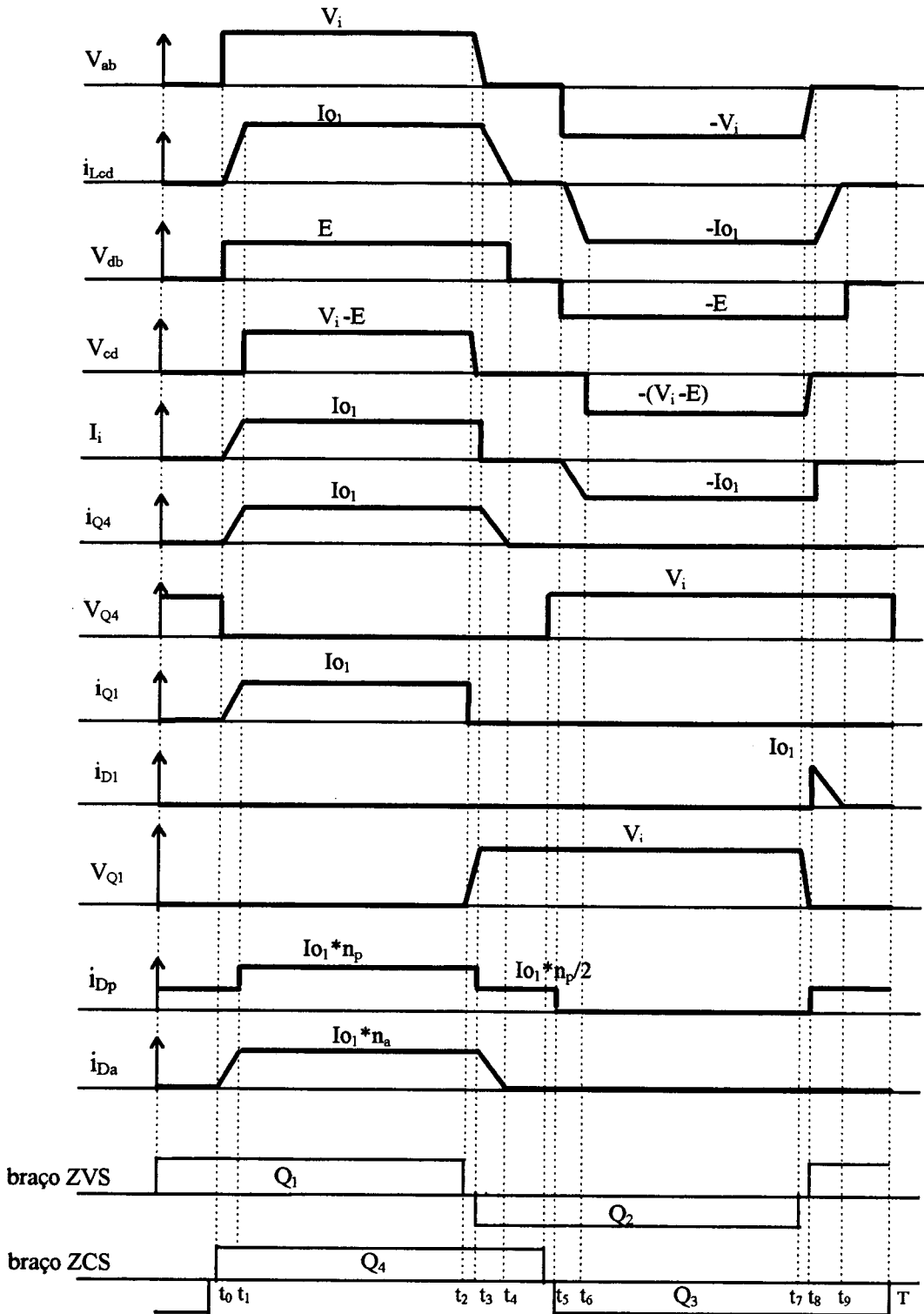


Figura 1.3 - Formas de onda relevantes.

1.4 - ANÁLISE QUANTITATIVA

Nesta seção é determinada a característica externa do conversor: corrente de saída normalizada em função do ganho estático e demais parâmetros do circuito. Obtém-se ainda a expressão que define a região de funcionamento do conversor e traça-se a curva característica para diferentes valores dos parâmetros.

Define-se:

- ganho estático de tensão:

$$q = \frac{V_o}{V_i} \quad (1.1)$$

- corrente genérica normalizada:

$$\overline{I_{xx}} = I_{xx} \cdot \frac{L_{cd} \cdot f}{V_i} \quad (1.2)$$

- frequência de operação:

$$f = \frac{1}{T} \quad (1.3)$$

- razão cíclica:

$$D = \frac{2 \cdot (t_2 - t_0)}{T} = \frac{2 \cdot \Delta t_{20}}{T} \quad (1.4)$$

- intervalo de tempo de magnetização do indutor L_{cd} :

$$\Delta t_1 = t_1 - t_0 \quad (1.5)$$

$$\Delta t_{21} = t_2 - t_1 \quad (1.6)$$

- intervalo de tempo de desmagnetização de L_{cd} :

$$\Delta t_4 = t_4 - t_3 \quad (1.7)$$

1.4.1 - Característica externa

Calcula-se a potência de entrada do conversor, P_i :

$$P_i = V_i \cdot \bar{I}_i \quad (1.8)$$

$$\bar{I}_i = \frac{1}{T} \cdot \int_0^T I_i(t) \cdot dt \quad (1.9)$$

$$\bar{I}_i = \frac{2}{T} \cdot \left[\int_0^{\Delta t_1} \frac{I_{o1}}{\Delta t_1} \cdot t \cdot dt + \int_0^{\Delta t_2} I_{o1} \cdot dt \right] \quad (1.10)$$

$$P_i = V_i \cdot I_{o1} \cdot \left(D - \frac{\bar{I}_{o1}}{1 - n_a \cdot q} \right) \quad (1.11)$$

Calcula-se a potência de saída, P_o .

Define-se:

- P_p : potência transferida à carga através de T_p ;
- P_a : potência transferida à carga através de T_a ;
- I_{os} : corrente média na carga;
- I_{op} : corrente média por L_f , ou seja corrente média entregue através de T_p à carga;
- I_{oa} : corrente média entregue através de T_a à carga;
- I_{oa1} : corrente I_{oa} referida ao primário de T_a .

$$P_o = P_p + P_a \quad (1.12)$$

$$P_o = V_o \cdot I_{op} + V_o \cdot I_{oa} \quad (1.13)$$

$$I_{oa} = I_{oa1} \cdot n_a \quad (1.14)$$

$$I_{op} = I_{o1} \cdot n_p \quad (1.15)$$

$$I_{oa1} = \frac{2}{T} \cdot \int_0^{T/2} i_{Lcd}(t) \cdot dt \quad (1.16)$$

$$P_o = V_o \cdot I_{o1} \cdot n_p + V_o \cdot I_{o1} \cdot n_a \cdot \left(D + \overline{I_{o1}} \cdot \frac{1 - 2 \cdot n_a \cdot q}{n_a \cdot q \cdot (1 - n_a \cdot q)} \right) \quad (1.17)$$

Ao efetuar o balanço de potência no circuito obtém-se:

$$\overline{I_{o1}} = \frac{D \cdot (1 - n_a \cdot q) - q \cdot n_p}{2} \quad (1.18)$$

Calcula-se a corrente média de saída normalizada:

$$\overline{I_{os}} = \overline{I_{op}} + \overline{I_{oa}} \quad (1.19)$$

$$\overline{I_{os}} = \overline{I_{o1}} \cdot n_p + \overline{I_{o1}} \cdot n_a \cdot \left(D + \overline{I_{o1}} \cdot \frac{1 - 2 \cdot n_a \cdot q}{n_a \cdot q \cdot (1 - n_a \cdot q)} \right) \quad (1.20)$$

Substituindo (1.18) em (1.20) obtém-se a equação característica:

$$\boxed{\overline{I_{os}} = \frac{D \cdot (1 - n_a \cdot q) - n_p \cdot q}{4} \cdot \frac{D \cdot (1 - n_a \cdot q) + n_p \cdot q}{q \cdot (1 - n_a \cdot q)}} \quad (1.21)$$

Para verificar a consistência dos resultados obtidos considera-se a situação limite na qual não existe transferência de potência através de T_a . As equações devem coincidir, em forma, com as do FB-ZVS-PWM.

Neste caso:

$$E = 0, n_a = 0 \quad (1.22)$$

A expressão da potência de entrada (1.11) transforma-se em:

$$P_i = V_i \cdot I_{o1} \cdot (D - \overline{I_{o1}}) \quad (1.23)$$

Para a potência de saída tem-se:

$$P_o = V_o \cdot I_{o1} \cdot n_p \quad (1.24)$$

Do balanço de potência obtém-se:

$$q = \frac{V_o}{V_i} = \frac{1}{n_p} \cdot (D - \overline{I_{o1}}) \quad (1.25)$$

expressão com forma da característica externa do FB-ZVS-PWM.

1.4.2 - Limite de funcionamento

Nesta seção define-se a região de operação do conversor no modo de condução descontínua (DCM). Impõe-se a condição limite: a etapa de roda livre finaliza no instante da comutação de Q_3 .

Verifica-se:

$$\Delta t_4 = t_4 - t_2 = \frac{T}{2} - D \cdot \frac{T}{2} \quad (1.26)$$

$$\Delta t_4 = I_{o1} \cdot \frac{L_{cd}}{E} \quad (1.27)$$

Operando com (1.18), (1.26) e (1.27) obtém-se a expressão da razão cíclica limite, DI , máxima razão cíclica que permite a operação em condução descontínua de um conversor (n_a , n_p e L_{cd} fixos), para um ganho estático q .

$$DI = q \cdot (n_a + n_p) \quad (1.28)$$

Quando se trabalha com a razão cíclica limite têm-se a máxima potência de saída possível para um determinado q . Substituindo (1.28) em (1.21) obtém-se a corrente de saída normalizada no limite de condução descontínua, $\overline{I_{osl}}$:

$$\overline{I_{osl}} = \frac{n_a \cdot q \cdot (1 - q \cdot (n_a + n_p))}{4} \cdot \frac{2 \cdot n_p + n_a \cdot (1 - q \cdot (n_a + n_p))}{(1 - n_a \cdot q)} \quad (1.29)$$

A Figura 1.4 apresenta a curva característica, válida na região limitada por (1.29) para diferentes valores das relações de transformação n_a e n_p e parametrizadas em D .

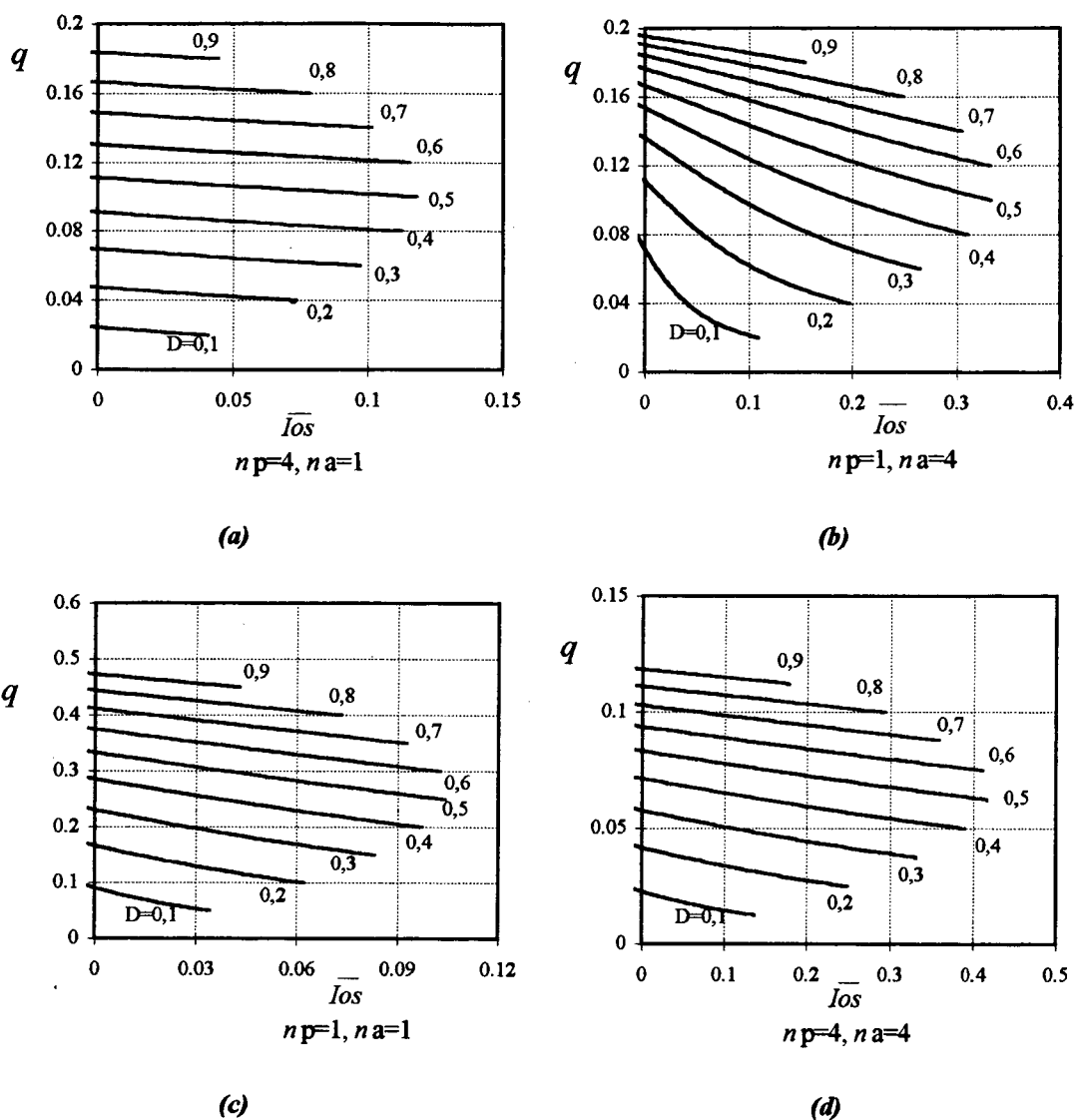


Figura 1.4 - Curvas características, ganho estático q em função da corrente média de saída normalizada, parametrizadas em D .

Nos gráficos apresentados observa-se que a forma da característica externa varia segundo os valores das relações de transformação n_p e n_a . Para um dado valor do ganho estático q existe um conjunto de gráficos possíveis, estes gráficos correspondem a diferentes valores de n_p e n_a . Por exemplo, para obter $q = 0,16$ pode-se empregar $n_p = 4, n_a = 1$ (Figura 1.4-a) ou $n_p = 1, n_a = 4$ (Figura 1.4-b), entre outras.

1.5 - CÁLCULO DOS ESFORÇOS NOS COMPONENTES DO CONVERSOR

Para o dimensionamento dos componentes do conversor são calculadas as correntes médias e eficazes principais. Emprega-se a Figura 1.3 e o equacionamento da seção anterior.

1.5.1 - Corrente eficaz nos interruptores

a) Para Q_1 e Q_2

$$I_{ef} = \sqrt{\frac{1}{T} \cdot \left[\int_0^{\Delta t_1} \left(\frac{V_i - E}{L_{cd}} \cdot t \right)^2 \cdot dt + \int_0^{\Delta t_2} (I_{o1})^2 \cdot dt \right]} \quad (1.30)$$

$$\overline{I}_{efQ1, Q2} = \overline{I}_{o1} \cdot \sqrt{\left(\frac{D}{2} - \overline{I}_{o1} \cdot \frac{2}{3 \cdot (1 - n_a \cdot q)} \right)} \quad (1.31)$$

b) Para Q_3 e Q_4

$$I_{ef} = \sqrt{\frac{1}{T} \cdot \left[\int_0^{\Delta t_1} \left(\frac{V_i - E}{L_{cd}} \cdot t \right)^2 \cdot dt + \int_0^{\Delta t_2} (I_{o1})^2 \cdot dt + \int_0^{t_9 - t_8} \left(-I_{o1} + \frac{E}{L_{cd}} \cdot t \right)^2 \cdot dt \right]} \quad (1.32)$$

$$\overline{I}_{efQ3, Q4} = \overline{I}_{o1} \cdot \sqrt{\left(\frac{D}{2} + \overline{I}_{o1} \cdot \frac{1 - 3 \cdot n_a \cdot q}{3 \cdot n_a \cdot q \cdot (1 - n_a \cdot q)} \right)} \quad (1.33)$$

1.5.2 - Corrente média nos interruptores

a) Para Q_1 e Q_2

$$I_{avQ1, Q2} = \frac{1}{T} \cdot \left[\int_0^{\Delta t_1} \frac{V_i - E}{L_{cd}} \cdot t \cdot dt + \int_0^{\Delta t_2} I_{o1} \cdot dt \right] \quad (1.34)$$

$$\overline{I}_{avQ1, Q2} = \overline{I}_{o1} \cdot \left(\frac{D}{2} - \frac{\overline{I}_{o1}}{2} \cdot \frac{1}{(1 - n_a \cdot q)} \right) \quad (1.35)$$

b) Para Q_3 e Q_4

$$I_{avQ3, Q4} = \frac{1}{T} \cdot \left[\int_0^{\Delta t_1} \frac{V_i - E}{L_{cd}} \cdot t \cdot dt + \int_0^{\Delta t_2} I_{o1} \cdot dt + \int_0^{t_4 - t_3} \left(I_{o1} - \frac{E}{L_{cd}} \cdot t \right) \cdot dt \right] \quad (1.36)$$

$$\overline{I}_{avQ3, Q4} = \frac{\overline{I}_{o1}}{2} \cdot \left(D + \overline{I}_{o1} \cdot \frac{1 - 2 \cdot n_a \cdot q}{n_a \cdot q \cdot (1 - n_a \cdot q)} \right) \quad (1.37)$$

1.5.3 - Corrente média nos diodos antiparalelo D_1 e D_2

$$I_{avD1, D2} = \frac{1}{T} \cdot \int_0^{t_9 - t_8} \left(I_{o1} - \frac{E}{L_{cd}} \cdot t \right) \cdot dt \quad (1.38)$$

$$\overline{I}_{avD1, D2} = \frac{\overline{I}_{o1}}{2} \cdot \frac{1}{n_a \cdot q} \quad (1.39)$$

1.5.4 - Corrente eficaz nos diodos retificadores de saída

a) Diodos de T_p : D_p

$$\overline{I}_{efDp} = \overline{I}_{o1} \cdot n_p \cdot \sqrt{\left(\frac{1+D}{4} - \frac{\overline{I}_{o1}}{2 \cdot (1 - n_a \cdot q)} \right)} \quad (1.40)$$

b) Diodos de T_s : D_s

$$\overline{I}_{efDa} = n_a \cdot \overline{I}_{efQ1..Q4} = n_a \cdot \overline{I}_{o1} \cdot \sqrt{\left(\frac{D}{2} + \overline{I}_{o1} \cdot \frac{1 - 3 \cdot n_a \cdot q}{3 \cdot n_a \cdot q \cdot (1 - n_a \cdot q)} \right)} \quad (1.41)$$

1.5.5 - Corrente média nos diodos retificadores de saída

A corrente média por cada diodo de saída é a metade da corrente média entregue à carga pelo transformador correspondente.

a) Diodos de T_p : D_p

$$\overline{I_{avDp}} = \overline{I_{o1}} \cdot \frac{n_p}{2} \quad (1.42)$$

b) Diodos de T_a : D_a

$$\overline{I_{avDa}} = \overline{I_{o1}} \cdot \frac{n_a}{2} \quad (1.43)$$

1.5.6 - Corrente eficaz na indutância L_{cd}

$$\overline{I_{efLrd}} = \sqrt{2} \cdot \overline{I_{efQ1..Q4}} = \sqrt{2} \cdot \overline{I_{o1}} \cdot \sqrt{\left(\frac{D}{2} + \frac{\overline{I_{o1}}}{3} \cdot \frac{1 - 3 \cdot n_a \cdot q}{n_a \cdot q \cdot (1 - n_a \cdot q)} \right)} \quad (1.44)$$

1.6 - DIMENSIONAMENTO DO FILTRO DE SAÍDA

1.6.1 - Indutância do filtro de saída, L_f

A Figura 1.5 apresenta o circuito de saída do transformador T_p , assim como as formas de onda de tensão e corrente relevantes. Para o cálculo aproxima-se o tempo tc de crescimento da corrente $i_{L_f}(t)$:

$$tc = D \cdot \frac{T}{2} - \Delta t_1 \approx D \cdot \frac{T}{2} \quad (1.45)$$

O ripple ΔI da corrente é:

$$\Delta I = \frac{(V_i - E)/n_p - V_o}{L_f} \cdot tc \approx \frac{V_i - (n_a + n_p) \cdot V_o}{n_p \cdot L_f} \cdot D \cdot \frac{T}{2} \quad (1.46)$$

Obtém-se:

$$L_f \geq \frac{V_i - (n_a + n_p) \cdot V_o}{2 \cdot n_p \cdot \Delta I \cdot f} \cdot D \quad (1.47)$$

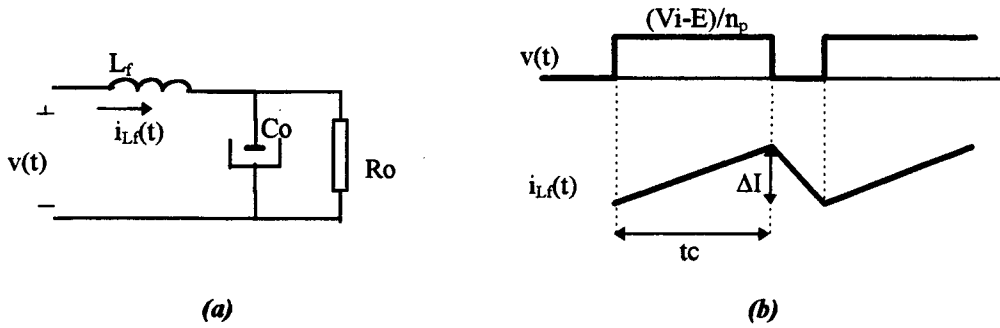


Figura 1.5 - a) Circuito para o cálculo de L_f , b) Formas de onda.

1.6.2 - Capacitância do filtro de saída, C_o

Para o cálculo do capacitor C_o considera-se o ripple produzido pelas correntes de ambos T_p e T_a . Sejam C_p e C_a , necessários para filtrar as correntes de T_p e T_a respectivamente, deve-se verificar então:

$$C_o \geq C_p + C_a \tag{1.48}$$

A Figura 1.6 apresenta o circuito e as formas de onda de interesse.

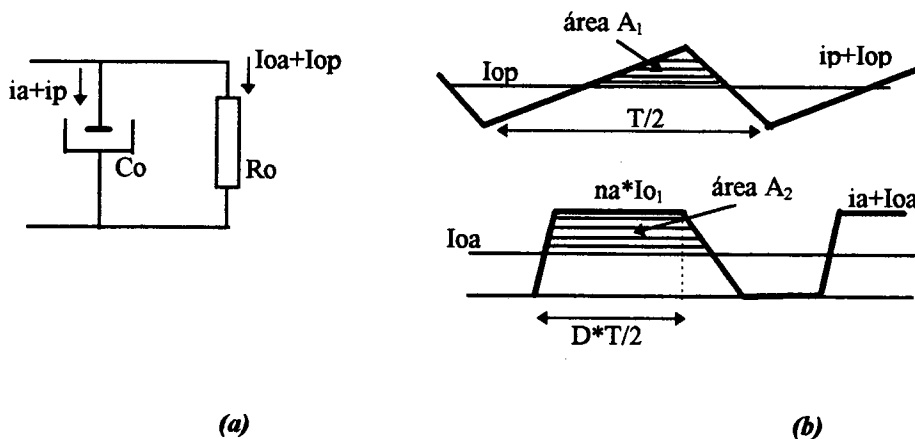


Figura 1.6 - a) Circuito para o cálculo de C_o , b) Formas de onda.

Para C_p tem-se:

$$C_p \geq \frac{A_1}{\Delta V_o} = \frac{\Delta I}{16 \cdot f \cdot \Delta V_o} \quad (1.49)$$

Para C_a tem-se:

$$A_2 \cong (n_a \cdot I_{o1} - I_{oa}) \cdot D_{max} \cdot \frac{T}{2} \quad (1.50)$$

$$C_a \geq \frac{A_2}{\Delta V_o} \cong \frac{(I_{o1} \cdot (n_p + n_a) - I_{os}) \cdot D_{max}}{2 \cdot f \cdot \Delta V_o} \quad (1.51)$$

Obtém-se:

$$C_o \geq \frac{\Delta I}{16 \cdot f \cdot \Delta V_o} + \frac{(I_{o1} \cdot (n_p + n_a) - I_{os}) \cdot D_{max}}{2 \cdot f \cdot \Delta V_o} \quad (1.52)$$

1.7 - CONCLUSÕES

Neste capítulo apresentou-se a análise teórica do conversor proposto, possibilitando assim, estabelecer uma metodologia de projeto.

Foram apresentadas as curvas que representam a característica externa do conversor, $q = \text{função}(I_{os}, n_p, n_a, \overline{D})$. Para um determinado ganho estático q existem vários gráficos possíveis, com diferentes valores das relações de transformação n_p, n_a . A escolha de um deles pode ser feita, a priori, considerando a forma das curvas características adequada à aplicação.

CAPÍTULO 2

METODOLOGIA E EXEMPLO DE PROJETO

2.1 - INTRODUÇÃO

Neste capítulo é apresentada, através de exemplos, uma metodologia de projeto do conversor, utilizando o equacionamento matemático obtido no Capítulo 1. Efetua-se um estudo das perdas de condução dos interruptores e estabelecem-se os critérios para a escolha dos parâmetros do conversor. Os resultados são validados mediante simulações.

2.2 - CRITÉRIOS PARA A ESCOLHA DOS PARÂMETROS DO CONVERSOR

2.2.1 - Especificações

- Potência máxima, P_o
- Tensão na carga, V_o
- Tensão de entrada, V_i
- *Ripple* de tensão na saída, ΔV_o

2.2.2 - Escolha da frequência de operação

A escolha da frequência de funcionamento depende do tipo de interruptor a ser empregado. O braço ZVS é adequado ao uso do MOSFET de potência devido à sua elevada capacitância intrínseca de saída, a frequência de operação usualmente empregada no INEP é 100kHz. O braço ZCS é adequado a IGBT e a frequência máxima de operação neste caso pode ser 60kHz.

2.2.3 - Escolha dos parâmetros n_p , n_a , e $D_{máx}$

Procura-se nesta seção estabelecer uma relação entre os parâmetros n_a , n_p , $D_{máx}$ e as perdas no conversor. Estuda-se a variação das perdas de condução dos interruptores com os parâmetros mencionados, quando comparadas com as perdas de condução dos interruptores no FB-ZVS-PWM. As perdas de comutação são desprezíveis devido ao conversor operar com comutação suave. As perdas no circuito secundário não foram consideradas.

Para o FB-ZVS-ZCS-PWM considera-se o braço ZVS implementado com MOSFET, e o braço ZCS com IGBT. No FB-ZVS-PWM emprega-se MOSFET em ambos os braços.

Na determinação das perdas de condução não é considerado o efeito dos circuitos auxiliares de comutação ZVS para nenhum dos conversores.

2.2.3.1 - Perdas de condução

O MOSFET em condução é modelado como uma resistência (R_{DSON}), sendo suas perdas de condução proporcionais à corrente eficaz. O IGBT é modelado em condução como uma f.c.e.m. ($V\gamma$), sendo suas perdas proporcionais à corrente média.

- Perdas de condução nos interruptores para o FB-ZVS-ZCS-PWM:

$$P_1 = 2 \cdot R_{DSON1} \cdot I_{ef1}^2 + 2 \cdot V\gamma \cdot I_{av1} \quad (2.1)$$

- Perdas de condução nos interruptores para o FB-ZVS-PWM:

$$P_2 = 4 \cdot R_{DSON2} \cdot I_{ef1}^2 \quad (2.2)$$

- Perdas relativas:

$$K_1 = \frac{R_{DSON1}}{2 \cdot R_{DSON2}} \quad (2.3)$$

$$K_2 = \frac{V\gamma}{2 \cdot R_{DSON2}} \quad (2.4)$$

$$Pr = \frac{P_1}{P_2} = K_1 \cdot \frac{I_{ef1}^2}{I_{ef2}^2} + K_2 \frac{I_{av1}}{I_{ef2}^2} \quad (2.5)$$

2.2.3.2 - Estudo comparativo de perdas

Projetam-se os conversores seguindo as mesmas especificações (P_o , V_o , V_i). Para o FB-ZVS-PWM escolhe-se o ponto de funcionamento dos protótipos implementados no INEP. Projeta-se o FB-ZVS-ZCS-PWM para várias combinações dos parâmetros (n_a , n_p , $D_{\text{máx}}$) e calculam-se as perdas de condução para todas elas. Logo após é calculado Pr .

Para escolher a forma em que percorre-se o domínio (n_a , n_p , $D_{\text{máx}}$) considera-se o transformador T_a auxiliar, uma vez que ele é introduzido para obter uma certa forma de onda da corrente primária. Decide-se então seguir o diagrama de fluxo da Figura 2.1.

Na Figura 2.2 são apresentados graficamente os valores mínimos de Pr , obtidos ao variar n_a , para cada dupla de valores D , n_p .

Na Figura 2.3 apresenta-se a variação das perdas relativas Pr em função de n_a , para diferentes valores de D e n_p . Na Figura 2.4 apresentam-se as indutâncias L_{cd} obtidas nos projetos respectivos.

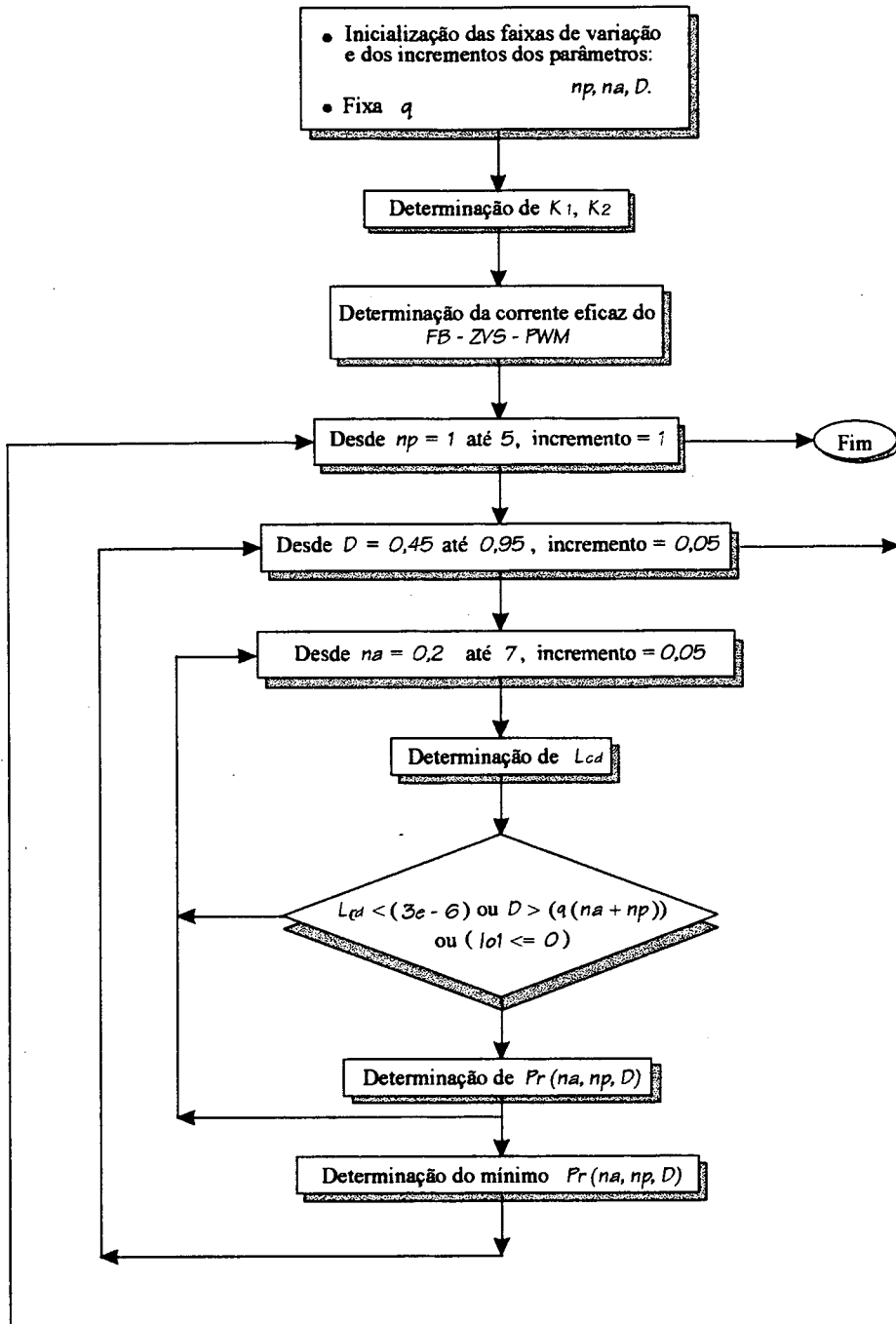


Figura 2.1 - Diagrama de fluxo.

Valores empregados nos cálculos:

- Potência de saída, $P_o = 1500\text{W}$
- Tensão de saída, $V_o = 60\text{ V}$
- Tensão de entrada, $V_i = 400\text{V}$
- Conversor FB-ZVS-PWM:
 - razão cíclica $D_2 = 0,9$
 - relação de transformação $n_2 = 5$
 - frequência de operação $f_2 = 100\text{kHz}$
- Resistências de condução, correspondentes à máxima resistência do IRFP460 indicada pelo fabricante a uma temperatura de 100°C (HARRIS Semiconductors)
 - $R_{\text{DSON1}} = R_{\text{DSON2}} = 0,5\ \Omega$
- Tensão V_γ , correspondente à máxima tensão coletor-emisor do IRGPC40U indicada pelo fabricante a temperatura de 100°C (International Rectifier).
 - $V_\gamma = 2,7\text{V}$
- Frequência de operação do FB-ZVS-ZCS-PWM, $f = 60\text{kHz}$

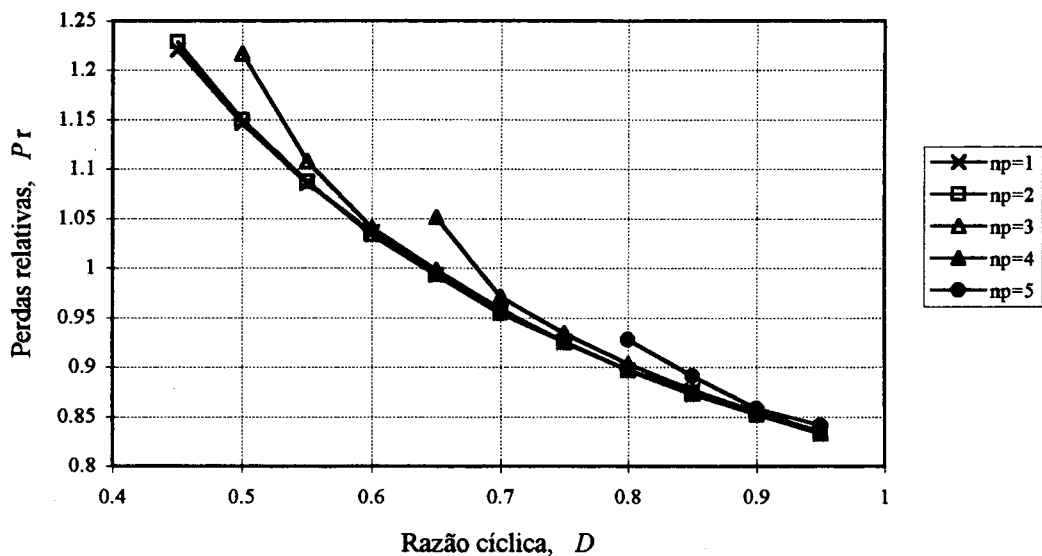


Figura 2.2 - Perdas relativas P_r em função de D , parametrizadas em n_p

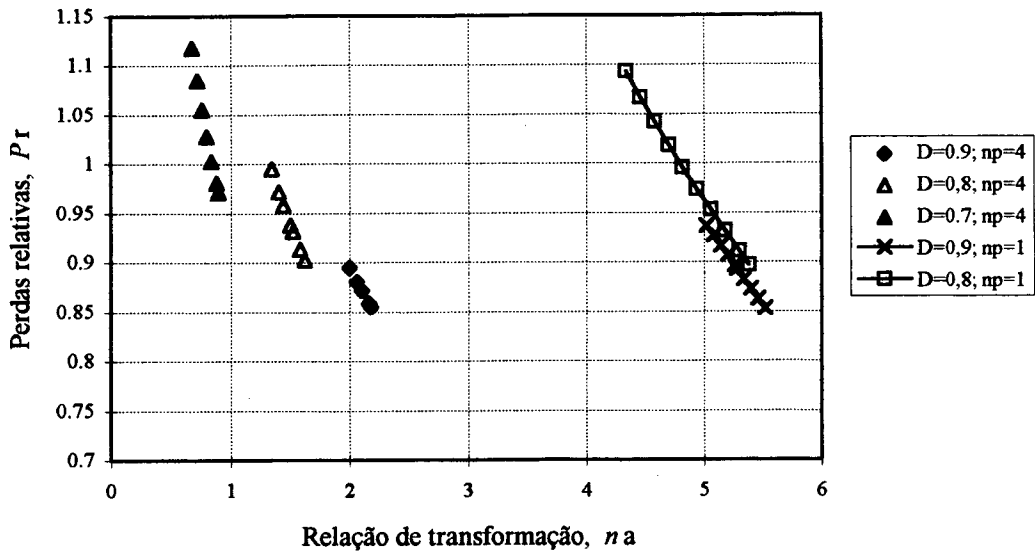


Figura 2.3 - Perdas relativas P_r em função de n_a , mantendo D e n_p fixos.

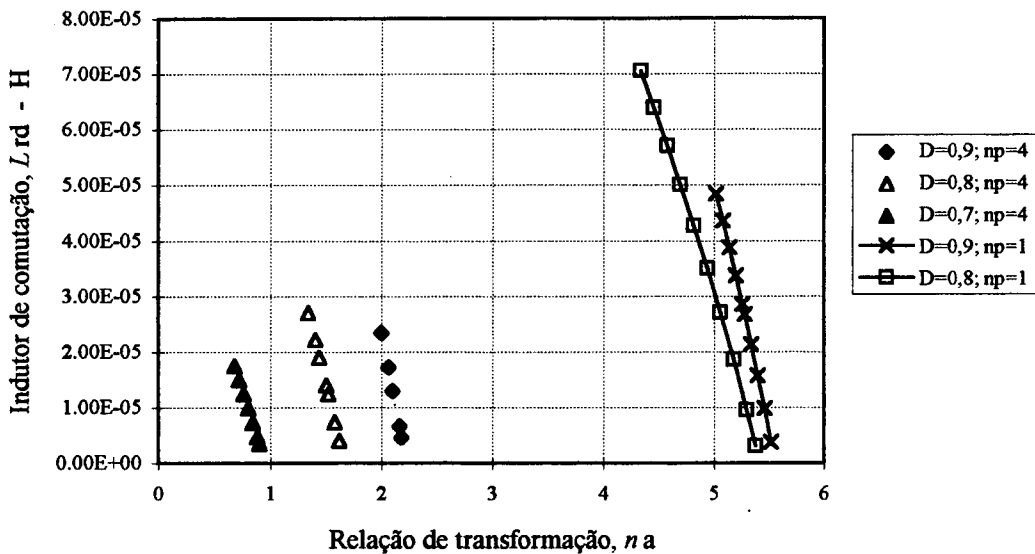


Figura 2.4 - Indutância de comutação L_{cd} em função de n_a , mantendo D e n_p fixos.

Observa-se, na Figura 2.2, que P_r diminui ao aumentar a razão cíclica D para todos os pares (n_p, n_a) .

Nas Figuras 2.3 e 2.4 observa-se que, para cada dupla de valores D e n_p , P_r é decrescente com n_a , e que o valor da indutância L_{cd} resultante do projeto também é decrescente.

Conclui-se deste estudo que deve-se trabalhar com a máxima razão cíclica possível. Confirma-se assim uma regra intuitiva nos conversores PWM: maior razão cíclica implica melhor aproveitamento do conversor.

Conclui-se também que, para valores de D e n_p fixos, deve-se escolher o valor de n_a para obter a mínima indância L_{cd} compatível com as limitações tecnológicas, a saber: (1) a mínima L_{cd} é a soma das indutâncias de dispersão dos transformadores, (2) deve-se manter a comutação ZCS. A relação E/L_{cd} deve ser a maior possível, para que a forma de onda da corrente primária assemelhe-se mais à do conversor FB-HS-PWM, ou seja formato “retangular”.

A relação n_p/n_a parece não afetar as perdas de condução, ou seja, pode-se obter o mesmo valor de Pr com valores diferentes de n_p/n_a .

2.3 - EXEMPLOS DE PROJETO

Dados para projeto:

- Potência máxima, $P_o = 1500$ W
- Tensão na carga, $V_o = 60$ V
- Tensão de entrada, $V_i = 400$ V
- Frequência de comutação, $f = 100$ kHz
- *Ripple* de tensão na saída, $\Delta V_o = 1\%$

a) Ganho estático:

$$q = 60/400 = 0,15$$

b) Escolhe-se para projeto os pares:

$$1) n_a=1, n_p=4$$

$$2) n_a=4, n_p=1$$

c) Escolhe-se a corrente média de saída normalizada, procurando $D > 0,6$:

$$1) \overline{I_{os}} = 0.06$$

$$2) \overline{I_{os}} = 0.2$$

d) Calcula-se a máxima razão cíclica utilizando a equação característica (1.22):

$$1) D_{\max} = 0,7353$$

$$2) D_{\max} = 0,6638$$

e) Cálculo da indutância de comutação:

$$L_{cd} = \frac{\overline{I_{os}}}{I_{os}} \cdot \frac{V_i}{f} \quad (2.6)$$

$$1) L_{cd} = 9,6 \mu\text{H}$$

$$2) L_{cd} = 32 \mu\text{H}$$

f) Cálculo da corrente I_{o1} , com a equação (1.18):

$$1) \overline{I_{o1}} = 0,0125$$

$$I_{o1} = 5,208\text{A}$$

$$2) \overline{I_{o1}} = 0,05776$$

$$I_{o1} = 7,22 \text{ A}$$

g) Cálculo da corrente I_{op} , com a equação (1.15):

$$1) I_{op} = 20,832 \text{ A}$$

$$2) I_{op} = 7,22 \text{ A}$$

h) Cálculo da indutância do filtro da saída (equação (1.43)), impõe-se condução contínua com 20% da carga:

$$\Delta I = 20\% I_{os}$$

$$1) L_f = 22 \mu\text{H}$$

$$2) L_f = 230 \mu\text{H}$$

i) Cálculo da capacitância de saída (equação (1.48)), impõe-se o *ripple* máximo da tensão de saída:

$$\Delta V_o < 1\%$$

$$1) C_o = 10,7 \mu\text{F}$$

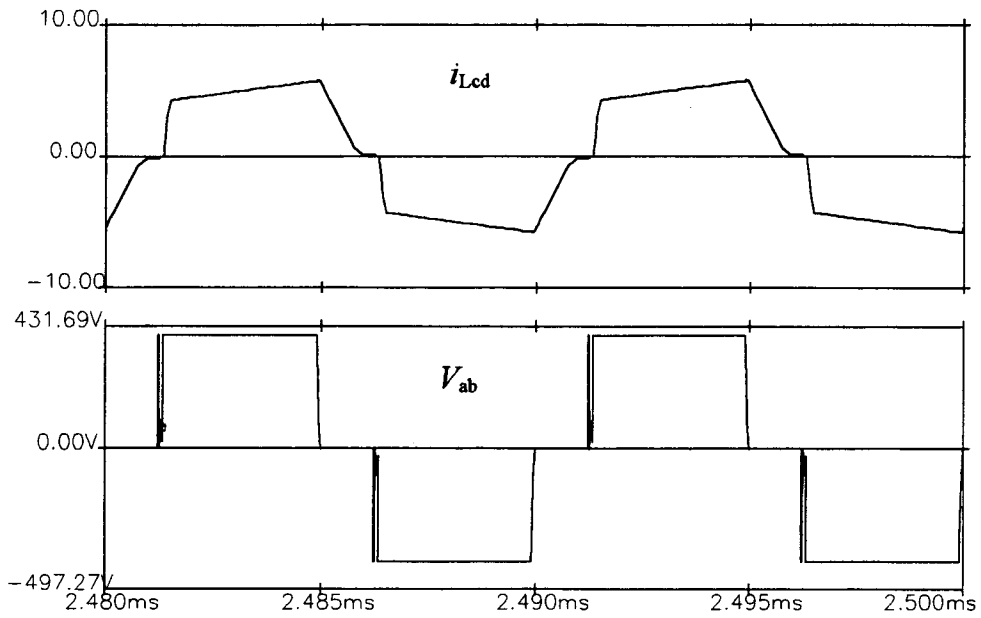
$$2) C_o = 62,9 \mu\text{F}$$

2.4 - RESULTADOS DE SIMULAÇÃO

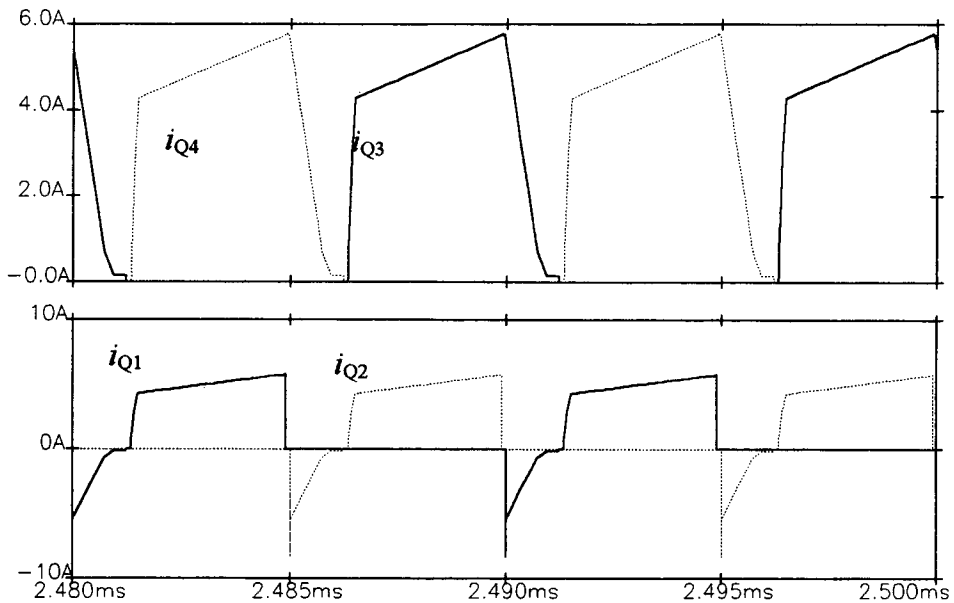
Foi simulado o conversor para ambos os projetos anteriores, com o programa PSpice, simulador de circuitos elétricos [13].

2.4.1- Formas de onda obtidas

As Figuras 2.5 e 2.6 apresentam as principais formas de onda de tensão e corrente para o projeto 1, e as Figuras 2.7 e 2.8 para o projeto 2.

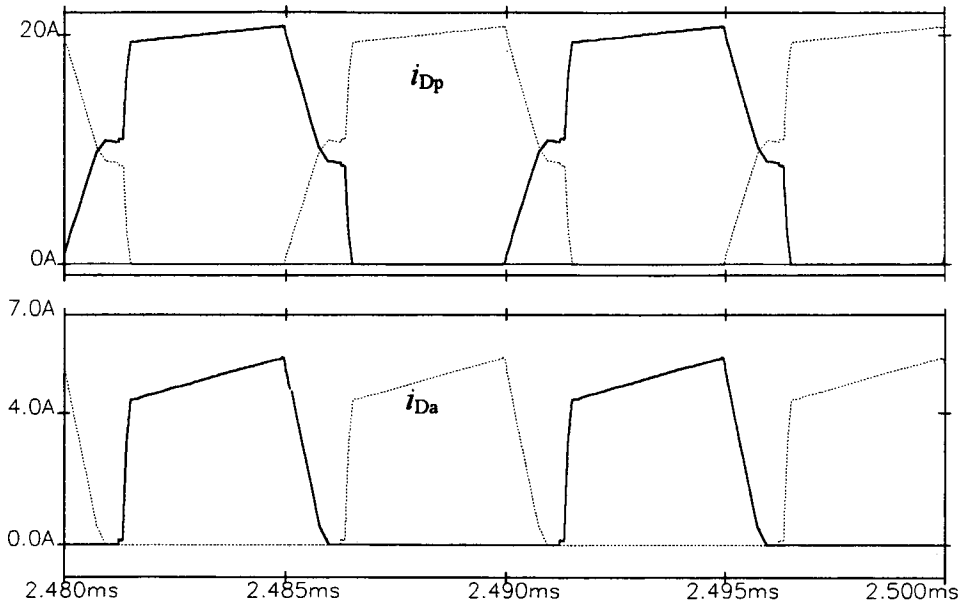


(a) Corrente $i_{Lcd}(t)$ e tensão $V_{ab}(t)$.



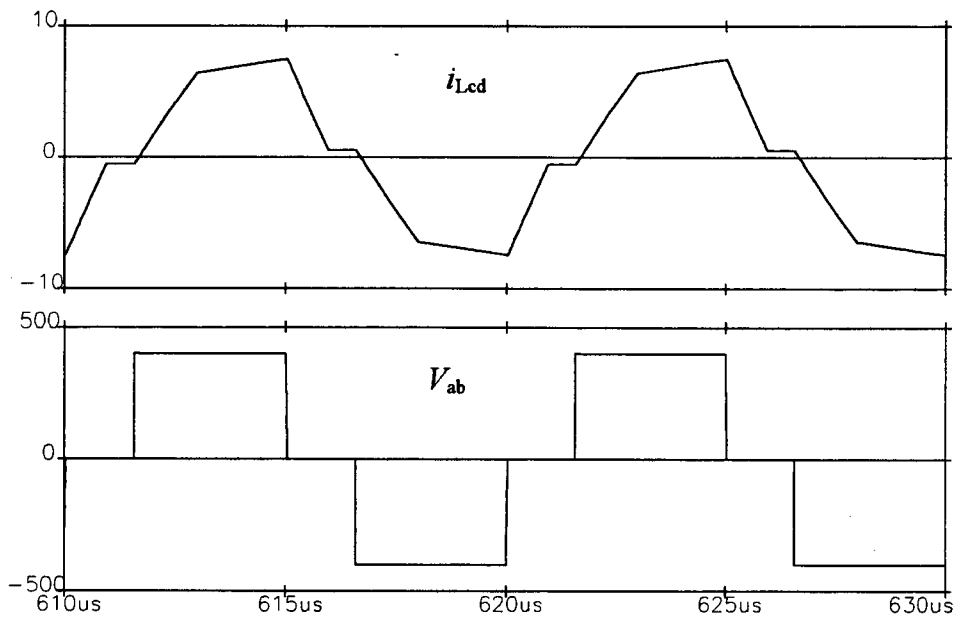
(b) Correntes através dos interruptores, $i_{Q1}(t)$, $i_{Q2}(t)$, $i_{Q3}(t)$ e $i_{Q4}(t)$.

Figura 2.5 - Projeto 1: $n_p=4$ e $n_a=1$.



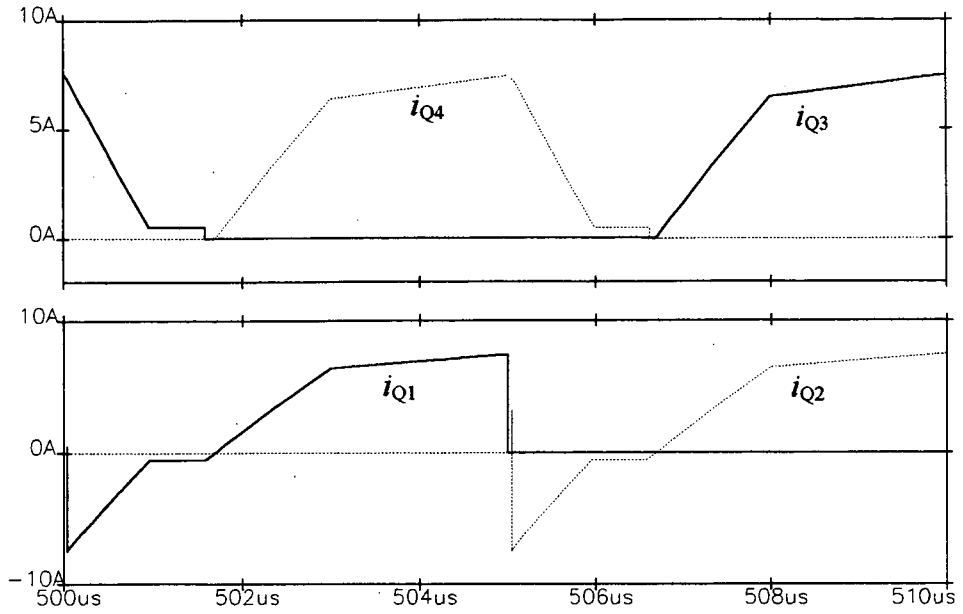
*Corrente através dos diodos de saída,
 $i_{Da}(t)$ e $i_{Dp}(t)$.*

Figura 2.6 - Projeto 1: $n_p=4$ e $n_a=1$.

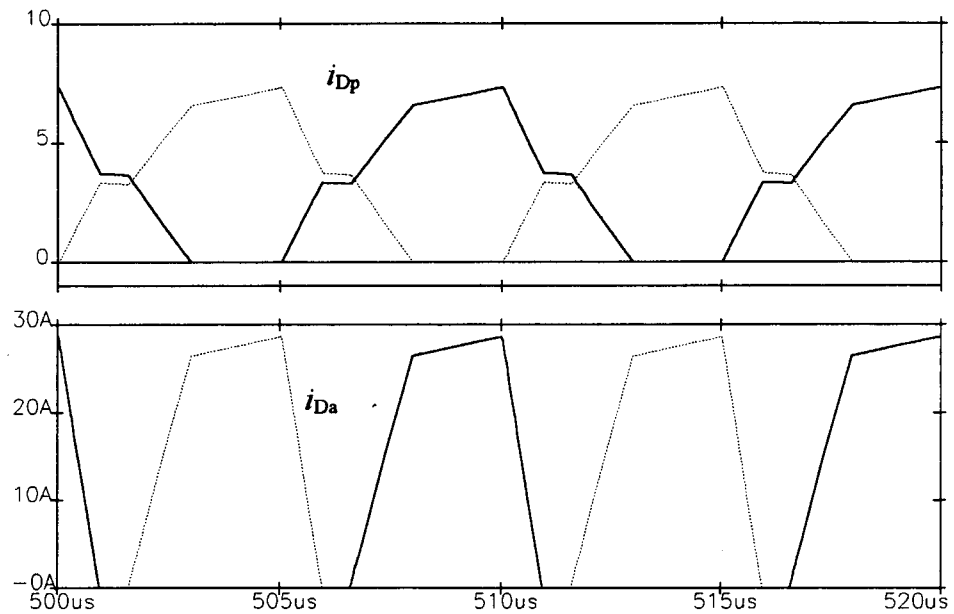


Corrente $i_{Lcd}(t)$ e tensão $V_{ab}(t)$.

Figura 2.7 - Projeto 2: $n_p=1$ e $n_a=4$.



(a) Correntes através dos interruptores.



(b) Corrente através dos diodos de saída,
 $i_{Da}(t)$ e $i_{Dp}(t)$.

Figura 2.8 - Projeto 2: $n_p=1$ e $n_a=4$.

2.4.2 - Quadro comparativo de valores

Na Tabela 2.1 é apresentada uma comparação entre os resultados obtidos por simulação e os calculados através das expressões matemáticas obtidas no Capítulo 1. Constatase uma boa concordância entre ambos.

Tabela 2.1 - Quadro comparativo dos valores teóricos e obtidos por simulação.

Parâmetros	Projeto 1		Projeto 2	
	Valor calculado	Valor da simulação	Valor calculado	Valor da simulação
$V_o (V)$	60	59,1	60	58,9
$\Delta V_o (V)$	0,6	0,52	0,6	0,37
$I_{o1} (A)$	5,21	5,03	7,22	6,94
$I_{op} (A)$	20,83	20,32	7,22	6,94
$\Delta I (A)$	4,16	3,79	1,44	0,734
$I_{oa} (A)$	4,17	4,08	17,78	17,60
$I_{efQ1, Q2} (A)$	3,10	3,12	3,54	3,51
$I_{efQ3, Q4} (A)$	3,27	3,24	3,76	3,69
$I_{avQ1, Q2} (A)$	1,66	1,56	1,53	1,43
$I_{av Q3, Q4} (A)$	2,09	2,13	2,22	2,24
$I_{ef Dp} (A)$	13,61	13,65	4,23	4,35
$I_{ef Da} (A)$	3,23	3,25	14,96	14,68
$I_{ef Lcd} (A)$	4,57	4,44	5,29	5,24

2.5 - CONCLUSÕES

Os resultados das simulações realizadas confirmam a validade do estudo analítico efetuado no Capítulo 1.

Do estudo teórico simplificado de perdas realizado na seção 2.2 conclui-se, a priori, que o conversor proposto apresenta menores perdas de condução nos interruptores que o FB-ZVS-PWM, quando é projetado para uma razão cíclica máxima maior que 0,7 (Figura 2,2). Observou-se também que a inclinação E/L_{cd} deve ser a maior possível (Figuras 2.3 e 2.4), sendo a forma de onda da corrente primária mais semelhante à do conversor FB-HS-PWM.

É necessário mencionar que, quando a corrente primária é “retangular” (FB-HS), o conversor é, teoricamente, um PWM ideal (tensão de saída independente da carga). As menores perdas de condução no conversor proposto são, então, obtidas quando sua característica externa aproxima-se mais à de um conversor PWM ideal.

CAPÍTULO 3

VARIAÇÕES TOPOLÓGICAS DO FB-ZVS-ZCS-PWM

3.1 - INTRODUÇÃO

Neste capítulo são apresentadas três topologias que operam da mesma forma que o FB-ZVS-ZCS-PWM estudado nos capítulos anteriores. Derivam-se dos seguintes conversores:

- três níveis com comutação sob tensão nula e modulado por largura de pulso (TL-ZVS-PWM), [5];

- série ressonante com grampeamento da tensão do capacitor ressonante e modulado por largura de pulso (SRC-CVC-PWM), [6];

- três níveis série ressonante com grampeamento da tensão do capacitor ressonante e modulado por largura de pulso (TL-SRC-CVC-PWM), [7].

O procedimento de geração das topologias é semelhante ao empregado para o FB-ZVS-ZCS-PWM: adiciona-se um outro transformador em série ao já existente no conversor. A saída de um transformador deve ter característica de fonte de tensão e a do outro característica de fonte de corrente.

Para cada nova topologia as formas de onda da tensão entre os pontos médios do conversor, $V_{ab}(t)$, e da corrente primária, $i_{Lcd}(t)$, são idênticas as do FB-ZVS-ZCS-PWM. As três topologias apresentam transistores com comutação ZVS e ZCS.

3.2 - TOPOLOGIA DERIVADA DO CONVERSOR CC-CC TRÊS NÍVEIS, COM COMUTAÇÃO SOB TENSÃO NULA E MODULAÇÃO POR LARGURA DE PULSO

Nesta seção estuda-se uma topologia obtida a partir do conversor CC-CC a três níveis com comutação sob tensão nula (TL-ZVS-PWM).

A topologia obtida reduz o esforço de tensão nos interruptores, sendo uma boa alternativa perante o FB-ZVS-ZCS-PWM quando se dispõe de alta tensão no barramento CC de entrada.

A Figura 3.1 apresenta o diagrama do estágio de potência da nova topologia.

Descrição dos componentes:

Q_1, Q_4 = transistores com comutação ZVS;

Q_2, Q_3 = transistores com comutação ZCS;

D_1, D_2, D_3, D_4 = diodos anti-paralelo dos interruptores;

D_5, D_6 = diodos de roda livre, divisores da tensão nos interruptores;

C_1, C_4 = capacitores de comutação de Q_1 e Q_4 , respectivamente;

C_c = capacitância de comutação;

$2*V_i$ = tensão de entrada;

L_c = indutância de comutação;

n_a = relação de transformação de T_a ;

n_p = relação de transformação de T_p ;

L_f = indutância do filtro de saída;

C_o = capacitância do filtro de saída;

R_o = resistência de carga.

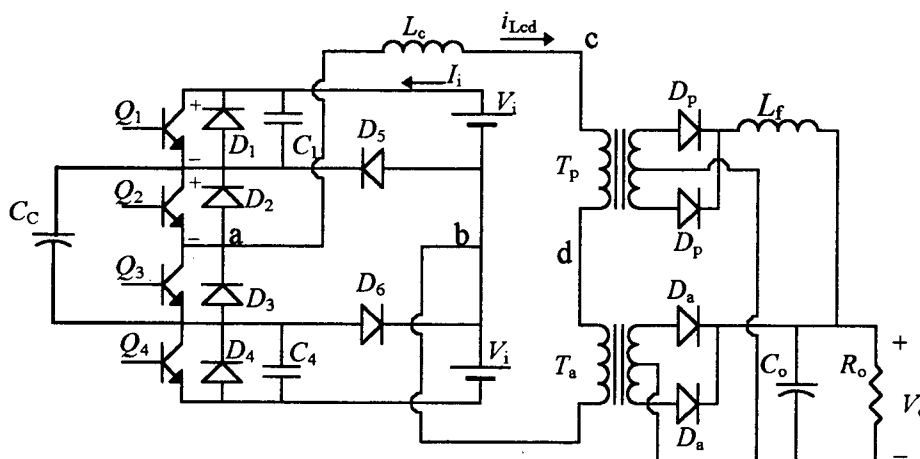


Figura 3.1 - Diagrama do estágio de potência do conversor derivado do TL-ZVS-PWM.

3.2.1 - Descrição do funcionamento

O capacitor C_c é necessário para a realização da comutação ZVS em Q_1 e Q_4 . Sua tensão é constante e igual a V_i (metade da tensão de entrada).

Os diodos anti-paralelo D_1, D_2, D_3, D_4 permitem a circulação da corrente magnetizante dos transformadores.

O conversor apresenta cinco estados topológicos em um semi-período de operação, os quais são apresentados na Figura 3.2. O segundo semi-período é idêntico.

Para simplificar a análise são feitas as seguintes considerações:

- o circuito opera em regime permanente;
- todos os componentes são ideais;
- o circuito de saída é referido ao primário, o transformador T_p é substituído por uma ponte retificadora R_p cuja carga é a fonte de corrente I_{o1} e o transformador T_a é substituído por uma ponte retificadora R_a , cuja carga é a fonte de tensão E ;
- I_{o1} representa a corrente média do indutor L_f referida ao primário de T_p ;
- E representa a tensão média de saída V_o referida ao primário de T_a ;
- L_{cd} representa a indutância de comutação L_c e as de dispersão de ambos os transformadores;
- as correntes de magnetização de ambos os transformadores são desprezíveis.

Etapa 1 (t_0, t_1) - Durante esta etapa a corrente de carga circula através dos interruptores Q_1 e Q_2 . Verifica-se que $i_{Lcd} = I_{o1}$, $V_{C1} = 0$, $V_{C4} = V_i$, Figura 3.2 - a.

Etapa 2 (t_1, t_2) - Em $t=t_1$ o interruptor Q_1 é bloqueado, sua corrente comuta para C_1 e C_4 . C_1 carrega-se até atingir V_i e C_4 descarrega-se até zero, ambos com corrente constante igual a $I_{o1}/2$ (Figura 3.2 - b). Em $t=t_2$, quando $V_{C1} = V_i$, o diodo D_5 conduz e começa a etapa de roda livre.

Etapa 3 (t_2, t_3) - Etapa de roda livre. A fonte de corrente I_{o1} fica em curto-circuito através dos diodos da ponte R_p . A corrente i_{Lcd} decresce linearmente, com inclinação E/L_{cd} . A etapa finaliza quando i_{Lcd} atinge zero, em $t=t_3$, e o interruptor Q_2 bloqueia sob corrente zero.

Etapa 4 (t_3, t_4) - Nesta etapa a corrente i_{Lcd} é nula, da mesma forma que as correntes por todos os interruptores. Finaliza quando Q_3 e Q_4 conduzem, ambos sob corrente nula.

Etapa 5 (t_4, t_5) - A corrente i_{Lcd} cresce linearmente no sentido indicado na Figura 3.2-e, com inclinação $(V_i-E)/L_{cd}$. Finaliza quando i_{Lcd} atinge I_{o1} , em $t=t_5$, iniciando o segundo semi-período de operação.

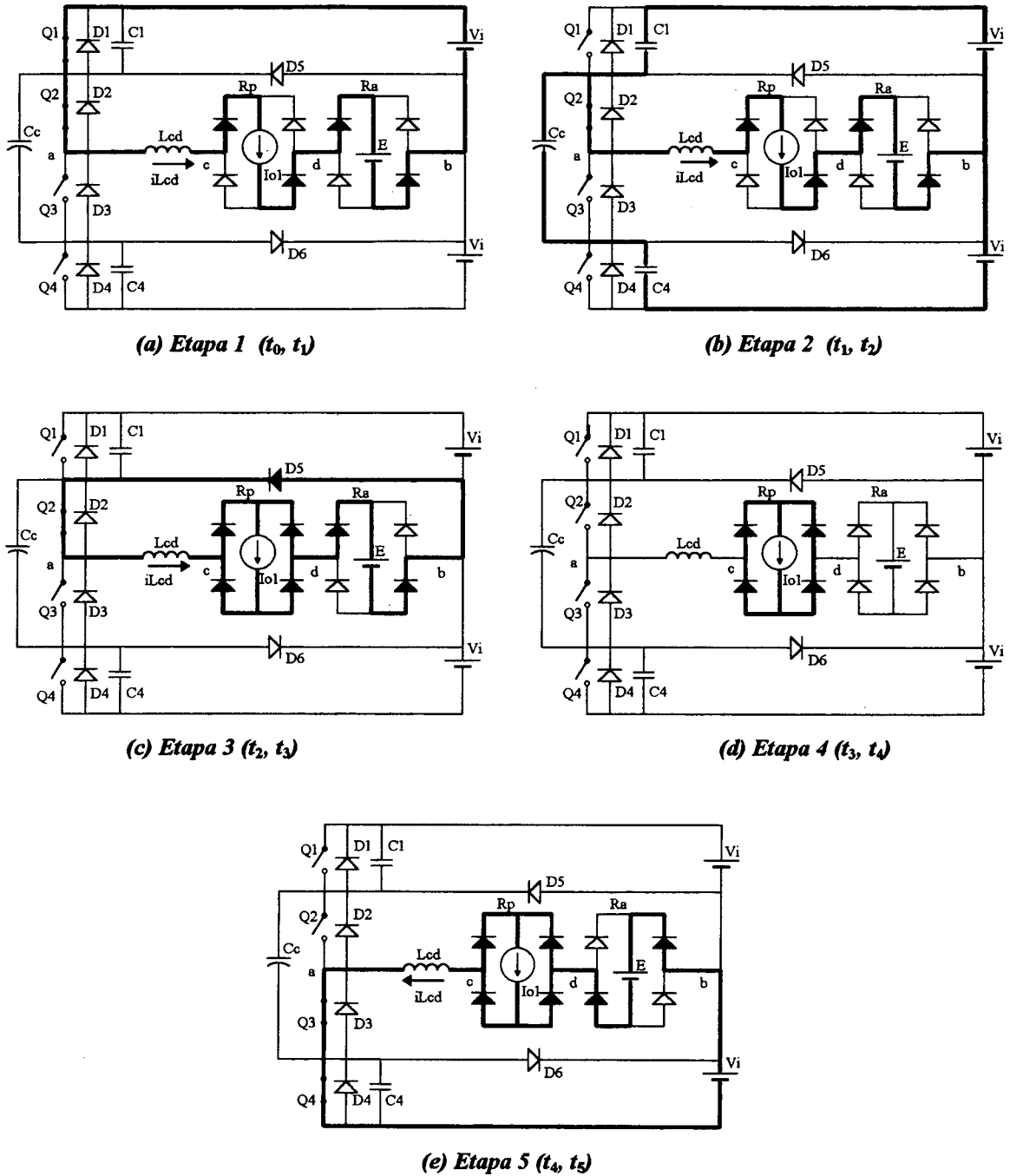


Figura 3.2 - Estados topológicos para um semi-período de operação para o conversor derivado do TL-ZVS-PWM.

Transfere-se potência à carga durante as etapas 1, 3 e 5. Durante a etapa 1 através de T_a e T_p , e durante as etapas 3 e 5 através de T_a .

3.2.2 - Formas de onda relevantes

A Figura 3.3 apresenta as principais formas de onda junto com os sinais de comando.

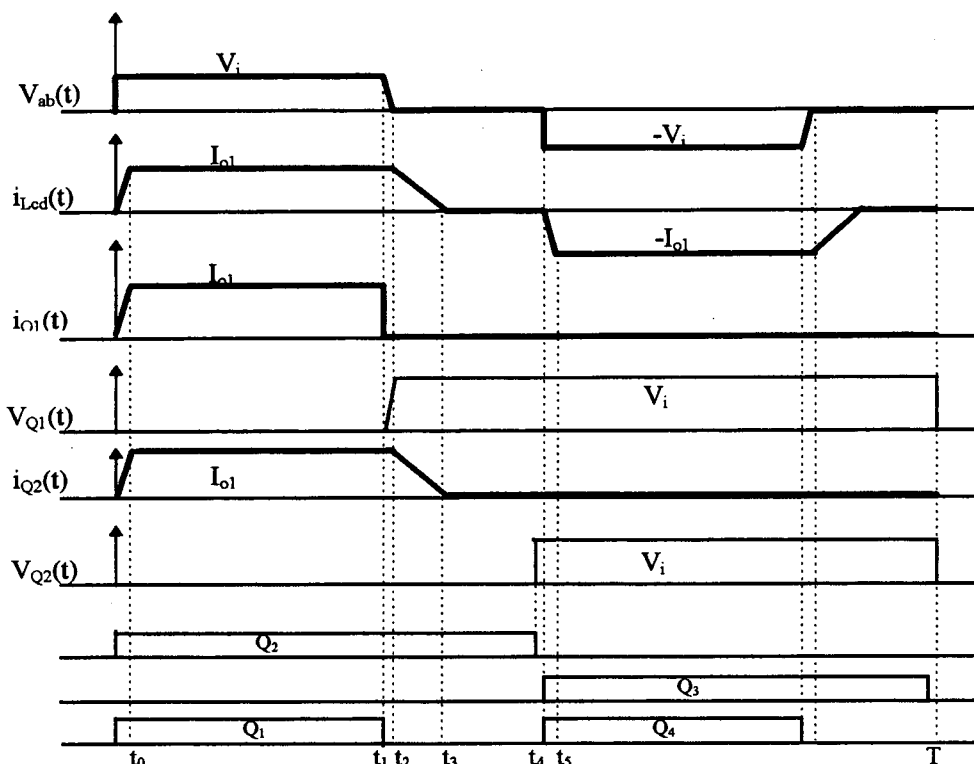


Figura 3.3 - Principais formas de onda e sinais de comando.

Observa-se que a transferência de potência acontece da mesma forma que no conversor FB-ZVS-ZCS-PWM. As características externas são idênticas, variando apenas algumas formas de onda nos interruptores: 1 - para todos os interruptores a máxima tensão de bloqueio é V_i (metade da fonte de entrada), 2 - para os interruptores ZVS o diodo anti-paralelo não assume a corrente logo após a comutação, essa função é dos diodos D_5 e D_6 .

3.2.3 - Exemplo de projeto e resultados de simulação

Para efeito de comparação com o FB-ZVS-ZCS-PWM projeta-se e simula-se esta variação topológica segundo as mesmas especificações da seção 2.3. Considera-se o dobro para a tensão de entrada e escolhem-se os mesmos parâmetros no projeto, sendo os valores de correntes e componentes os mesmos da seção 2.3.

3.2.3.1 - Projeto do conversor

Especificações de projeto:

- Potência máxima, $P_o = 1500\text{W}$;
- Tensão na carga, $V_o = 60\text{V}$;
- Tensão de entrada, $2 \cdot V_i = 800\text{V}$;
- Frequência de comutação, $f = 100\text{kHz}$;
- *Ripple* de tensão na saída, $\Delta V_o = 1\%$.

Parâmetros e valores:

- a) $q = 60/400 = 0,15$;
- b) $n_a=1, n_p=4$;
- c) $\overline{I_{os}} = 0.06$;
- d) $D_{\max} = 0,7353$;
- e) $L_{cd} = 9,6\mu\text{H}$;
- f) $\overline{I_{o1}} = 0,0125$;
 $I_{o1} = 5,208\text{A}$;
- g) $I_{op} = 20,832\text{A}$;
- h) $L_f = 22\mu\text{H}$;
- i) $C_o = 10,7\mu\text{F}$.

Cálculo do capacitor C_C :

C_C se descarrega durante o intervalo de comutação t_2-t_1 com corrente constante e igual a $I_{o1}/2$. Calcula-se esse tempo assumindo um valor para C_1 que corresponde ao valor aproximado da capacitância de saída de um MOSFET adequado à potência considerada, 400pF:

$$t_2 - t_1 = \frac{2 \cdot C_1}{I_{o1}} \cdot V_i \quad (3.1)$$

O *ripple* de tensão em C_C é:

$$\Delta V_{C_c} = \frac{t_2 - t_1}{C_c} \cdot \frac{I_{o1}}{2} \quad (3.2)$$

$$\Delta V_{C_c} = \frac{C_1}{C_c} \cdot V_i \quad (3.3)$$

Impondo *ripple* máximo de tensão 0,05% tem-se::

$$C_c > 80\text{nF}$$

Nas simulações emprega-se:

$$C_c = 100\text{nF}$$

3.2.3.2 - Formas de onda de simulação

As Figuras 3.4 e 3.5 apresentam as formas do onda obtidas por simulação.

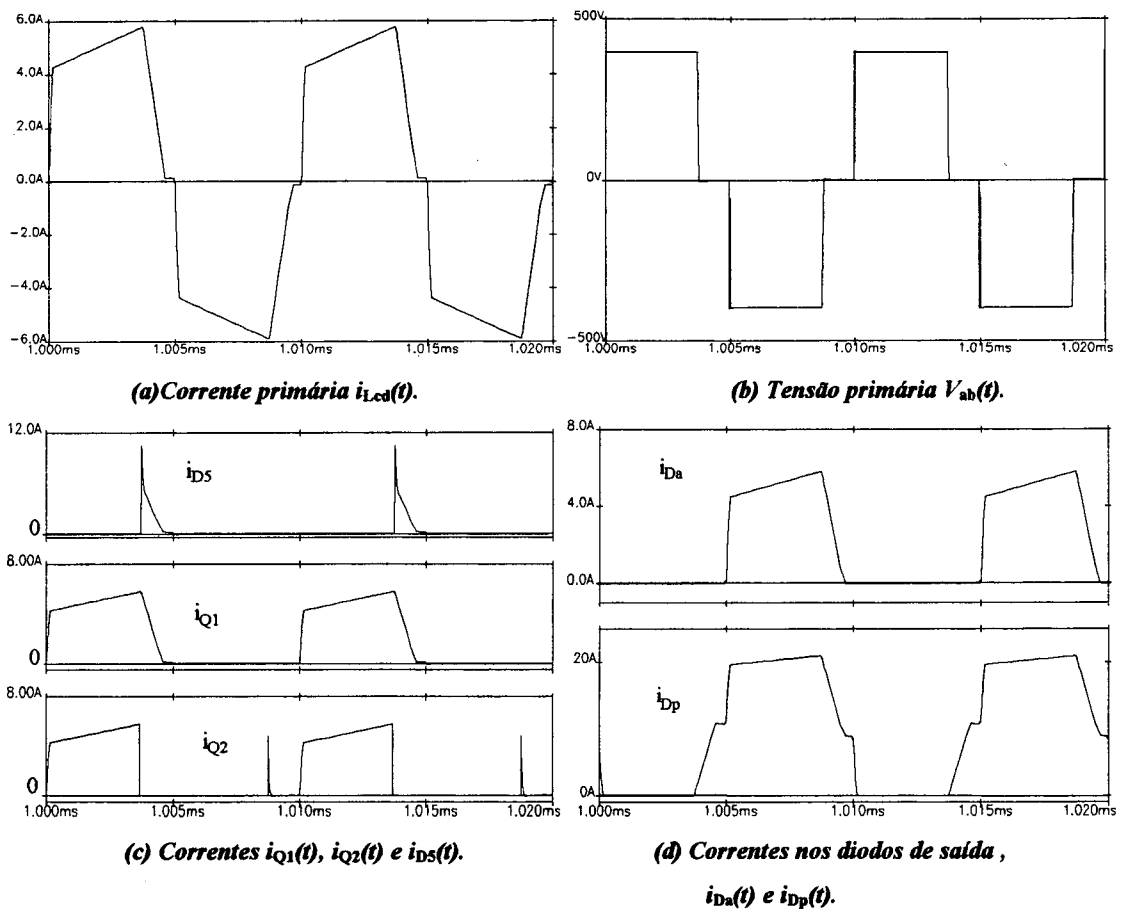


Figura 3.4 - Formas de onda de simulação para o conversor derivado do TL-ZVS-PWM.

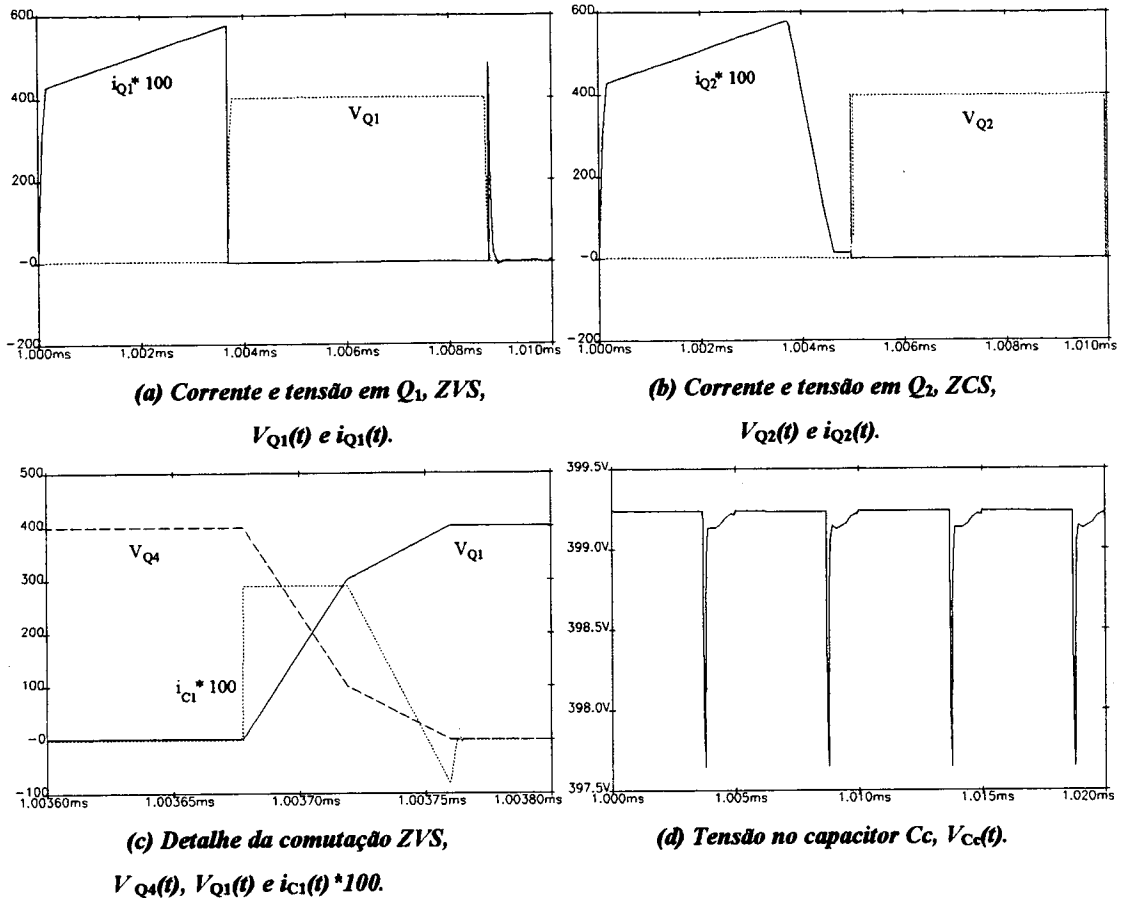


Figura 3.5 - Formas de onda de simulação para o conversor derivado do TL-ZVS-PWM.

3.3 - TOPOLOGIA DERIVADA DO CONVERSOR CC-CC SÉRIE RESSONANTE COM GRAMPEAMENTO DA TENSÃO DO CAPACITOR RESSONANTE MODULADO POR LARGURA DE PULSO

A segunda variação topológica estudada deriva do conversor série ressonante, com grampeamento da tensão do capacitor ressonante, operando a frequência constante e modulado por largura de pulso (SRC-CVC-PWM).

A Figura 3.6 apresenta o estágio de potência do conversor a estudar.

Descrição dos componentes:

Q_1, Q_2 = transistores com comutação ZCS;

Q_3, Q_4 = transistores com comutação ZVS;

D_1, D_2, D_3, D_4 = diodos anti-paralelo dos interruptores;

D_5, D_6 = diodos de grampeamento da tensão do capacitor C_C ;

C_C = capacitância de comutação de Q_3 e Q_4 ;

$2*V_i$ = tensão de entrada;

L_c = indutância de comutação;

n_a = relação de transformação de T_a ;

n_p = relação de transformação de T_p ;

L_f = indutância do filtro de saída;

C_o = capacitância do filtro de saída;

R_o = resistência de carga.

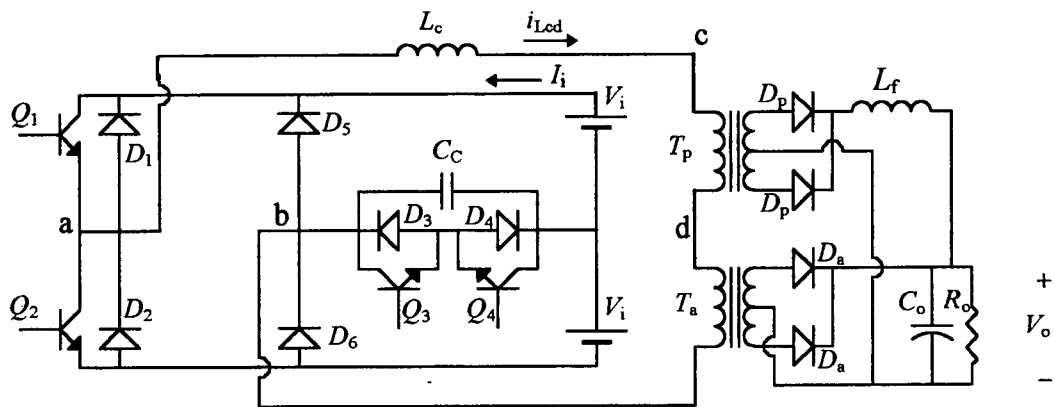


Figura 3.6 - Diagrama do estágio de potência do conversor derivado do SRC-CVC-PWM.

3.3.1 - Descrição do funcionamento

Esta segunda variação topológica apresenta seis etapas de operação em um semi-período de funcionamento, Figura 3.7.

O circuito foi simplificado da mesma forma que na seção 3.2.

Etapa 1 (t_0, t_1): Inicialmente ($t=t_0$) a tensão no capacitor de comutação é igual a V_i , com a polaridade indicada na Figura 3.7-a, e a corrente i_{Lcd} é zero. O interruptor Q_1 entra em condução sob corrente nula. A tensão V_{C_c} e a corrente i_{Lcd} evoluem de forma ressonante até V_{C_c} atingir zero, no instante t_1 .

Etapa 2 (t_1, t_2): Em $t=t_1$ os interruptores Q_3 e Q_4 entram em condução sob tensão zero. A corrente i_{Lcd} cresce linearmente até atingir o valor da fonte de corrente I_{o1} , em $t=t_2$.

Etapa 3 (t_2, t_3): Durante esta etapa a corrente i_{Lcd} é igual a I_{o1} . A etapa finaliza quando Q_3 e Q_4 são bloqueados, no instante t_3 .

Etapa 4 (t_3, t_4): No bloqueio de Q_3 e Q_4 a corrente comuta para C_c , a tensão V_{Cc} cresce linearmente até atingir V_i , em $t=t_4$. Nesse momento o diodo D_5 começa a conduzir, grampeando V_{Cc} .

Etapa 5 (t_4, t_5): A partir do instante t_4 a corrente i_{Lcd} decresce linearmente, com inclinação E/L_{cd} , até anular-se em $t=t_5$.

Etapa 6 (t_5, t_6): Durante esta etapa as correntes i_{Lcd} e i_{Q1} são nulas, e V_{Cc} é igual a V_i . A etapa finaliza quando Q_1 bloqueia e Q_2 passa a conduzir, ambos sob corrente zero.

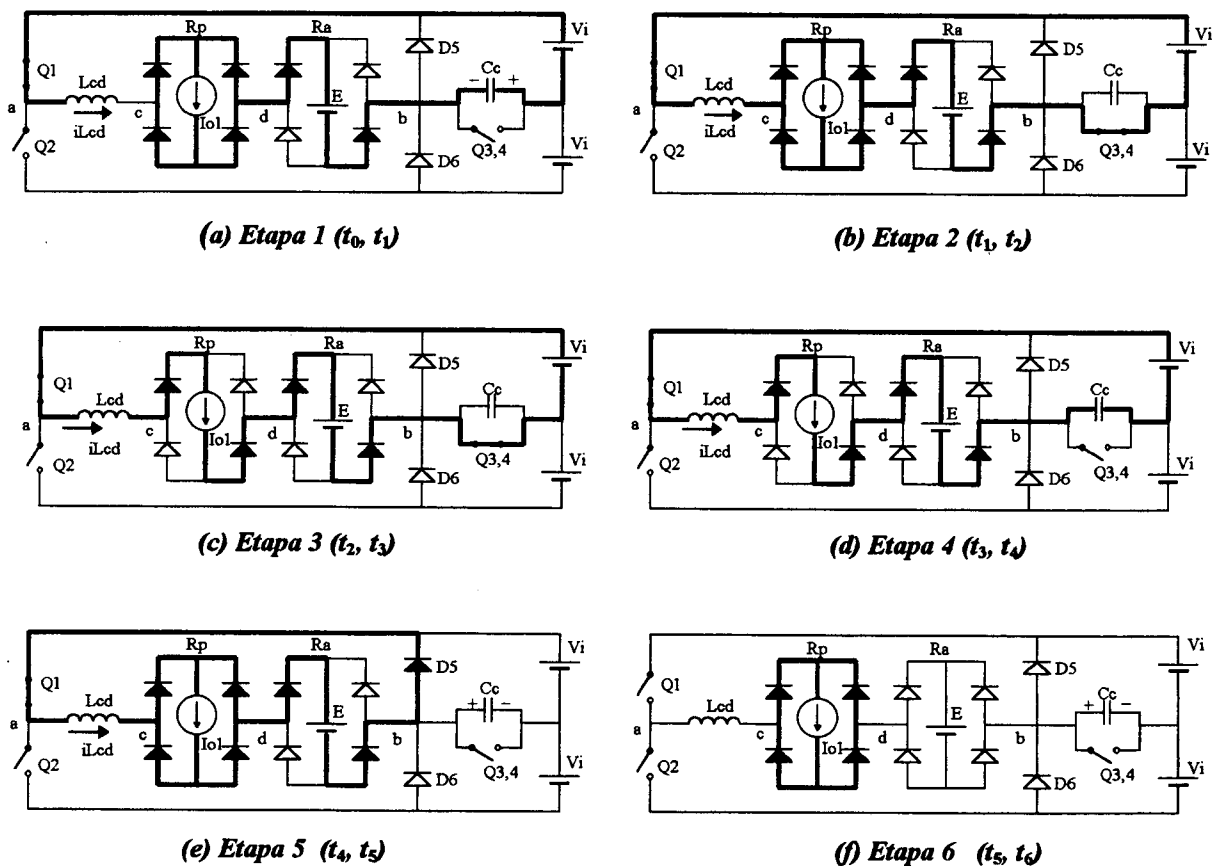


Figura 3.7 - Estados topológicos de operação para o conversor derivado do SRC-CVC-PWM.

3.3.2 - Principais formas de onda

A Figura 3.8 apresenta as principais formas de onda junto com os sinais de comando.

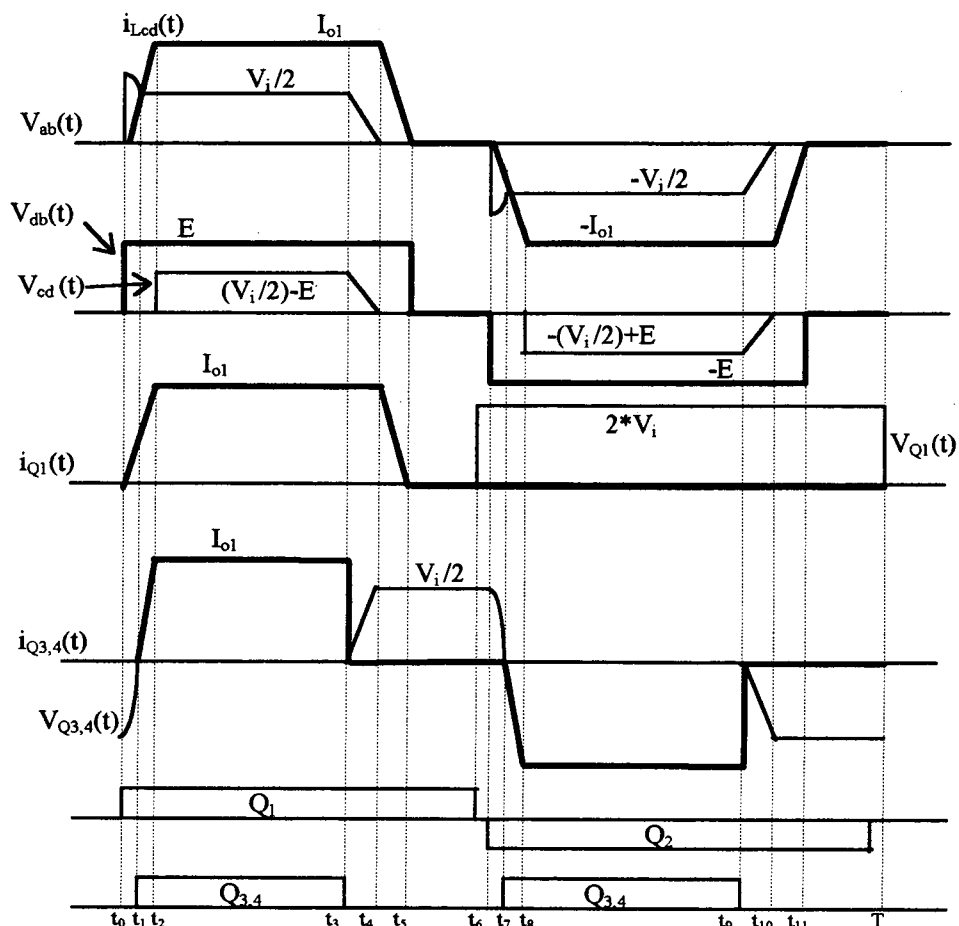


Figura 3.8 - Principais formas de onda e sinais de comando.

Observa-se que a transferência de potência ocorre da mesma forma que nos dois conversores estudados. A diferença é que a etapa de descarga do capacitor de comutação C_C é ressonante.

As formas de onda das correntes nos interruptores são iguais as da primeira variação topológica.

Observa-se que a máxima tensão sobre os interruptores ZCS é a fonte de entrada, $2*V_i$.

Observa-se também uma sobretensão na forma de onda de $V_{ab}(t)$, devido à etapa ressonante de descarga do capacitor C_C .

3.3.3 - Exemplo de projeto e resultados de simulação

Para efeito de comparação simula-se a operação do circuito para as especificações da seção 3.2, empregando os mesmos valores de parâmetros e componentes. A Figura 3.9 apresenta os resultados da simulação.

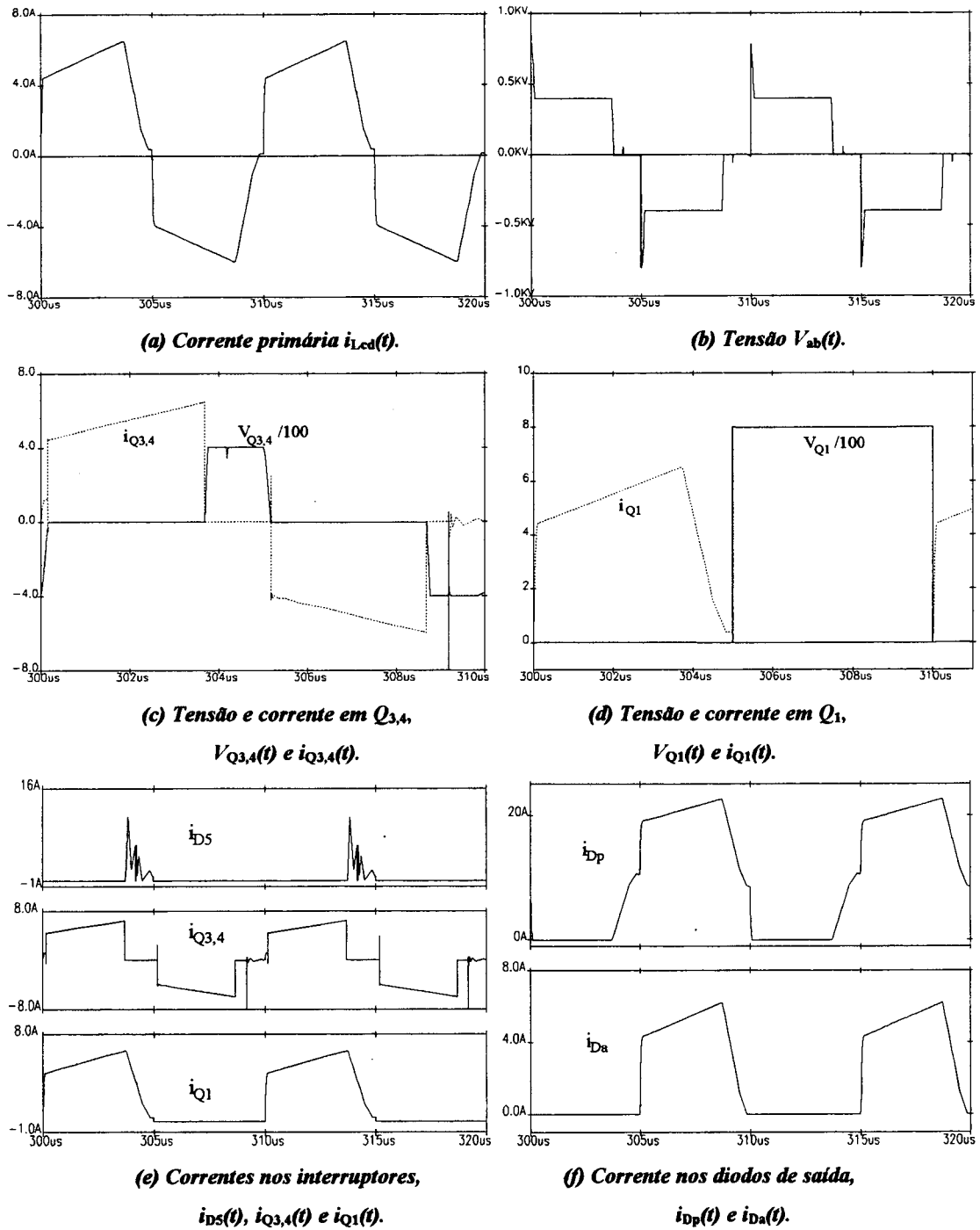


Figura 3.9 - Resultados de simulação para o conversor derivado do SRC-CVC-PWM.

3.4 - TOPOLOGIA DERIVADA DO CONVERSOR CC-CC TRÊS NÍVEIS SÉRIE RESSONANTE, COM GRAMPEAMENTO DA TENSÃO DO CAPACITOR RESSONANTE E MODULADO POR LARGURA DE PULSO

A terceira variação topológica estudada deriva do conversor a três níveis, série ressonante com a tensão do capacitor ressonante grampeada, operando a frequência constante e modulado por largura de pulso (TL-SRC-CVC-PWM).

A Figura 3.10 apresenta o estágio de potência do conversor a estudar.

Os interruptores Q_1 , Q_2 , Q_3 , Q_4 comutam ZCS, e Q_5 e Q_6 comutam ZVS. O funcionamento do circuito é idêntico ao do conversor descrito na seção 3.3 derivado do SRC-CVC-PWM, e distinguem-se as mesmas etapas de operação. Cada interruptor ZCS é substituído por dois interruptores, cada diodo D_7 e D_8 divide a tensão entre eles no bloqueio, de forma que cada novo interruptor suporta somente a metade da tensão da fonte de entrada. Esta topologia, da mesma forma que a primeira estudada, é adequada quando se dispõe de alta tensão no barramento CC de entrada.

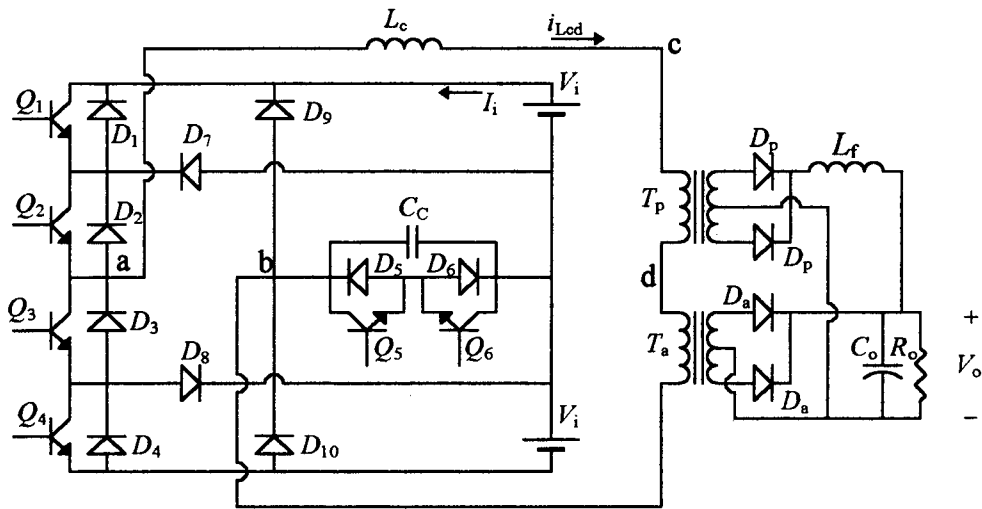


Figura 3.10 - Diagrama do estágio de potência do conversor derivado do TL-SRC-CVC-PWM.

3.4.1 - Exemplo de projeto e resultados de simulação

Para efeito de comparação com as topologias descritas simula-se a operação do circuito para as especificações da seção 3.2, empregando os mesmos valores de parâmetros e componentes.

As Figuras 3.11 e 3.12 apresentam os resultados da simulação. Observa-se que a única diferença com as formas de onda da topologia anterior é a máxima tensão de bloqueio dos interruptores ZCS, agora é a metade da tensão de entrada, 400V.

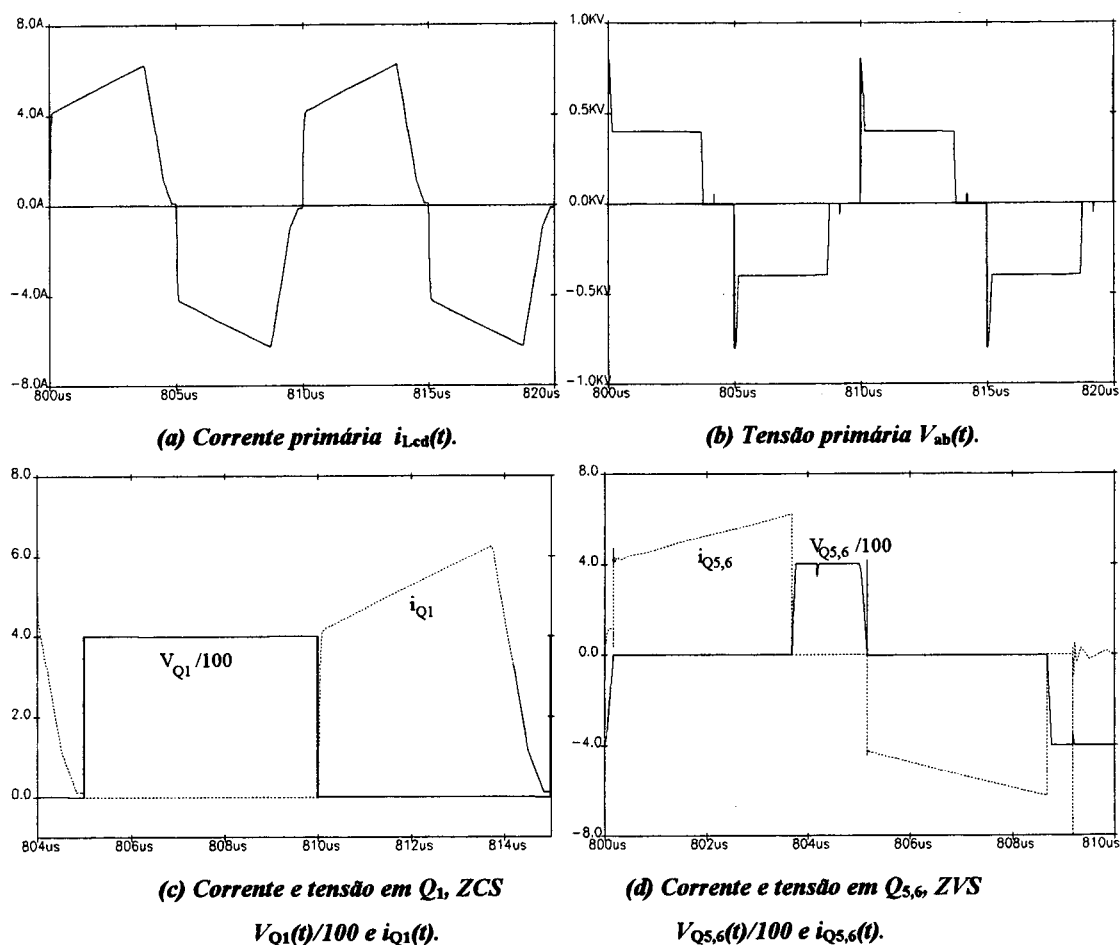


Figura 3.11 - Formas de onda de simulação para o conversor derivado do TL-SRC-CVC-PWM.

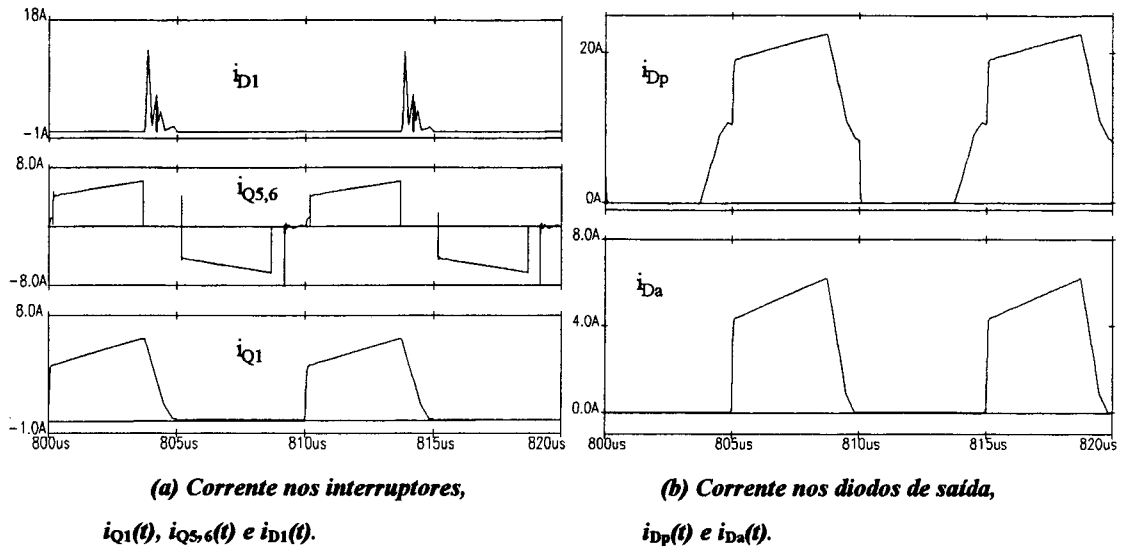


Figura 3.12 - Formas de onda de simulação para o conversor derivado do TL-SRC-CVC-PWM.

3.5 - CONCLUSÕES

Neste capítulo estudaram-se três topologias, nas quais a transferência de potência acontece da mesma forma que no FB-ZVS-ZCS-PWM estudado nos Capítulos 1 e 2. Pode-se dizer, então, que são variações topológicas dele. Para todas as variações foi descrito o princípio de funcionamento e foram efetuadas simulações que confirmam a validade da afirmação anterior.

As variações topológicas 1 e 3, derivadas de conversores “três níveis”, são as indicadas para operação com alta tensão de entrada. A topologia 1 apresenta a vantagem de empregar apenas quatro interruptores, com os respectivos diodos anti-paralelo, enquanto que a topologia 3 emprega seis. A desvantagem que apresenta a topologia 1 é a necessidade de um circuito auxiliar para efetuar a comutação ZVS com baixos níveis de carga, na topologia 3 este circuito auxiliar não é necessário.

A variação topologia 2 deve-se comparar com o conversor FB-ZVS-ZCS-PWM original. Para valores iguais de potência de saída, tensão de saída e tensão de entrada, obtém-se:

- Para os transistores ZCS:
 - a tensão máxima é a mesma em ambos os conversores;
 - a corrente máxima na topologia 2 é o dobro que no FB-ZVS-ZCS original.
- Para os transistores ZVS:
 - a tensão máxima na topologia 2 é a metade que no FB-ZVS-ZCS;
 - a corrente máxima na topologia 2 é o dobro que no FB-ZVS-ZCS.

As observações anteriores sinalam ao conversor FB-ZVS-ZCS original como uma estrutura mais adequada para maiores potências que a variação topológica 2. A desvantagem do conversor original frente à topologia 2 é a necessidade de um circuito auxiliar para realizar a comutação ZVS com baixos níveis de carga.

CAPÍTULO 4

IMPLEMENTAÇÃO DO CONVERSOR E RESULTADOS EXPERIMENTAIS

4.1 - INTRODUÇÃO

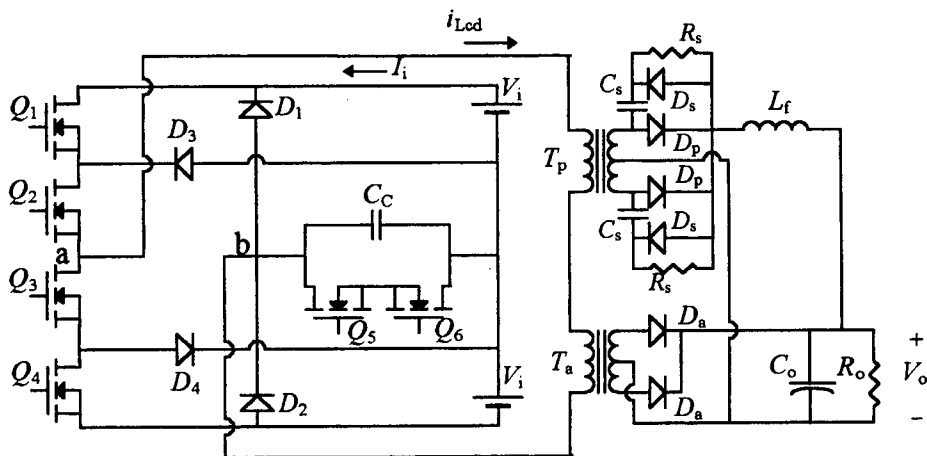
Com a finalidade de verificar na prática o princípio de funcionamento do conversor estudado nos capítulos anteriores efetuou-se a montagem de dois protótipos de laboratório operando em malha aberta.

4.2 - TOPOLOGIA DERIVADA DO TL-SRC-CVC-PWM

4.2.1 - O circuito primário

Inicialmente implementou-se a terceira variação topológica estudada no Capítulo 3. Foi empregado um protótipo do conversor TL-SRC-CVC-PWM existente no INEP, [7], no qual foram feitas as modificações necessárias.

A Figura 4.1 apresenta o diagrama do circuito de potência implementado.



*Figura 4.1 - Diagrama do circuito de potência experimental,
derivado do TL-SRC-CVC-PWM.*

Descrição dos componentes provenientes do conversor original:

- $Q_1, Q_2, Q_3, Q_4, Q_5, Q_6 =$ MOSFET (APT5040BN; $V_{DS} = 500V$, $R_{DS(on)} = 0,4\Omega$);
- $D_1, D_2 =$ SKN4F 25/8 (SEMIKRON; 800V, 25A, trr = 400ns);
- $D_3, D_4 =$ SK4F3/10 (SEMIKRON; 1000 V, 3 A);
- $C_C = 2,2nF / 1600 V$ polipropileno (ICOTRON);
- $D_a =$ MUR3020PT (Motorola; 200V, 10A);
- $C_o = 3 \times 10000\mu F$ em paralelo (SIEMENS; resistência equivalente = $0,05\Omega$);
- Circuito de comando operando a 100kHz. Para os interruptores Q_5 e Q_6 é implementado tiristor dual.

4.2.2 - O circuito de saída

Especificações para o projeto:

- Potência nominal de saída, $P_o = 1300W$;
- Tensão nominal de saída, $V_o = 50V$;
- Tensão de entrada, $2 \cdot V_i = 600V$;
- Frequência de operação, $f = 100kHz$.

O circuito de comando existente permite obter razão cíclica máxima próxima de 0,7; escolhe-se então para o projeto $D_{max} = 0,6$.

Considera-se que o indutor de comutação está formado apenas pela dispersão de ambos os transformadores. Assume-se para o projeto um valor aproximado dado pelos valores típicos da dispersão dos transformadores fabricados no INEP:

$$L_{cd} = 8\mu H$$

Emprega-se o transformador do circuito original como transformador com saída em tensão, T_a :

- Potência processada = 1000W;
- Relação de transformação = 3,75;
- Núcleo EE - 65/39 (Thornton).

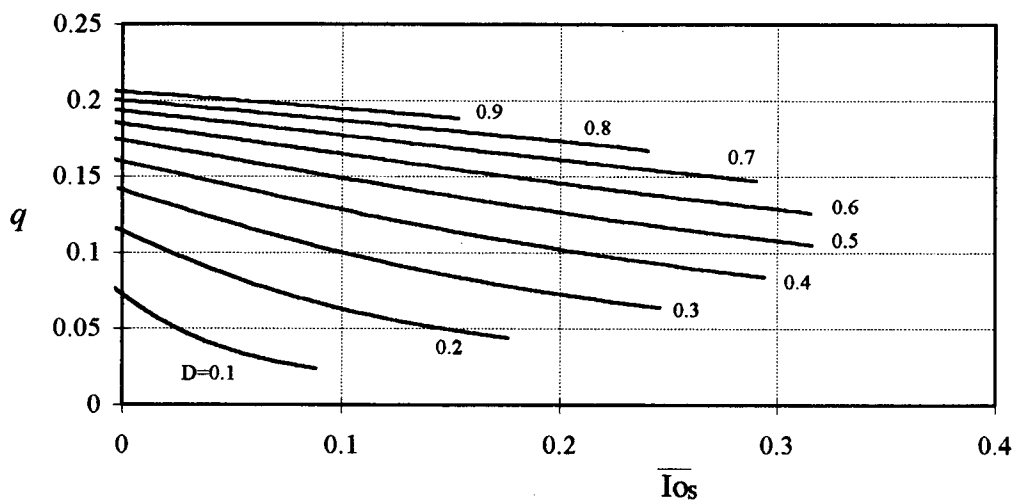
Têm-se então:

- $n_a = 3,75$;
- $D_{\max} = 0,6$;
- $L_{cd} = 8\mu\text{H}$;
- $q = 0,167$;
- $\overline{I_{os}} = 0,069$.

Escolhe-se n_p de forma que permita obter o ponto $(q, \overline{I_{os}})$ acima calculado com a razão cíclica aproximada 0,6:

$$n_p = 1$$

A Figura 4.2 apresenta a característica de saída correspondente.



**Figura 4.2 - Característica externa para $n_p = 1$, $n_a = 3,75$;
tendo D como parâmetro.**

Descrição do transformador T_p implementado:

- Potência processada = 300W;
- Núcleo E - 42/20 (Thornton, IP-6);
- Relação de transformação $n_p = 1,1$.
- Número de espiras primárias = 22
- Número de espiras secundárias = 24, com ponto médio.

Os diodos D_p :

- $D_p = \text{MUR850}$ (Motorola)

A interação da indutância de dispersão do transformador com o processo de recuperação reversa dos diodos D_p causa oscilações e sobretensão. Para limitar este efeito emprega-se o circuito formado por R_s , C_s e D_s :

- $D_s = \text{MUR440}$ (Motorola);
- $R_s = 22\text{k}\Omega$;
- $C_s = 10\text{nF}$.

Descrição do indutor do filtro de saída L_f :

- $L_f = 150\mu\text{H}$;
- Núcleo de ferrite E - 55/21 (Thornton IP - 6);
- Número de espiras = 25;
- Entreferro = 1,5mm.

4.2.3 - Resultados experimentais

As Figuras 4.3 e 4.4 apresentam as formas de onda da tensão V_{ab} e da corrente primária i_{Lcd} obtidas por simulação e experimentação respectivamente, sob as seguintes condições:

- Potência de saída: $P_o = 700\text{W}$;
- Tensão de entrada: $2*V_i = 400\text{V}$;
- Tensão de saída: $V_o = 33\text{V}$.

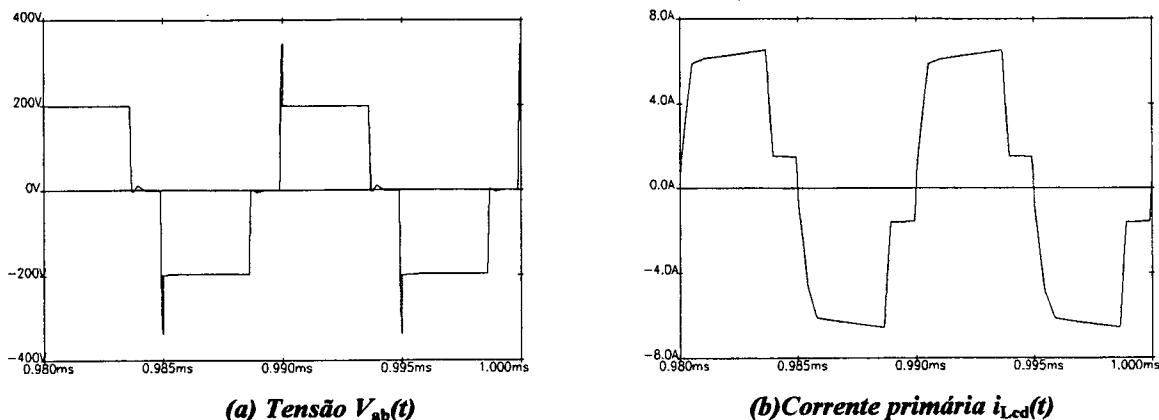


Figura 4.3 - Formas de onda de simulação para $P_o=700W$, $2*V_i=400V$ e $V_o=33V$.

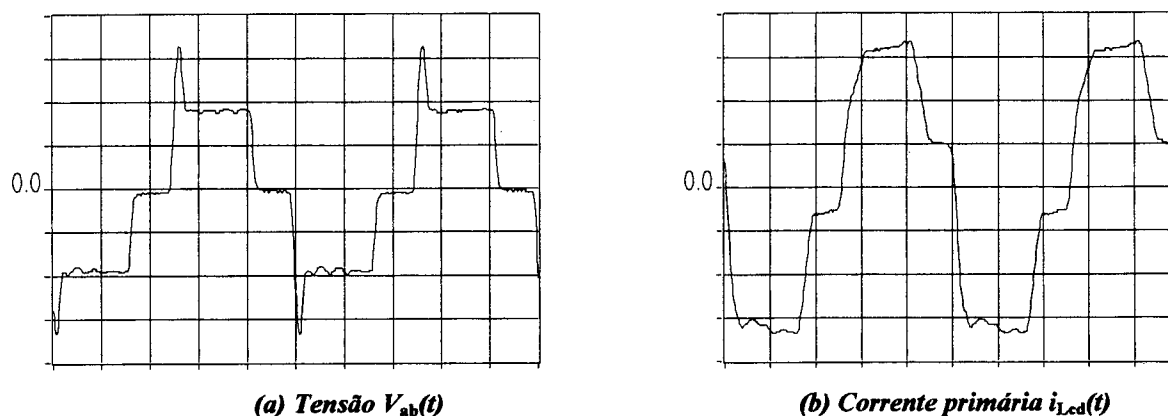


Figura 4.4 - Formas de onda experimentais para $P_o=700W$, $2*V_i=400V$ e $V_o=33V$.

Escala de tensão: 100V/div. Escala de corrente: 2A/div.

Escala de tempo: 2 μ s/div.

Observa-se a semelhança entre as formas de onda de simulação e experimentais.

Observa-se também o efeito da corrente magnetizante do transformador T_a . Esta corrente continua circulando pelo circuito primário logo após a etapa de roda livre, quando o transformador não transfere potência à carga, aumentando assim as perdas de condução nos interruptores. Para T_p a situação é diferente. Quando o transformador não transfere potência à carga, a corrente magnetizante circula pelo secundário por diferença de corrente entre os dois enrolamentos secundários, dessa forma não aumenta as perdas no conversor.

4.3 - CONVERSOR DERIVADO DO SRC-CVC-PWM

4.2.1 - O circuito primário

No circuito anterior eliminam-se os interruptores Q_1 e Q_4 e os diodos D_3 e D_4 , obtém-se assim a segunda variação topológica estudada no Capítulo 3. O circuito é apresentado na Figura 4.5.

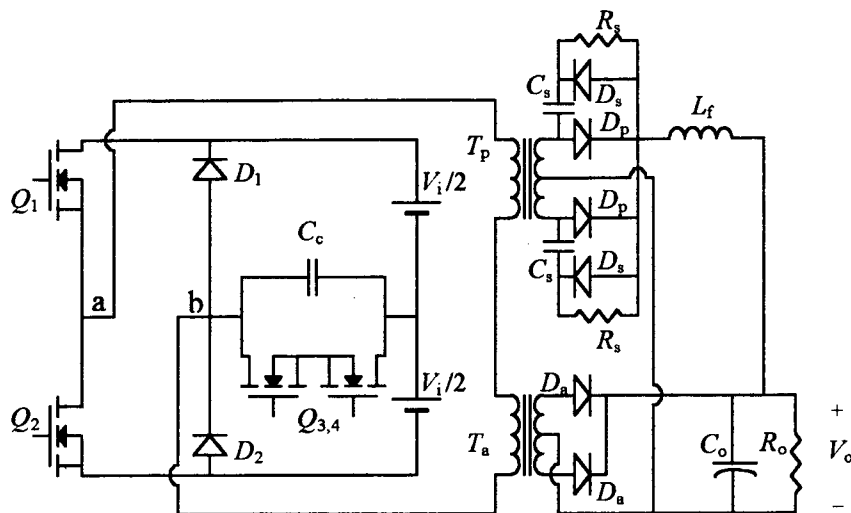


Figura 4.5 - Diagrama do circuito de potência experimental, derivado do SRC-CVC-PWM.

4.2.2 - O circuito de saída

Neste caso escolheu-se:

$$n_a = 1,5, n_p = 2,3$$

O transformador T_p :

- Núcleo de ferrite E-65/26 (Thornton, IP-6);
- Número de espiras primárias = 15;
- Número de espiras secundárias = 7; com ponto médio.

O transformador T_a :

- Núcleo de ferrite E-65/13 (Thornton, IP-6);
- Número de espiras primárias = 26;

- Número de espiras secundarias = 18; com ponto médio.

O valor do indutor de comutação medido no laboratório foi:

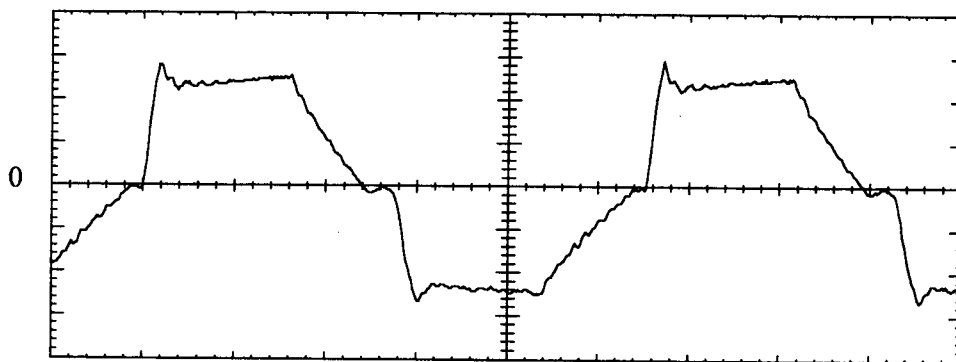
$$L_{cd} = 20\mu\text{H}$$

4.2.3 - Resultados experimentais

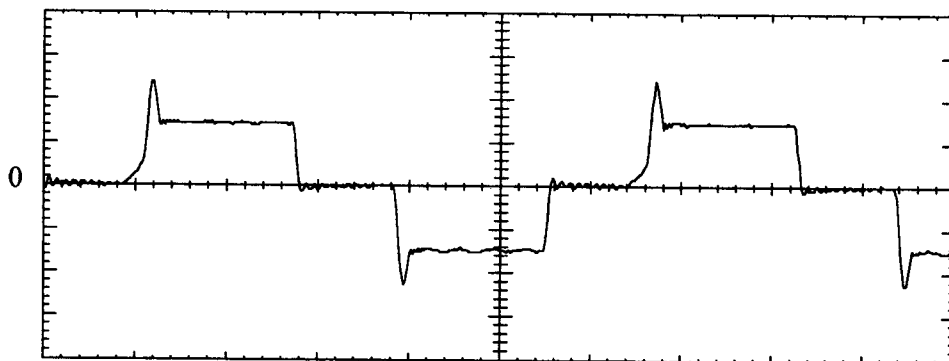
As Figuras 4.6 até 4.11 apresentam formas de onda de correntes e tensões para a seguinte situação:

- Potência de saída, $P_o = 240\text{W}$;
- Corrente de carga, $I_{os} = 10\text{A}$;
- Tensão de entrada, $2 \cdot V_i = 300\text{V}$;
- Frequência de operação, $f = 100\text{kHz}$.

A Figura 4.12 apresenta a característica externa experimental e a correspondente teórica.



(a) Corrente $i_{Lcd}(t)$. Escala: 1 A/div.



(b) Tensão $V_{ab}(t)$. Escala: 100 V/div.

Figura 4.6 - Formas de onda experimentais da tensão $V_{ab}(t)$ e da corrente $i_{Lcd}(t)$.

Escala de tempo: 2 $\mu\text{s}/\text{div}$.

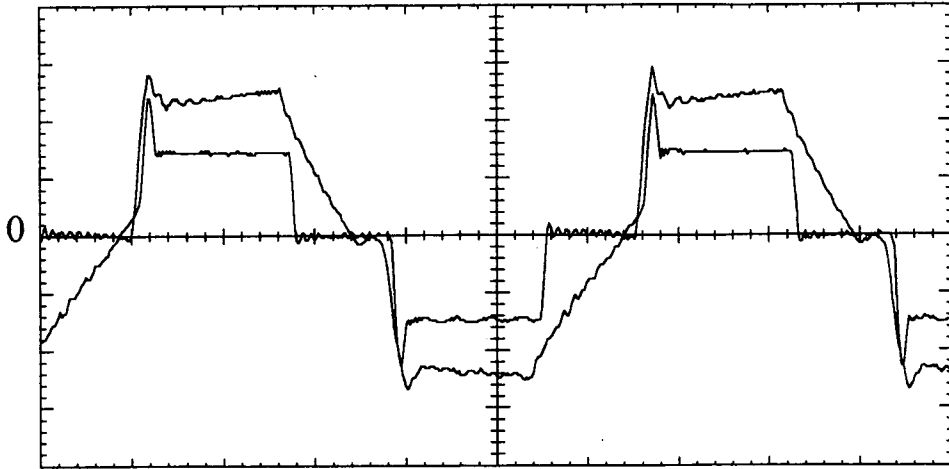


Figura 4.7 - Tensão $V_{ab}(t)$ e corrente $i_{Lcd}(t)$.

Escala de tensão: 100 V/div. Escala de corrente: 1 A/div.

Escala de tempo: 2 μ s/div.

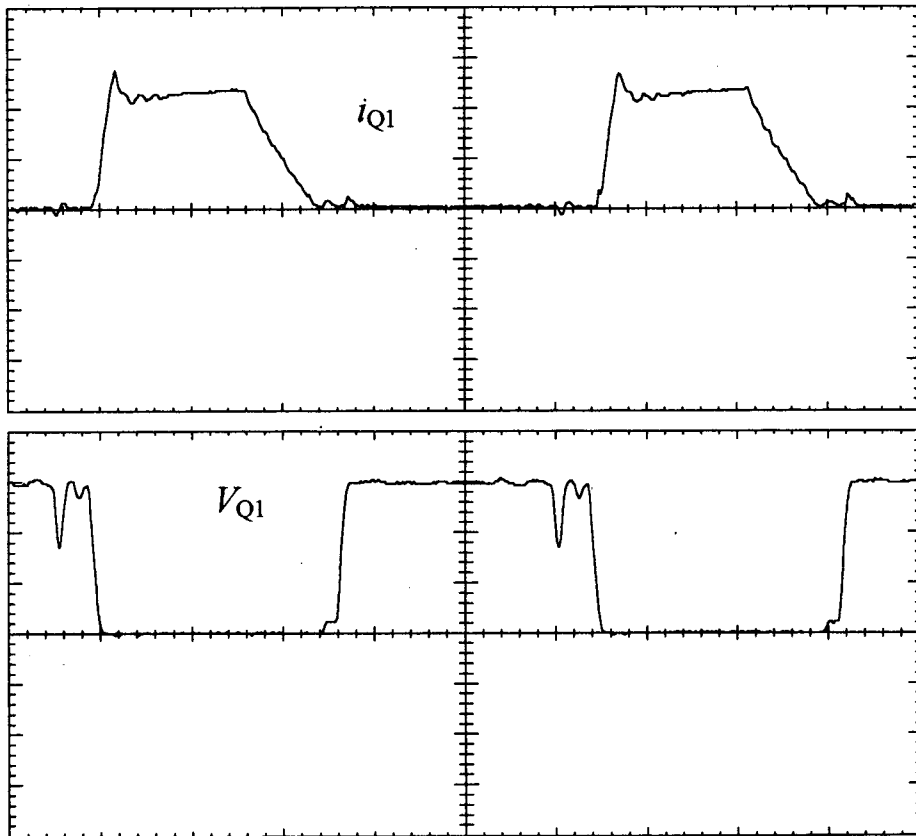


Figura 4.8. - Tensão e corrente no transistor Q_1 .

Escala de corrente: 1 A/div. Escala de tensão: 100 V/div.

Escala de tempo: 2 μ s/div

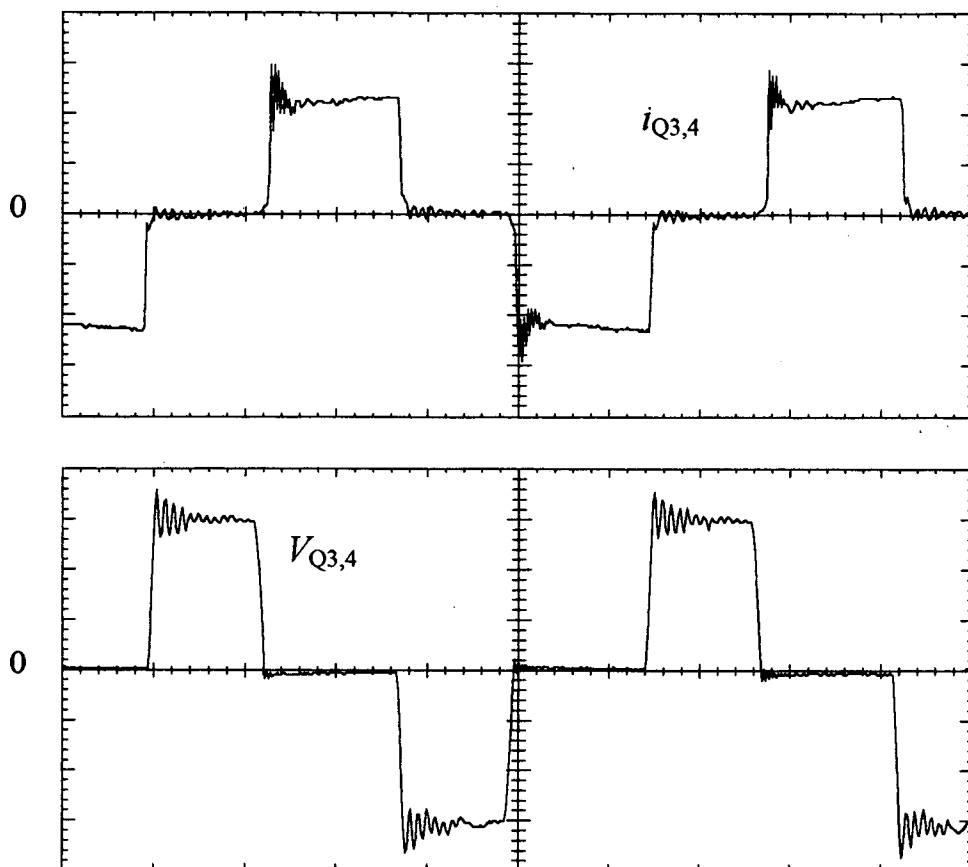


Figura 4.9 - Tensão e corrente nos transistores $Q_{3,4}$

Escala de corrente: 1 A/div. Escala de tensão: 50 V/div.

Escala de tempo: 2 μ s/div

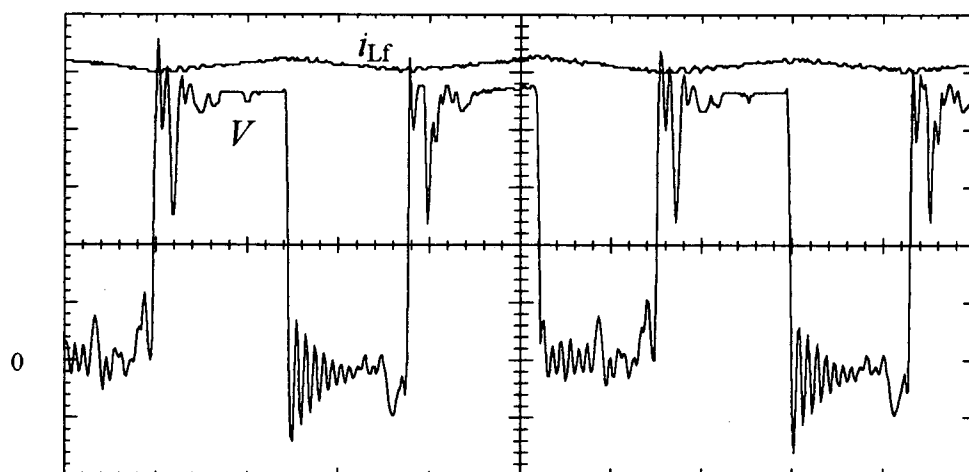


Figura 4.10 - Corrente na indutância do filtro de saída L_f . Escala: 1 A/div.

Tensão de saída de T_p retificada. Escala: 10 V/div.

Escala de tempo: 2 μ s/div.

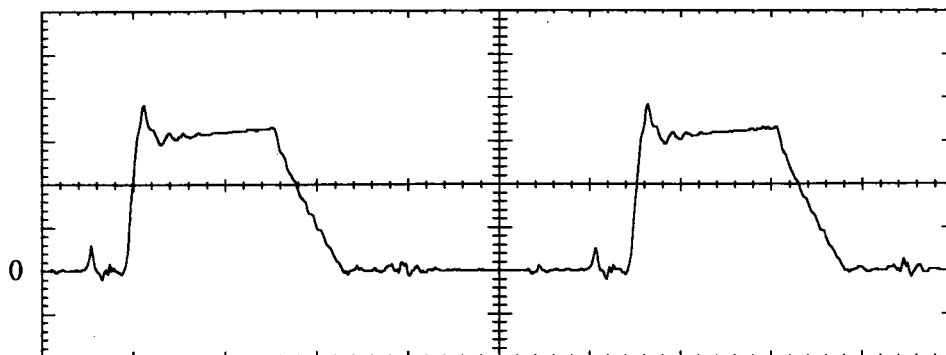


Figura 4.11 - Corrente em D_o , diodo de saída de T_a .

Escala: 1 A/div. Escala de tempo: 2 μ s/div.

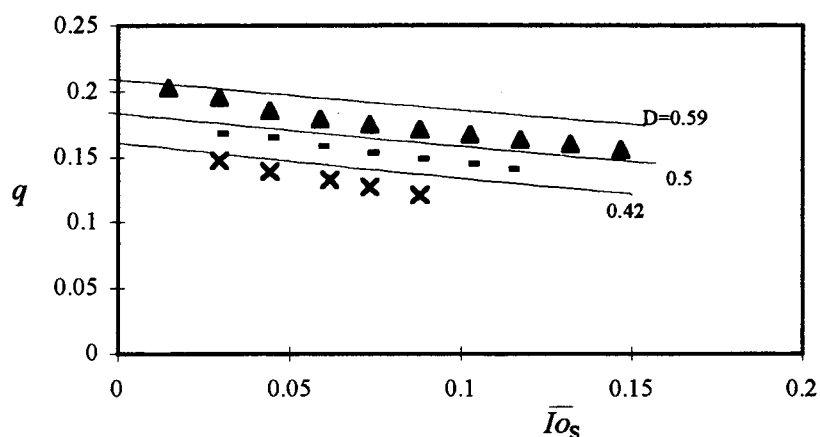


Figura 4.12 - Característica de saída teórica (traço contínuo) e a experimental (pontos) correspondente.

4.4 - CONCLUSÕES

Foram obtidas formas de onda de tensões e correntes para duas variações topológicas do conversor proposto e em diferentes situações de carga. Em ambos os casos os resultados obtidos coincidem com os teóricos. Confirmam-se, em particular, as características esperadas de comutação suave nos interruptores, a forma de onda da corrente primária e a equação característica obtida no Capítulo 1.

Observa-se que a forma de onda da corrente nos diodos de saída de T_a é semelhante à de meio período da corrente primária, não tem os altos picos de corrente característicos das saídas em tensão.

Revelou-se importante procurar uma baixa corrente magnetizante, em relação ao valor da corrente i_{Lcd} , para o transformador T_a ; caso contrário aumentam-se as perdas de condução dos interruptores.

CAPÍTULO 5

CONVERSOR CC-CC SÉRIE RESSONANTE, MODULADO EM FREQUÊNCIA, COM GRAMPEAMENTO DA TENSÃO DO CAPACITOR RESSONANTE E COM SAÍDA EM TENSÃO E CORRENTE.

5.1 - INTRODUÇÃO

Considera-se o conversor série ressonante modulado em frequência, com grampeamento da tensão do capacitor ressonante (SRC-CVC-FM), [8], apresentado na Figura 5.1. O circuito apresenta dificuldade para ser empregado como fonte de alimentação acima de 1000W, devido ao elevado valor da corrente eficaz nos interruptores. Porém, a topologia apresenta a vantagem de empregar apenas dois interruptores.

Neste capítulo propõe-se uma nova topologia, derivada do conversor clássico acima mencionado e do conversor FB-ZVS-ZCS-PWM estudado nos capítulos anteriores, visando reduzir a fadiga de corrente nos interruptores.

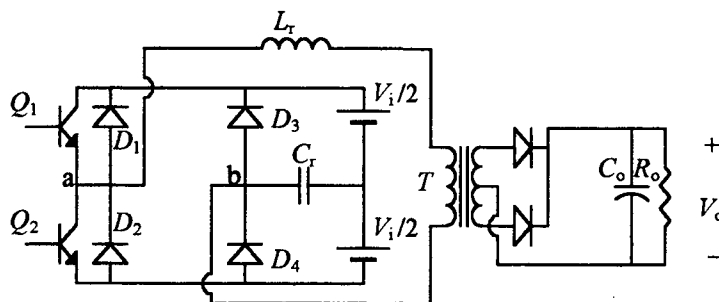


Figura 5.1 - Conversor série ressonante, FM, com grampeamento da tensão do capacitor ressonante.

5.2 - CIRCUITO PROPOSTO E DESCRIÇÃO DO FUNCIONAMENTO

O circuito proposto é apresentado na Figura 5.2.

A corrente de saída está formada pela contribuição de dois transformadores conectados em série, T_a e T_p , os quais tem saída com característica de fonte de tensão e fonte de corrente respectivamente.

Os componentes restantes são descritos a seguir:

Q_1, Q_2 = transistores com comutação ZCS;

D_1, D_2 = diodos anti-paralelo;

D_3, D_4 = diodos de grampeamento da tensão do capacitor ressonante;

V_i = tensão de entrada;

C_r = capacitor ressonante;

L_r = indutor ressonante;

n_p = relação de transformação de T_p ;

n_a = relação de transformação de T_a ;

V_o = tensão de saída;

L_f = indutância do filtro de saída;

C_o = capacitância do filtro de saída;

R_o = resistência de carga.

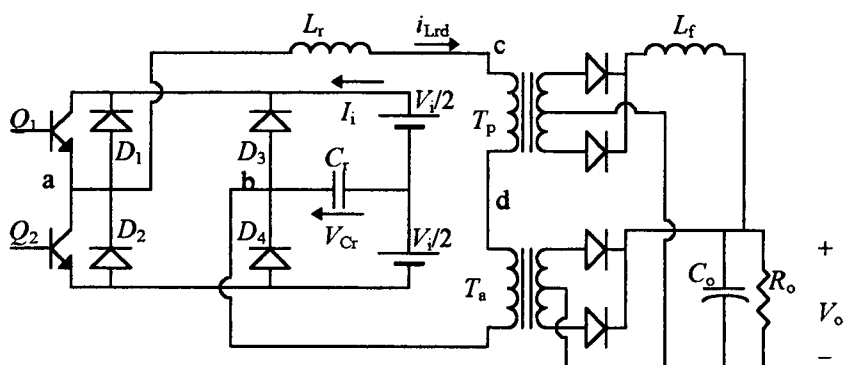


Figura 5.2 - Estágio de potência do conversor proposto.

O circuito trabalha em condução descontínua (DCM): a corrente no indutor ressonante L_r , anula-se em cada semi-período de operação. Controla-se a potência de saída variando a

frequência de funcionamento, da mesma forma que no conversor clássico. Distingue-se dois modos de funcionamento, Modos I e II, segundo o valor da tensão máxima no capacitor ressonante, V_{Cr} . No Modo I a tensão V_{Cr} atinge o valor da fonte $V_i/2$ e fica grampeada nesse valor através do diodo D_3 , da mesma forma que no circuito clássico. No Modo II a máxima tensão V_{Cr} é menor que a fonte $V_i/2$ e o diodo D_3 não conduz.

Para simplificar a análise do circuito efetuam-se as seguintes considerações:

- o circuito opera em regime permanente;
- todos os componentes são ideais;
- o circuito de saída é representado no primário: I_{o1} representa a corrente média no indutor do filtro de saída L_f referida ao primário de T_p , e E representa a tensão de saída V_o referida ao primário de T_a ;
- L_{rd} representa o indutor ressonante L_r e as indutâncias de dispersão dos transformadores.

5.2.1 - Modo I de funcionamento

Em um semi-período de operação o conversor apresenta cinco estados topológicos, Figura 5.3. O segundo semi-período é idêntico.

Etapa a1 (t_0, t_1): Inicialmente a tensão do capacitor ressonante V_{Cr} é igual a $(-V_i/2)$, e a corrente i_{Lrd} é zero. Em $t=t_0$ o transistor Q_1 entra em condução sob corrente nula. A tensão V_{Cr} e a corrente i_{Lrd} evoluem de forma ressonante até i_{Lrd} atingir o valor da fonte de corrente I_{o1} .

Etapa b1 (t_1, t_2): Durante esta etapa a corrente i_{Lrd} permanece constante e igual a I_{o1} e o capacitor ressonante carrega-se linearmente. A etapa finaliza quando a tensão V_{cd} se anula e a fonte I_{o1} fica em curto-circuito através de R_p .

Etapa c1 (t_2, t_3): Etapa ressonante na qual continua a carga do capacitor C_r . Finaliza quando a tensão V_{Cr} atinge $V_i/2$ (metade da fonte de entrada), nesse instante a corrente i_{Lrd} é diferente de zero.

Etapa d1 (t_3, t_4): No instante t_3 o diodo D_3 entra em condução grampeando a tensão V_{Cr} no valor $V_i/2$, e inicia-se uma etapa de roda livre. A corrente i_{Lrd} decresce linearmente, com inclinação E/L_{rd} . A etapa finaliza quando i_{Lrd} se anula.

Etapa e1 ($t_4, T/2$): Durante esta etapa as correntes i_{Lrd} e i_{Q1} são nulas. A etapa finaliza quando Q_1 é bloqueado e Q_2 entra em condução, ambos sob corrente nula.

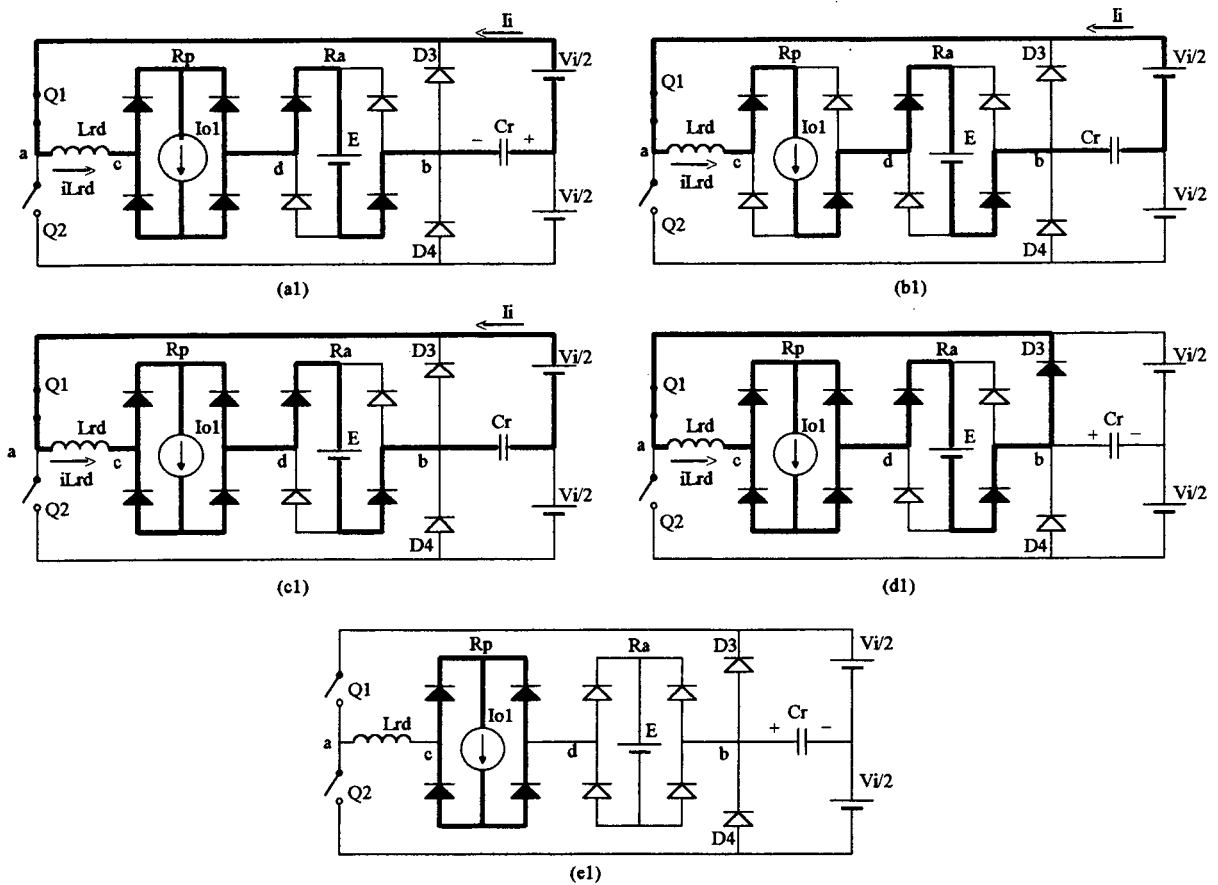


Figura 5.3 - Etapas de operação no Modo I de funcionamento .

(a1) t_0, t_1 (b1) t_1, t_2 (c1) t_2, t_3 (d1) t_3, t_4 (e1) $t_4, T/2$.

A transferência de potência à carga ocorre durante as etapas a1, b1 e c1. Nas etapas a1 e c1 através de T_a e na etapa b1 através de T_a e T_p .

A Figura 5.4 apresenta as principais formas de onda de tensão e corrente.

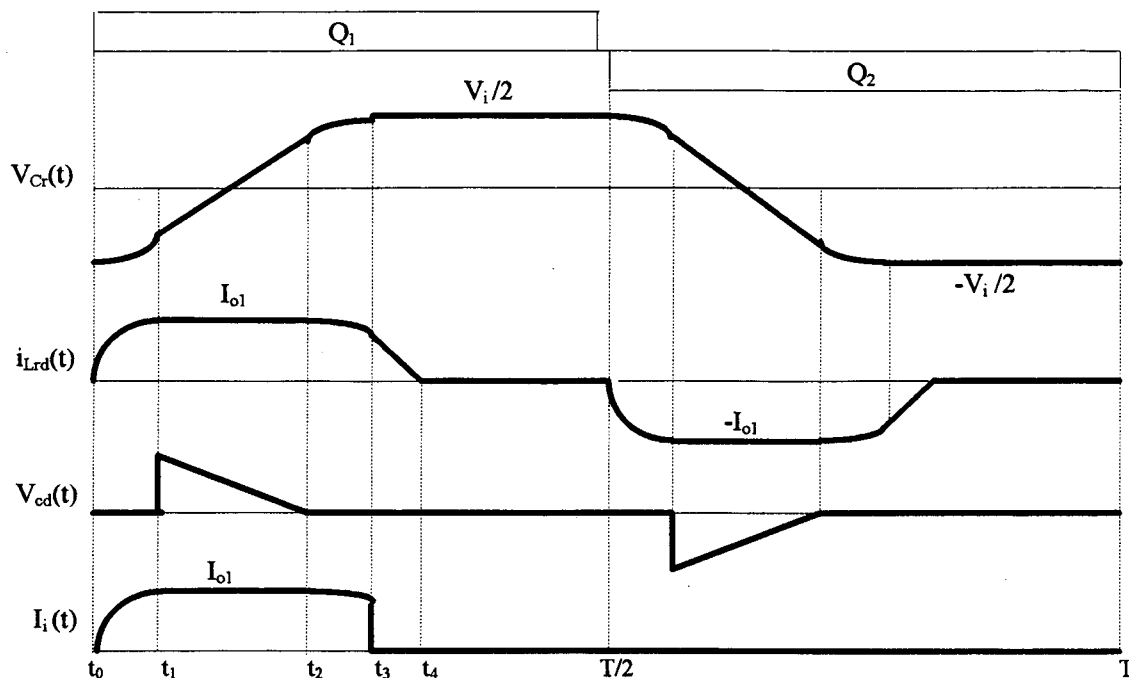


Figura 5.4 - Principais formas de onda para o Modo I de funcionamento.

5.2.2 - Modo II de funcionamento

As quatro etapas de operação do conversor neste modo de funcionamento são apresentadas na Figura 5.5.

Etapa a2 (t_0, t_1'): Esta etapa é semelhante à etapa a1 do Modo I, a tensão V_{Cr} e a corrente i_{Lrd} evoluem de forma ressonante. A diferença é o valor inicial da tensão no capacitor ressonante, V_F , que nesta situação é inferior a $V_i/2$.

Etapa b2 (t_1', t_2'): Nesta etapa, da mesma forma que em b1, i_{Lrd} permanece constante no valor I_{o1} e V_{Cr} cresce linearmente. A etapa finaliza quando a tensão $V_{cd}(t)$ se anula, fazendo com que a fonte I_{o1} fique em curto-circuito através de R_p .

Etapa c2 (t_2', t_3'): Esta etapa é similar à etapa c1, V_{Cr} e i_{Lrd} evoluem de forma ressonante. Neste caso a etapa finaliza quando a corrente i_{Lrd} se anula e C_r carregou-se até $V_F < V_i/2$.

Etapa d2 (t_3', t_4'): Esta etapa coincide com a etapa e1. As pontes retificadoras permanecem ambas bloqueadas e a fonte I_{o1} em curto-circuito. Finaliza quando o transistor Q_1 é bloqueado

e entra em condução Q_2 , ambos sob corrente nula, iniciando-se o segundo semi-período de operação.

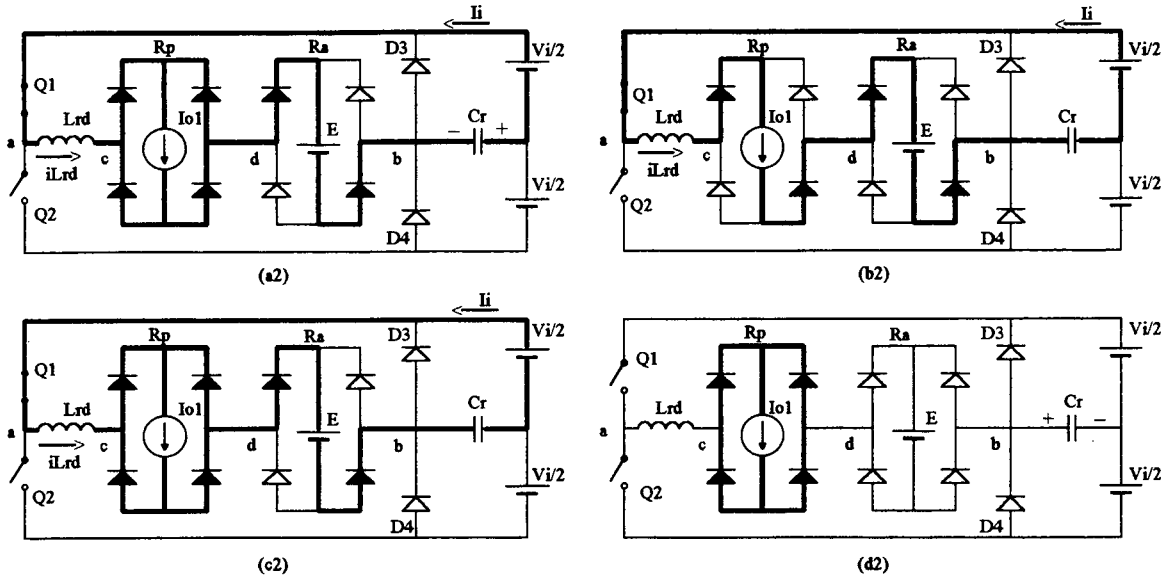


Figura 5.5 - Etapas de operação no Modo II de funcionamento.

(a2) t_0, t_1' (b2) t_1', t_2' (c2) t_2', t_3' (d2) t_3', t_4' .

A transferência de potência ocorre durante as etapas a2, b2 e c2, através de T_a e T_p na etapa b2 e através de T_a nas etapas a2 e c2.

A Figura 5.6 apresenta as principais formas de onda.

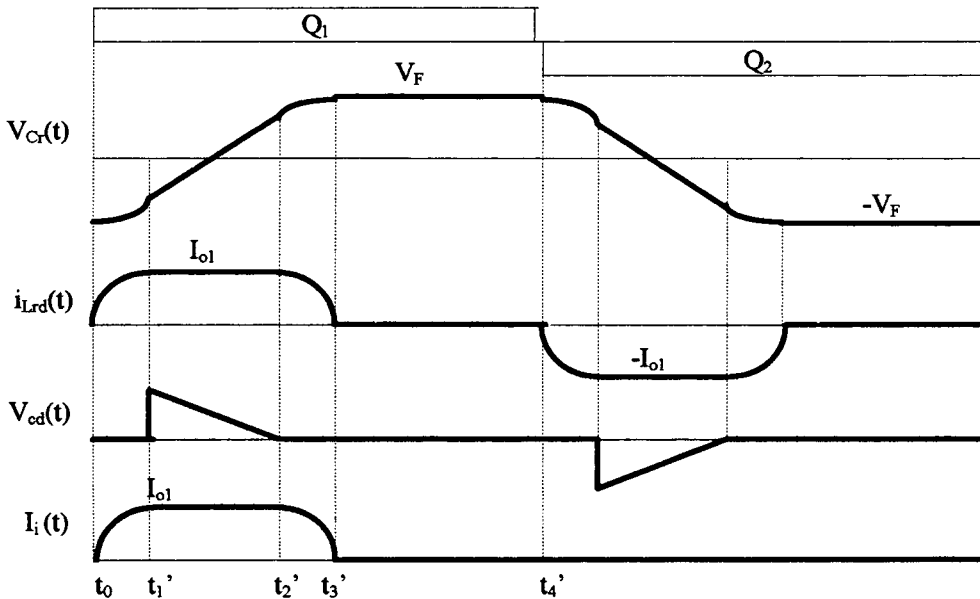


Figura 5.6 - Principais formas de onda para o Modo II de funcionamento.

5.3 - EXPRESSÕES MATEMÁTICAS RELEVANTES.

A partir das etapas de funcionamento descritas para ambos os modos determinam-se as equações de corrente e tensão e os tempos envolvidos.

Consideram-se as seguintes definições:

- impedância característica, $z = \sqrt{\frac{L_{rd}}{C_r}}$;

- frequência angular de ressonância, $\omega_0 = \frac{1}{\sqrt{L_{rd} \cdot C_r}}$;

- corrente normalizada, $\overline{I_{xx}} = \frac{I_{xx} \cdot z}{V_i}$;

- ganho estático, $q = \frac{V_o}{V_i}$.

5.3.1 - Modo I de funcionamento.

Etapa a1:

As condições iniciais são:

$$V_{Cr}(t = t_0) = -\frac{V_i}{2} \quad (5.1)$$

$$i_{Lrd}(t = t_0) = 0 \quad (5.2)$$

Obtém-se:

$$i_{Lrd}(t - t_0) = \frac{(V_i - E)}{z} \cdot \text{sen}(\omega_0 \cdot (t - t_0)) \quad (5.3)$$

$$V_{Cr}(t - t_0) = (V_i - E) \cdot (1 - \cos(\omega_0 \cdot (t - t_0))) - \frac{V_i}{2} \quad (5.4)$$

Cálculo do intervalo de tempo $\Delta t_1 = t_1 - t_0$, impondo a corrente i_{Lrd} :

$$i_{Lrd}(t = t_1) = I_{o1} \quad (5.5)$$

$$\text{sen}(\omega_0 \cdot \Delta t_1) = \frac{I_{o1} \cdot z}{V_i - E} \quad (5.6)$$

Etapa b1:

As condições iniciais são:

$$i_{Lrd}(t = t_1) = I_{o1} \quad (5.7)$$

$$V_{Cr}(t = t_1) = \frac{V_i}{2} - E - \sqrt{(V_i - E)^2 - (I_{o1} \cdot z)^2} \quad (5.8)$$

Obtém-se:

$$i_{Lrd}(t - t_1) = I_{o1} \quad (5.9)$$

$$V_{Cr}(t - t_1) = V_{Cr}(t = t_1) + \frac{I_{o1}}{C_r} \cdot (t - t_1) \quad (5.10)$$

Cálculo do intervalo de tempo $\Delta t_2 = t_2 - t_1$, impondo curto-circuito de I_{o1} através da ponte R_p :

$$V_{cd}(t - t_1) = \frac{V_i}{2} - E - V_c(t - t_1) \quad (5.11)$$

$$V_{cd}(t = t_2) = 0 \quad (5.12)$$

$$\Delta t_2 = \frac{C_r}{I_{o1}} \cdot \sqrt{(V_i - E)^2 - (I_{o1} \cdot z)^2} \quad (5.13)$$

Verifica-se, para o valor final de V_{Cr} que:

$$V_{Cr}(t = t_2) = \frac{V_i}{2} - E < \frac{V_i}{2} \quad (5.14)$$

Etapa c1:

As condições iniciais são:

$$i_{Lrd}(t = t_2) = I_{o1} \quad (5.15)$$

$$V_{Cr}(t = t_2) = \frac{V_i}{2} - E \quad (5.16)$$

Obtém-se:

$$i_{Lrd}(t - t_2) = I_{O1} \cdot \cos(\omega_0 \cdot (t - t_2)) \quad (5.17)$$

$$V_{Cr}(t - t_2) = I_{O1} \cdot z \cdot \text{sen}(\omega_0 \cdot (t - t_2)) + \frac{V_i}{2} - E \quad (5.18)$$

Cálculo do intervalo de tempo $\Delta t_3 = t_3 - t_2$, impondo a tensão no capacitor ressonante:

$$V_{Cr}(\Delta t_3) = \frac{V_i}{2} \quad (5.19)$$

$$\text{sen}(\omega_0 \cdot \Delta t_3) = \frac{E}{I_{O1} \cdot z} \quad (5.20)$$

Etapa d1:

Condições iniciais:

$$i_{Lrd}(t = t_3) = I_{O1} \cdot \cos(\omega_0 \cdot \Delta t_3) \quad (5.21)$$

$$V_{Cr}(t = t_3) = \frac{V_i}{2} \quad (5.22)$$

Obtém-se:

$$i_{Lrd}(t - t_4) = i_{Lrd}(t = t_3) - \frac{E}{L_{rd}} \cdot (t - t_4) \quad (5.23)$$

$$V_{Cr}(t - t_4) = \frac{V_i}{2} \quad (5.24)$$

Cálculo do intervalo de tempo $\Delta t_4 = t_4 - t_3$, impondo corrente i_{Lrd} nula:

$$i_{Lrd}(\Delta t_4) = 0 \quad (5.25)$$

$$\Delta t_4 = \frac{L_{rd}}{E} \cdot I_{O1} \cdot \cos(\omega_0 \cdot \Delta t_3) \quad (5.26)$$

Expressões normalizadas dos intervalos de tempo calculados:

$$\Delta t_1 = \frac{1}{\omega_0} \cdot \arcsen \frac{\overline{I_{O1}}}{1 - na \cdot q} \quad (5.27)$$

$$\Delta t_2 = \frac{1}{\omega_0 \cdot \overline{I_{O1}}} \cdot \sqrt{(1 - na \cdot q)^2 - (\overline{I_{O1}})^2} \quad (5.28)$$

$$\Delta t_3 = \frac{1}{\omega_0} \cdot \arcsen \frac{na \cdot q}{\overline{I_{O1}}} \quad (5.29)$$

$$\Delta t_4 = \frac{1}{\omega_0 \cdot na \cdot q} \cdot \sqrt{(\overline{I_{O1}})^2 - (na \cdot q)^2} \quad (5.30)$$

5.3.2- Modo II de funcionamento.

Etapa a2:

Condições iniciais:

$$i_{Lrd}(t = t_0) = 0 \quad (5.31)$$

$$V_{Cr}(t = t_0) = V_F \quad (5.32)$$

Obtém-se:

$$i_{Lrd}(t - t_0) = \frac{V_i/2 - E + V_F}{z} \cdot \sin(\omega_0 \cdot (t - t_0)) \quad (5.33)$$

$$V_{Cr}(t - t_0) = \frac{V_i}{2} - E - \frac{V_i/2 - E + V_F}{z} \cdot \cos(\omega_0 \cdot (t - t_0)) \quad (5.34)$$

Calcula-se o intervalo de tempo $\Delta t' = t_1' - t_0$, impondo a corrente i_{Lrd} :

$$i_{Lrd}(\Delta t') = I_{O1} \quad (5.35)$$

$$\sen(\omega_0 \cdot \Delta t') = \frac{I_{O1} \cdot z}{V_i/2 - E + V_F} \quad (5.36)$$

Etapa b2:

Condições iniciais:

$$i_{Lrd}(t = t_1') = I_{o1} \quad (5.37)$$

$$V_{Cr}(t = t_1') = \frac{V_i}{2} - E - \sqrt{(V_i/2 - E + V_F)^2 - (I_{o1} \cdot z)^2} \quad (5.38)$$

Obtém-se:

$$i_{Lrd}(t - t_1') = I_{o1} \quad (5.39)$$

$$V_{Cr}(t - t_1') = V_C(t = t_1') + \frac{I_{o1}}{C_r} \cdot (t - t_1') \quad (5.40)$$

Cálculo do intervalo de tempo $\Delta t_2' = t_2' - t_1'$, impondo o bloqueio da ponte R_p :

$$V_{cd}(t - t_1') = \frac{V_i}{2} - E - V_C(t - t_1') \quad (5.41)$$

$$V_{cd}(t = t_2') = 0 \quad (5.42)$$

$$\Delta t_2' = \frac{C_r}{I_{o1}} \cdot \sqrt{(V_i/2 - E + V_F)^2 - (I_{o1} \cdot z)^2} \quad (5.43)$$

Valor da tensão em C_r :

$$V_{Cr}(t = t_2') = \frac{V_i}{2} - E < \frac{V_i}{2} \quad (5.44)$$

Etapa c2:

Condições iniciais:

$$i_{Lrd}(t = t_2') = I_{o1} \quad (5.45)$$

$$V_{Cr}(t = t_2') = \frac{V_i}{2} - E \quad (5.46)$$

Obtém-se:

$$i_{Lrd}(t - t_2') = I_{o1} \cdot \cos(\omega_o \cdot (t - t_2')) \quad (5.47)$$

$$V_{Cr}(t - t_2') = I_{o1} \cdot z \cdot \text{sen}(\omega_o \cdot (t - t_2')) + \frac{V_i}{2} - E \quad (5.48)$$

Cálculo do intervalo de tempo $\Delta t_3' = t_3' - t_2'$, impondo a corrente i_{Lrd} nula:

$$i_{Lrd}(t = t_3') = 0 \quad (5.49)$$

$$\Delta t_3' = \frac{1}{\omega_0} \cdot \frac{\pi}{2} \quad (5.50)$$

Cálculo da tensão máxima de C_r , V_F :

$$V_F = I_{O1} \cdot z + \frac{V_i}{2} - E \quad (5.51)$$

Expressões normalizadas dos intervalos de tempo calculados:

$$\Delta t_1' = \frac{1}{\omega_0} \cdot \arcsen \frac{\overline{I_{O1}}}{1 - 2 \cdot n_a \cdot q + \overline{I_{O1}}} \quad (5.52)$$

$$\Delta t_2' = \frac{1}{\omega_0 \cdot \overline{I_{O1}}} \cdot \sqrt{(1 - 2 \cdot n_a \cdot q + \overline{I_{O1}})^2 - (\overline{I_{O1}})^2} \quad (5.53)$$

$$\Delta t_3' = \frac{\pi}{2 \cdot \omega_0} \quad (5.54)$$

5.4 - CARACTERÍSTICA EXTERNA

Para ambos os modos de funcionamento realiza-se o balanço entre a potência de entrada e a de saída, obtém-se assim uma expressão que relaciona a corrente I_{O1} com os parâmetros do circuito: ganho estático, q , relações de transformação, n_p e n_a , e relação de frequências. Logo após relaciona-se I_{O1} com a corrente média na carga, I_{os} .

Define-se:

- frequência de operação: $f = \frac{1}{T}$;
- frequência angular de operação: $\omega = 2 \cdot \pi \cdot f$;
- frequência de ressonância: $f_0 = \frac{\omega_0}{2 \cdot \pi}$;
- relação de frequências: $\frac{f}{f_0} = \frac{\omega}{\omega_0} = \omega_r$.

5.4.1 - Modo I de funcionamento

Cálculo da potência de entrada, P_i :

$$P_i = 2 \cdot \frac{V_i}{2} \cdot \bar{I}_i \quad (5.55)$$

$$\bar{I}_i = \frac{1}{T} \cdot \int_0^T I_i(t) \cdot dt \quad (5.56)$$

$$\bar{I}_i = \frac{1}{T} \cdot \left[\int_0^{\Delta t_1} \frac{(V_i - E)}{z} \cdot \text{sen}(\omega_o \cdot t) \cdot dt + \int_0^{\Delta t_2} I_{o1} \cdot dt + \int_0^{\Delta t_3} I_{o1} \cdot \cos(\omega_o \cdot t) \cdot dt \right] \quad (5.57)$$

$$P_i = \frac{V_i^2 \cdot f}{z \cdot \omega_o} \quad (5.58)$$

Cálculo da potência de saída:

Define-se:

- I_{os} = corrente média na carga;
- I_{op} = corrente média de L_f , é a corrente média entregue por T_p à carga;
- I_{oa} = corrente média entregue por T_a à carga;
- I_{oa1} = corrente média entregue por T_a à carga referida ao primário.

$$P_o = V_o \cdot I_{op} + V_o \cdot I_{oa} \quad (5.59)$$

$$I_{oa} = I_{oa1} \cdot na \quad (5.60)$$

$$I_{op} = I_{o1} \cdot np \quad (5.61)$$

$$I_{oa1} = \frac{2}{T} \cdot \left[\int_0^{T/2} i_{Lrd}(t) \cdot dt \right] \quad (5.62)$$

$$I_{oa1} = \frac{2}{T} \cdot \left[\int_0^{\Delta t_1} \frac{(V_i - E)}{z} \cdot \text{sen}(\omega_o \cdot t) \cdot dt + \int_0^{\Delta t_2} I_{o1} \cdot dt + \int_0^{\Delta t_3} I_{o1} \cdot \cos(\omega_o \cdot t) \cdot dt + \int_0^{\Delta t_4} (I_{o1} \cdot \cos(\omega_o \Delta t_3) - \frac{E}{L} \cdot t) \cdot dt \right] \quad (5.63)$$

$$P_o = I_{o1} \cdot np \cdot V_o + \frac{2 \cdot f \cdot na \cdot V_o}{\omega_o} \cdot \left(1 - \frac{na \cdot q}{2} + \frac{\bar{I}_{o1}^2}{2 \cdot na \cdot q} \right) \quad (5.64)$$

Balanco de potência:

$$P_i = P_o \quad (5.65)$$

$$\frac{wr}{2 \cdot \pi} \cdot \overline{I_{o1}}^2 + np \cdot q \cdot \overline{I_{o1}} + \frac{wr}{2 \cdot \pi} \cdot \left(2 \cdot na \cdot q - 1 - (na \cdot q)^2 \right) = 0 \quad (5.66)$$

Corrente média de saída normalizada:

$$\overline{I_{os}} = \overline{I_{op}} + \overline{I_{oa}} \quad (5.67)$$

$$\overline{I_{os}} = np \cdot \overline{I_{o1}} + \frac{na \cdot wr}{\pi} \cdot \left(\frac{\overline{I_{o1}}^2}{2 \cdot na \cdot q} + 1 - \frac{na \cdot q}{2} \right) \quad (5.68)$$

Operando com as expressões (5.66) e (5.68) obtêm-se a equação característica:

$$\boxed{\overline{I_{os}} = \frac{wr}{2 \cdot \pi \cdot q}} \quad (5.69)$$

Observa-se que a potência de saída é proporcional à relação de frequências wr , para um determinado ganho estático q .

5.4.2 - Modo II de funcionamento

Potência de entrada:

$$P_i = 2 \cdot \frac{V_i}{2} \cdot \overline{I_i} \quad (5.70)$$

$$\overline{I_i} = \frac{1}{T} \cdot \int_0^T I_i(t) \cdot dt \quad (5.71)$$

$$\overline{I_i} = \frac{1}{T} \cdot \left[\int_0^{\Delta t_1'} \frac{V_i - 2 \cdot E + I_{o1} \cdot z}{z} \cdot \text{sen}(\omega_o \cdot t) \cdot dt + \int_0^{\Delta t_2'} I_{o1} \cdot dt + \int_0^{\Delta t_3'} I_{o1} \cdot \text{cos}(\omega_o \cdot t) \cdot dt \right] \quad (5.72)$$

$$P_i = \frac{V_i}{2 \cdot \pi} \cdot \frac{w}{\omega_o} \cdot \left(2 \cdot I_{o1} + \frac{V_i - 2 \cdot E}{z} \right) \quad (5.73)$$

Potência de saída:

$$P_o = I_{op} \cdot V_o + I_{oa} \cdot V_o \quad (5.74)$$

$$P_o = I_{o1} \cdot np \cdot V_o + I_{oa1} \cdot na \cdot V_o \quad (5.75)$$

$$I_{oa1} = 2 \cdot \bar{I}_i \quad (5.76)$$

$$P_o = I_{o1} \cdot np \cdot V_o + \frac{na}{\pi} \cdot \frac{w}{w_o} \cdot V_o \cdot \left(2 \cdot I_{o1} + \frac{V_i - 2 \cdot E}{z} \right) \quad (5.77)$$

Balço de potência:

$$P_i = P_o \quad (5.78)$$

$$\bar{I}_{o1} = \frac{\frac{w}{w_o} \cdot (1 - 2 \cdot na \cdot q)^2}{2 \cdot \pi \cdot np \cdot q - 2 \cdot \frac{w}{w_o} \cdot (1 - 2 \cdot na \cdot q)} \quad (5.79)$$

Corrente de saída normalizada:

$$I_{os} = I_{op} + I_{oa} = np \cdot I_{o1} + na \cdot I_{oa1} \quad (5.80)$$

$$\bar{I}_{os} = \left(np + 2 \cdot \frac{na}{\pi} \cdot \frac{w}{w_o} \right) \cdot \bar{I}_{o1} + (1 - 2 \cdot na \cdot q) \cdot \frac{na}{\pi} \cdot \frac{w}{w_o} \quad (5.81)$$

Característica de saída:

$$\boxed{\bar{I}_{os} = \frac{w}{w_o} \cdot \frac{np \cdot (1 - 2 \cdot na \cdot q)}{2 \cdot \left[\pi \cdot q \cdot np - \frac{w}{w_o} \cdot (1 - 2 \cdot na \cdot q) \right]}} \quad (5.82)$$

5.5 - LIMITES DE FUNCIONAMENTO

No plano (q, \bar{I}_{os}) da característica externa existe uma curva $\bar{I}_i(q, na, np)$ que separa as regiões de validade das equações características calculadas. Essa curva representa a condição limite na qual o capacitor ressonante atinge a tensão da fonte $V_i/2$, no mesmo instante em que a corrente i_{Lrd} na etapa c_i anula-se.

Existe também a possibilidade de operação em condução descontínua para ambos os Modos I e II.

5.5.1 - Limite entre os modos I e II de funcionamento

Para um dado q , quando se aumenta a potência transferida à carga a partir de zero percorre-se a região II (Modo II de funcionamento) até atingir o limite mencionado no parágrafo anterior, passando logo à região I (Modo I). A condição $V_F < V_i/2$, válida no Modo II de funcionamento, normalizada, é:

$$I_{o1} < na \cdot q \quad (5.83)$$

Existe para uma dado ganho estático q uma potência máxima ou uma relação de frequências máxima para operação no Modo II:

$$\left(\frac{w}{wo}\right)_{\max} = \frac{2 \cdot \pi \cdot np \cdot na \cdot q^2}{1 - 2 \cdot na \cdot q} \quad (5.84)$$

A expressão da corrente de saída nessa situação é a curva procurada:

$$\bar{I}_l = \frac{\left(\frac{w}{wo}\right)_{\max}}{2 \cdot \pi \cdot q} = \frac{na \cdot np \cdot q}{1 - 2 \cdot na \cdot q} \quad (5.85)$$

5.5.2 - Condução descontínua no Modo I

A condição de condução descontínua ocorre para:

$$\Delta t_1 + \Delta t_2 + \Delta t_3 + \Delta t_4 \leq \frac{T}{2} \quad (5.86)$$

Substituindo as expressões dos intervalos de tempo:

$$\frac{w}{w_0} \leq \frac{\pi}{\arcsen \frac{\overline{I_{o1}}}{1-na \cdot q} + \frac{\sqrt{(1-na \cdot q)^2 - (\overline{I_{o1}})^2}}{\overline{I_{o1}}} + \arcsen \frac{na \cdot q}{\overline{I_{o1}}} + \frac{\sqrt{(\overline{I_{o1}})^2 - (na \cdot q)^2}}{na \cdot q}} \quad (5.87)$$

onde $\overline{I_{o1}}$ verifica à expressão (5.66).

Para um dado q existe uma potência, ou frequência máxima $\left(\frac{w}{w_0}\right)_{\max 1}$, para operar em condução descontínua que verifica a igualdade na expressão (5.87).

Para encontrar a curva representativa deste limite deve-se substituir $\left(\frac{w}{w_0}\right)_{\max 1}$ na expressão da corrente de saída $\overline{I_{os}}$. Devido à complexidade das expressões envolvidas o problema foi resolvido numericamente com o programa Mathcad (programa para realizar cálculos matemáticos, gráficos de funções, etc.), [14].

5.5.3 - Condução descontínua no Modo II

A condição de condução descontínua ocorre para:

$$\Delta t_1' + \Delta t_2' + \Delta t_3' \leq \frac{T}{2} \quad (5.88)$$

Substituindo as expressões dos intervalos de tempo obtém-se:

$$\frac{w}{w_0} \leq \frac{\pi}{\arcsin \frac{\overline{I_{o1}}}{1-2 \cdot na \cdot q + \overline{I_{o1}}} + \frac{\sqrt{(1-2 \cdot na \cdot q + \overline{I_{o1}})^2 - (\overline{I_{o1}})^2}}{\overline{I_{o1}}} + \frac{\pi}{2}} \quad (5.89)$$

onde $\overline{I_{o1}}$ corresponde à expressão (5.79).

Da mesma forma que no Modo I, existe uma frequência máxima $\left(\frac{w}{w_0}\right)_{\max 2}$ de operação que garante condução descontínua, e verifica a igualdade na expressão (5.89).

A Figura 5.7 representa a característica externa do conversor válida na região de condução descontínua, junto com o limite entre os modos de funcionamento, para diferentes valores das relações de transformação n_a e n_p .

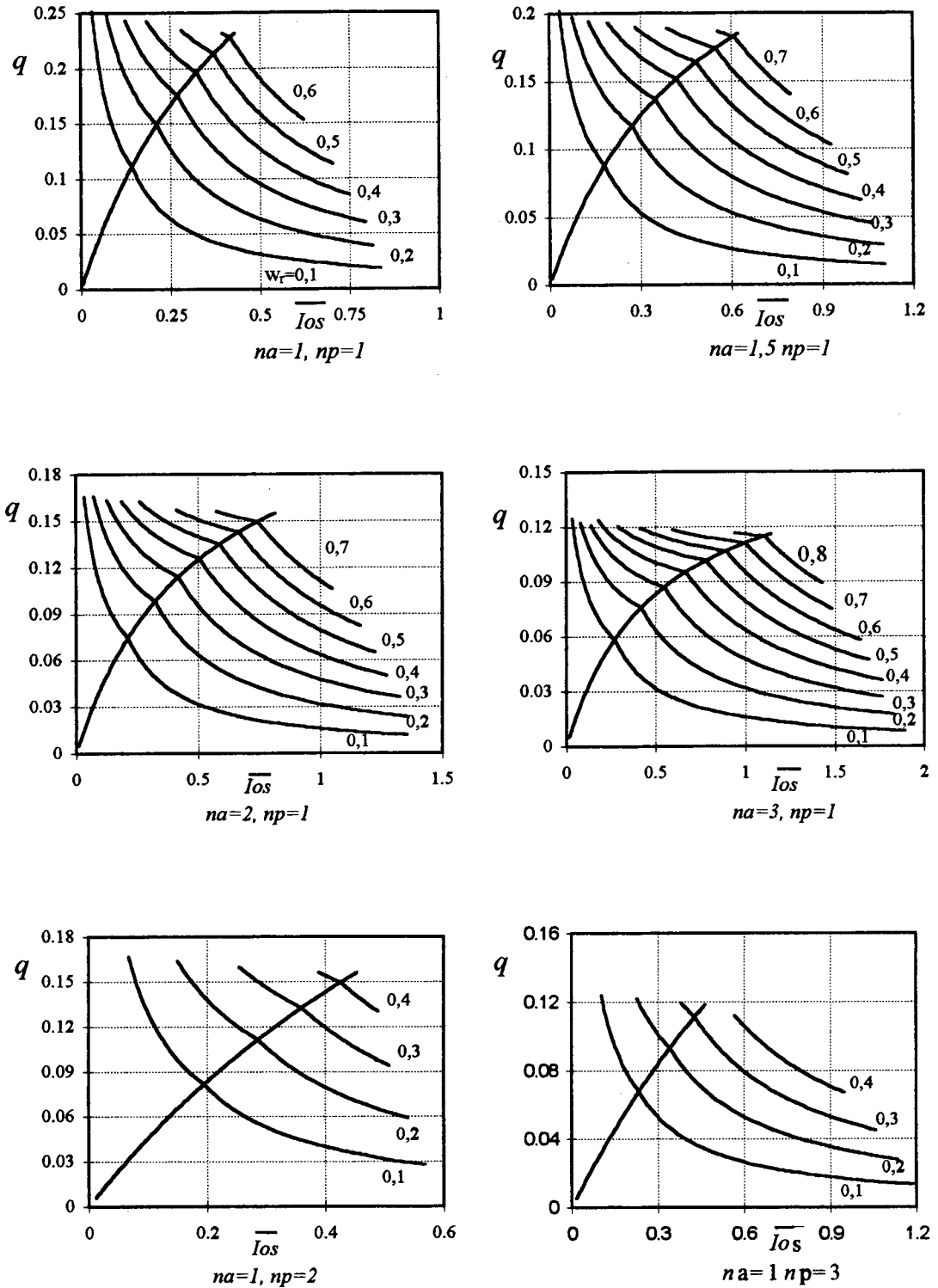


Figura 5.7 - Característica externa do conversor proposto, para diferentes valores de n_a e n_p , parametrizadas na relação de frequências w_r .

5.6 - METODOLOGIA DE PROJETO E RESULTADOS DE SIMULAÇÃO

Nesta seção é apresentada uma metodologia que permite projetar o conversor com base nas suas especificações, empregando o equacionamento das seções anteriores.

a) - Especificações do projeto:

- Potência máxima: P_o ;
- Tensão de saída: V_o ;
- Tensão de entrada: V_i ;
- Freqüência máxima de comutação: f_{max} .

b) - Calcula-se o ganho estático:

$$q = \frac{V_o}{V_i}$$

c) - Escolhe-se as relações de transformação de forma a:

- ser possível obter o q calculado na região de condução descontínua do conversor;
- minimizar o valor de corrente I_{o1} ;
- ter a máxima faixa de variação possível da variável de controle, w_r .

d) - Escolhe-se a máxima relação de freqüências para trabalhar em condução descontínua:

$$w_r = f_m / f_o$$

e) - Calcula-se w_o .

f) - Calcula-se \bar{I}_{os} da equação característica correspondente (Modo I ou II).

g) - Calcula-se a impedância característica z com a definição de corrente de saída normalizada.

h) - Calcula-se L_{rd} e C_r com w_o e z .

i) - Calcula-se o filtro de saída.

Com o propósito de verificar a validade do equacionamento das seções 4 e 5 projeta-se o conversor, tomando $n_a=1$, $n_p=1$, para as duas regiões de operação e simula-se com o programa PSPICE.

A Figura 5.8 apresenta as formas de onda da corrente i_{Lrd} e da tensão V_{Cr} obtidas por simulação. A Tabela 5.1 mostra os valores das tensões e correntes, teóricos e simulados.

Primeira situação, Modo I de funcionamento:

As especificações de projeto são:

- $V_o = 48V$;
- $P_o = 1500W$;
- $V_i = 400V$;
- $f_{m\acute{a}x} = 100kHz$.

Valores calculados:

- $q = \frac{V_o}{V_i} = 0,12$;
- escolhe-se: $\left(\frac{f}{f_o}\right)_{max} = 0,5$;
- $\overline{I_{os}} = 0,663$;
- $z = \frac{0,663 \cdot 400}{31,25} = 8,49$;
- $C_r = 93,75nF$;
- $L_{rd} = 6,75\mu H$.

Segunda situação, Modo II de funcionamento:

As especificações de projeto são:

- $V_o = 96V$;
- $P_o = 1500W$;
- $V_i = 400V$;
- $f_{m\acute{a}x} = 100kHz$.

Valores calculados:

$$- q = 0,24;$$

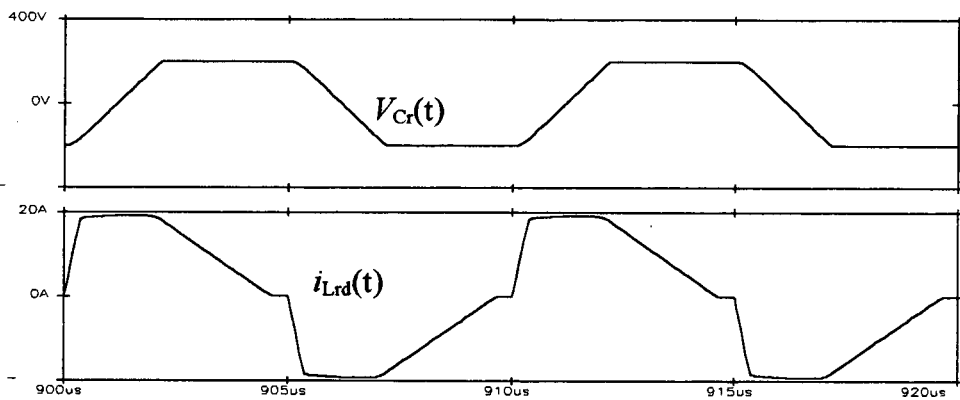
$$- \left(\frac{f}{f_o} \right)_{\max} = 0,3;$$

$$- \overline{I_{os}} = 0,13;$$

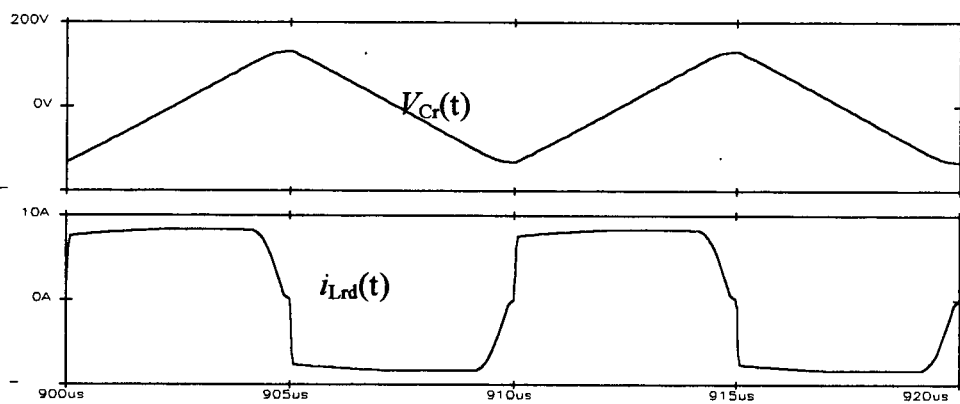
$$- z = \frac{0,13 \cdot 400}{15,625} = 3,328;$$

$$- C_r = 143,47\text{nF};$$

$$- L_{rd} = 1,59\mu\text{H}.$$



(a)



(b)

**Figura 5.8 - Formas de onda de simulação, $n_a=1$, $n_p=1$.
(a) Modo I e (b) Modo II de funcionamento.**

Tabela 5.1 - Quadro comparativo de valores de simulação e calculados, $n_s=1$ $n_p=1$.

	Região I - DCM		Região II - DCM	
	Simulação	Calculados	Simulação	Calculados
P_i [W]	1502	1500	1500	1500
P_o [W]	1475	1500	1490	1500
P_p [W]	926	915	781	717
P_s [W]	584	585	726	783
I_{o1} [A]	19,3	19,0	8,4	8,15
V_o [V]	47,6	48	95,7	96
$V_{Cr\text{ máx}}$ [V]	201	200	132	131
V_{cp} [V]	162	152	105	104

5.8 - ESTUDO COMPARATIVO DE DESEMPENHO COM O SRC-CVC-FM

Projeta-se o conversor para ser utilizado como fonte de alimentação para aplicações em telecomunicações. Compara-se o desempenho do conversor com o do conversor SRC-CVC-PWM projetado segundo as mesmas especificações.

a) - Primeira comparação:

- $P_o = 1500\text{W}$;
- $V_o = 48\text{V}$;
- $V_i = 400\text{V}$;
- $f_m = 100\text{kHz}$.

O conversor clássico:

Considera-se para o projeto a referência [8].

- Escolhe-se o ganho estático q_c próximo da unidade, de forma de diminuir a energia reativa circulante no primário: $q_c = 0,8$.

- Escolhe-se a relação máxima de frequência próxima da unidade, de forma de ter uma grande faixa de variação da variável de controle: $\left(\frac{f}{f_0}\right)_{\max} = 0,8$.

Obtém-se:

- relação de transformação $n = 3,33$;

- $C_r = 93,75\text{nF}$; $L_r = 17,29\mu\text{H}$;

O conversor proposto:

- $q = 0,12$;

- Escolhe-se $n_a = 2$, $n_p = 1$;

- Escolhe-se $\left(\frac{f}{f_0}\right)_{\max} = 0,7$;

- Corrente normalizada de saída, na região I: $\overline{I_{os}} = 0,975$;

- Obtém-se: $C_r = 93,075\text{nF}$, $L_{rd} = 13,9\mu\text{H}$.

A Figura 5.9 apresenta resultados de simulação para o conversor proposto. A Tabela 5.2 mostra os valores de tensão e corrente nos interruptores e diodos para ambos os conversores, obtidos por simulação.

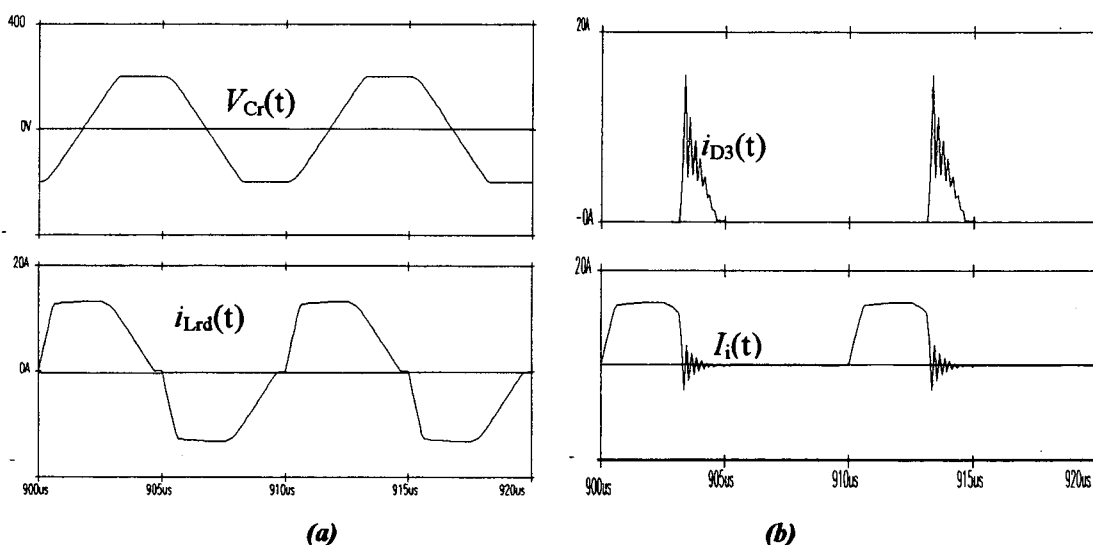


Figura 5.9 - Formas de onda para o conversor proposto, $n_a = 2$ $n_p = 1$

(a) Tensão em C_r e corrente primária, (b) Correntes no diodo de roda livre e de entrada.

**Tabela 5.2 - Quadro comparativo, com valores obtidos na simulação
para $n_a = 2$ $n_p = 1$.**

	Conversor proposto	Conversor clássico
Correntes nos interruptores, [A]		
I_{ef}	7,2	8
I_{av}	4,52	4,67
$I_{m\acute{a}x}$	13,2	18
Correntes nos diodos de saıda de T_a, [A]		
I_{ef}	14,4	26,8
I_{av}	9	15,5
$I_{m\acute{a}x}$	26,5	60
Correntes nos diodos de saıda de T_p, [A]		
I_{ef}	8,2	---
I_{av}	6,5	---
$I_{m\acute{a}x}$	13	---
Tens\~ao de bloqueio dos interruptores [V]	400	400
Tens\~ao de bloqueio dos diodos de saıda [V]		
T_a	98 (teo: 96)	100,7 (teo: 96)
T_p	510 (teo:516)	---

b) - Segundo projeto:

- $P_o = 1500W$;
- $V_o = 60V$;
- $V_i = 400V$;
- $f_m = 50kHz$.

O conversor clássico:

$$- q_c = 0,8;$$

$$- \left(\frac{f}{f_o} \right)_{\max} = 0,8;$$

Obtém-se:

$$- \text{relação de transformação } n = 2,67;$$

$$- C_r = 187,5\text{nF}, \quad L_r = 34,58\mu\text{H}.$$

O conversor proposto:

$$- q = 0,16;$$

$$- \text{Escolhe-se: } n_a = 1,5 \text{ e } n_p = 1;$$

$$- \text{Escolhe-se: } \left(\frac{f}{f_o} \right)_{\max} = 0,7, \text{ e calcula-se } \omega_o;$$

$$- \text{Corrente normalizada de saída, na região I: } \overline{I_{os}} = 0,743;$$

$$- C_r = 187,5\text{nF} \quad L_{rd} = 26,49\mu\text{H}.$$

A Figura 5.10 apresenta resultados de simulação para o conversor proposto e para o SRC-CVC-FM. A Tabela 5.3 mostra os valores de tensão e corrente nos interruptores e diodos para ambos os conversores, obtidos por simulação.

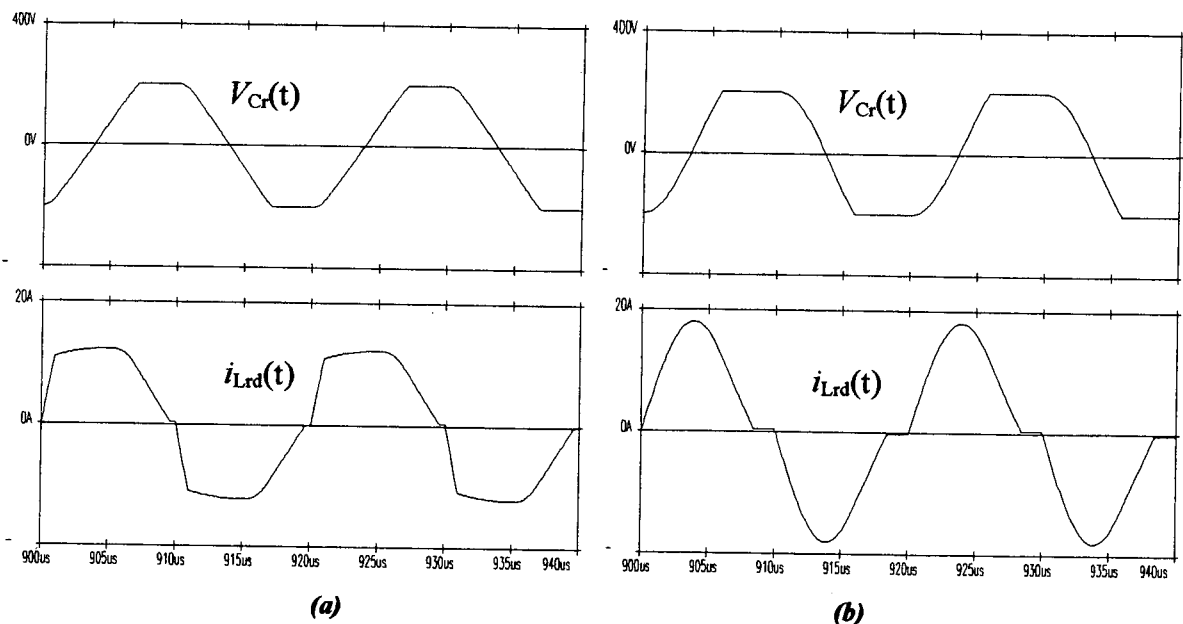


Figura 5.10 - Formas de ondas de simulação de $V_{Cr}(t)$ $i_{Lrd}(t)$,

(a) conversor proposto, $n_a = 1,5$ $n_p = 1$ (b) SRC-CVC-FM.

*Tabela 5.3 - Quadro comparativo, com valores obtidos na simulação,
para $n_a = 1,5$ $n_p = 1$.*

	Convertor proposto	Convertor clássico
Correntes nos interruptores, [A]		
I_{ef}	6,9	8
I_{av}	4,4	4,7
$I_{m\acute{a}x}$	12,2 (teo: 13,8)	18
Correntes nos diodos de sa\ida de T_a, [A]		
I_{ef}	10,3	21,5
I_{av}	6,6	12,5
I_{max}	18,4	48,4
Correntes nos diodos de sa\ida de T_p, [A]		
I_{ef}	7,5	---
I_{av}	5,8	---
I_{max}	12	---
Tens\ao de bloqueio dos interruptores [V]	400	400
Tens\ao de bloqueio dos diodos de sa\ida [V]		
T_a	121,4 (teo: 120)	127,6 (teo: 120)
T_p	261 (teo: 263)	---

5.9 - CONCLUS\OES

Neste cap\itulo foi apresentado uma nova topologia “s\erie ressonante”. Foi efectuado o equacionamento do conversor e obtida a caracteristica externa. Os resultados das simula\c\oes validam, a priori, a an\alise te\orica.

O novo conversor foi comparado através de simulações com a topologia original, o conversor SRC-CVC-FM.

Os resultados de simulação das Tabelas 2 e 3 indicam que os diodos de saída do transformador T_a do conversor proposto estão submetidos à correntes média, eficaz e máxima de aproximadamente a metade das correspondentes no SRC-CVC. Porém, o novo conversor adiciona um transformador e suas perdas devem ser somadas às de T_a . Em relação às perdas no circuito de saída não é possível concluir qual é a melhor topologia.

Para os interruptores observa-se, nos dois exemplos, que as correntes médias são semelhantes, a corrente eficaz na nova topologia é aproximadamente 11% menor que no conversor clássico, e a corrente máxima é aproximadamente 1,38 vezes maior no SRC-CVC que na nova topologia.

Estes últimos resultados indicam que a nova topologia poderia substituir ao conversor SRC-CVC-FM no projeto de fontes de alimentação, diminuindo as perdas de condução dos interruptores. O novo conversor seria, então, indicado para maiores potências que a estrutura original.

CONCLUSÃO GERAL

Foi estudado um conversor CC-CC em ponte completa, com comutação suave e baixas perdas de condução, o FB-ZVS-ZCS-PWM. A nova topologia é adequada para substituir ao tradicional FB-ZVS-PWM no projeto de fontes de alimentação com alta densidade de potência.

O novo conversor mantém características importantes do FB-ZVS, tais como:

- a transferência de potência à carga ocorre a frequência constante, por modulação por largura de pulso;

- a comutação dos interruptores é não dissipativa.

Perante ao FB-ZVS, a estrutura apresenta menores perdas de condução nos interruptores, se for corretamente projetada.

A quantidade de elementos magnéticos não aumenta. Introduce-se um novo transformador, mas o indutor de comutação do FB-ZVS é eliminado, sendo recomendável trabalhar com o mínimo indutor de comutação possível, que é a dispersão de ambos os transformadores.

É necessário adicionar dois diodos retificadores de saída para o novo transformador; mas agora a potência total transferida à carga divide-se entre os dois transformadores, sendo que todos os diodos de saída são dimensionados para menor potência que no FB-ZVS.

As três últimas observações indicam que o novo conversor possibilita reduzir o volume da fonte de alimentação.

Além, a estrutura não acrescenta nenhuma dificuldade de implementação frente ao conversor FB-ZVS-PWM.

A desvantagem da topologia apresentada é sua menor robustez devido ao braço com comutação ZCS. A comutação ZVS, quando o interruptor for implementado como tiristor dual aumenta a robustez do conversor.

Os resultados obtidos nas simulações e no ensaio do protótipo validaram as análises teóricas efetuadas, apesar de não ter sido considerado o fator rendimento.

Como continuidade do trabalho sugere-se a construção de um protótipo para compará-lo com os conversores FB-ZVS construídos no INEP, verificando o rendimento e o volume do novo conversor. Particularmente deve-se pesquisar qual a relação de transformação n_p mais conveniente para o projeto do conversor, sendo que numa primeira aproximação este valor não influencia as perdas de condução do conversor.

REFERÊNCIAS BIBLIOGRÁFICAS

- [1] - J.L. Freitas Vieira and I. Barbi, "High-Power Full-Bridge Zero-Voltage Switching PWM Off-Line Power Supply with Wide Load Range", Congresso Brasileiro de Eletrônica de Potência (COBEP), 1991, pp. 14-20.
- [2] - K.Chen and T.A. Stuart, "A 16kW, 100kHz DC-DC converter optimized for IGBTs", IEEE PESC Rec. 1991, pp 139-147.
- [3] - J.G. Cho, J.A. Sabaté, C. Hua and F.C. Lee, "Zero-Voltage and Zero-Current-Switching Full-Bridge PWM Converter for high power applications", IEEE PESC Rec. 1994, pp. 102-108.
- [4] - S. Hamada, Y. Maruyama, M. Nakaoka, and Y. Murakami, "An improved Soft-Switching PWM Full-Bridge DC-DC Converter modification operating at reduced conduction loss", IEEE PESC Rec. 1993, pp.165-170.
- [5] - J.R. Pinheiro and I. Barbi, "The Three Level ZVS PWM converter - A new concept in high voltage DC to DC conversion", IECON'92, pp. 173-178.
- [6] - I.Barbi and J.L.F. Vieira, "Constant Frequency PWM Capacitor Voltage Clamped Series Resonant Power Supply", IEEE, APEC'91, pp. 52-57.
- [7] - D.Souto Coelho, "Estudo e implementação de um conversor série ressonante três níveis, com a tensão no capacitor ressonante grampeada, modulado por largura de pulso", Dissertação de Mestrado, UFSC - INEP, 1993.
- [8] - Freitas Vieira, J.L., Tese de Doutorado, UFSC - INEP.

[9] - INTERNATIONAL RECTIFIER, "Insulated Gate Bipolar Transistor, DESIGNER'S MANUAL", 1991.

[10] - HARRIS Semiconductors, "Power MOSFETs", 1992.

[11] - I. Barbi, "Projeto de Fontes Chaveadas", Publicação interna, UFSC - INEP, 1990.

[12] - Thornton, "Catálogo de Ferrites".

[13] - MicroSim Corporation, "Pspice Circuit Analysis User's Guide", Version 5.0, 1991.

[14] - MathSoft, Inc., "Mathcad User's Guide", 1991.